



وزارت علوم، تحقیقات و فناوری
شورای کترش برنامه ریزی آموزش عالی

برنامه درسی

رشته هندسه کامپیوتر

دوره: کارشناسی پیوسته

کرده: فنی و مهندسی



به استناد آیین نامه و اگذاری اختیارات برنامه ریزی درسی مصوب جلسه
۸۸۲ تاریخ ۱۳۹۵/۱۱/۲۳ شورای عالی برنامه ریزی آموزشی

پیشنهاد

عنوان گرایش: -

نام رشته: مهندسی کامپیوتر

دوره تحصیلی: کارشناسی پیوسته

گروه: فنی و مهندسی

نوع مصوبه: بازنگری

کارگروه تخصصی: مهندسی کامپیوتر

پیشنهادی دانشگاه: صنعتی شریف

به استناد آین نامه و اگذاری اختیارات برنامه‌ریزی درسی مصوب جلسه شماره ۸۸۲ تاریخ ۱۳۹۵/۱۱/۲۳ شورای عالی برنامه‌ریزی آموزشی، برنامه درسی بازنگری شده دوره کارشناسی پیوسته مهندسی کامپیوتر طی نامه شماره ۱۳۹۹/۰۵/۲۸ از دانشگاه صنعتی شریف دریافت شد:

ماده یک- این برنامه درسی برای دانشجویانی که از مهر ماه سال ۹۹ وارد دانشگاه ها و مراکز آموزش عالی می شوند، قابل اجرا است.

ماده دو- این برنامه درسی در سه فصل: مشخصات کلی، جدول های واحدهای درسی و سرفصل دروس تنظیم شده است و به تمامی دانشگاه ها و مؤسسه های آموزش عالی کشور که مجوز پذیرش دانشجو از شورای گسترش و برنامه ریزی آموزشی و سایر ضوابط و مقررات مصوب وزارت علوم، تحقیقات و فناوری را دارند، برای اجرا ابلاغ می شود.

ماده سه- این برنامه درسی از شروع سال تحصیلی ۱۴۰۰-۱۳۹۹ به مدت ۵ سال قابل اجرا است و پس از آن نیاز به بازنگری دارد.

دکتر محمد رضا آهنگیان

دبیر کمیسیون برنامه‌ریزی آموزشی





دانشگاه صنعتی شریف
دانشکده‌ی مهندسی کامپیوتر

برنامه‌ی درسی دوره‌ی کارشناسی مهندسی کامپیوتر

نسخه‌ی ۱/۳

تهیه‌کننده:

کمیته‌ی آموزش دانشکده‌ی مهندسی کامپیوتر
دانشگاه صنعتی شریف



۱۵ مرداد ۱۳۹۹

فهرست مطالب

۱	اول کلیات برنامه
۵	۱-۱ مقدمه
۵	۱-۲ تعریف و اهداف
۵	۱-۳ طول دوره و شکل نظام
۶	۱-۴ نمودار کلی برنامه
۷	دوم جداول دروس
۸	۲-۱ جدول دروس عمومی
۹	۲-۲ جدول دروس پایه
۱۰	۲-۳ جدول دروس اصلی
۱۱	۲-۴ جدول دروس تخصصی
۱۲	۲-۵ جدول دروس اختیاری
۱۳	سوم سرفصل دروس
۱۴	دروس پایه
۱۵	۲۲۰۱۵ - ریاضی عمومی ۱
۱۷	۲۲۰۱۶ - ریاضی عمومی ۲
۱۹	۲۲۰۳۴ - معادلات دیفرانسیل
۲۱	۲۴۰۱۱ - فیزیک ۱
۲۲	۲۴۰۱۲ - فیزیک ۲
۲۴	۲۴۰۰۲ - آن فیزیک ۲
۲۶	۴۰۱۵۳ - مبانی برنامه سازی
۳۰	۴۰۱۸۱ - آمار و احتمال مهندسی
۳۲	دروس اصلی
۳۳	۴۰۱۰۸ - کارگاه کامپیوتر
۲۵	۴۰۱۱۵ - ساختمان های گسته
۳۷	۴۰۲۴۴ - برنامه سازی پیشرفته
۴۱	۴۰۲۱۲ - مدارهای منطقی



۴۲	- آر مدارهای منطقی	۴۰۲۰۶
۴۵	- ساختمان داده‌ها و الگوریتم‌ها	۴۰۲۵۴
۴۸	- مبانی مدارهای الکترونیکی و الکترونیکی	۴۰۱۲۴
۵۰	- ساختار و زبان کامپیوتر	۴۰۱۲۶
۵۲	- زبان تخصصی کامپیوتر	۴۰۲۱۱
۵۵	- طراحی سیستم‌های دیجیتال	۴۰۲۲۳
۵۸	- آر طراحی سیستم‌های دیجیتال	۴۰۲۰۳
۵۹	- معماری کامپیوتر	۴۰۳۲۲
۶۱	- آر معماری کامپیوتر	۴۰۱۰۳
۶۲	- طراحی کامپیلرها	۴۰۴۱۴
۶۴	- خوش مصنوعی	۴۰۴۱۷
۶۶	- جبر خطی	۴۰۲۸۲
۶۸	- ارائه مطالب علمی و فنی	۴۰۲۲۱
۷۰	- طراحی پایگاه داده‌ها	۴۰۳۸۴
۷۳	- سیستم‌های عامل	۴۰۴۲۴
۷۵	- آر سیستم‌های عامل	۴۰۴۰۸
۷۷	- تحلیل و طراحی سیستم‌ها	۴۰۴۱۸
۸۰	- شبکه‌های کامپیوتری	۴۰۴۴۳
۸۱	- آر شبکه‌های کامپیوتری	۴۰۴۱۶
۸۳	- امنیت داده و شبکه	۴۰۴۴۲

دروس تخصصی

۸۶	- میگنال‌ها و سیستم‌ها	۴۰۲۴۲
۸۹	- بازیابی پیشرفته اطلاعات	۴۰۳۲۴
۹۱	- انتقال داده‌ها	۴۰۳۴۳
۹۴	- آداب فناوری اطلاعات	۴۰۳۴۷
۹۷	- طراحی VLSI	۴۰۳۵۳
۹۹	- طراحی الگوریتم‌ها	۴۰۳۵۴
۱۰۱	- طراحی زبان‌های برنامه‌سازی	۴۰۳۶۴
۱۰۳	- نظریه زبان‌ها و ماشین‌ها	۴۰۴۱۵
۱۰۵	- مدیریت پروژه‌های فناوری اطلاعات	۴۰۴۲۸
۱۰۷	- سیستم‌های بی‌درنگ	۴۰۴۵۳
۱۰۹	- سیستم‌های نهفته	۴۰۴۶۲
۱۱۱	- مهندسی نرم‌افزار	۴۰۴۷۴
۱۱۳	- طراحی شی‌گرافی سیستم‌ها	۴۰۴۸۴
۱۱۵	- شبیه‌سازی کامپیوتری	۴۰۶۳۶

دروس اخباری

۱۱۷	- محاسبات عددی	۴۰۲۱۵
۱۱۸	- سیستم‌های چندرسانه‌ای	۴۰۳۴۲
۱۲۱	- مبانی بیتابی سه بعدی کامپیوتری	۴۰۳۴۴



۱۲۷	- مدارهای متعلقی پیشرفته	۴۰۴۱۲
۱۲۸	- برنامه‌سازی وب	۴۰۴۱۹
۱۳۰	- برنامه‌سازی موبایل	۴۰۴۲۹
۱۳۲	- رایانش چندسکهای	۴۰۴۳۲
۱۳۴	- مدارهای واسط	۴۰۴۳۳
۱۳۶	- تجارت الکترونیکی	۴۰۴۳۸
۱۳۸	- گرافیک کامپیوتری	۴۰۴۴۷
۱۴۰	- مدیریت و برنامه‌ریزی راهبردی فا	۴۰۴۴۸
۱۴۲	- نظریه محاسبات	۴۰۴۵۵
۱۴۴	- نظریه بازی‌ها	۴۰۴۵۶
۱۴۷	- اندازه‌گیری و کنترل کامپیوتری	۴۰۴۶۳
۱۵۰	- فناوری اطلاعات	۴۰۴۶۷
۱۵۳	- ایجاد چاک نرم‌افزار	۴۰۴۷۵
۱۵۵	- مهندسی کاربرد	۴۰۴۷۸
۱۵۷	- زبان‌های توصیف ساخت‌افزار	۴۰۴۸۳
۱۵۹	- متدنهای برای انفورماتیک	۴۰۴۹۴
۱۶۲	- یادگیری ماشین	۴۰۷۱۷
۱۶۵	- آزمون نرم‌افزار	۴۰۸۲۸
۱۶۷	- آز ساخت‌افزار	۴۰۱۰۲
۱۶۸	- آز اتوماسیون صنعتی	۴۰۴۰۱
۱۶۹	- آز VLSI	۴۰۴۰۲
۱۷۰	- آز مهندسی نرم‌افزار	۴۰۴۰۴

پیوست‌ها

الف. فرم تطبیق دروس



بخش اول

کلیات برنامه



۱-۱ مقدمه

رشته‌ی مهندسی کامپیوتر در مقایسه با سایر رشته‌های علوم و مهندسی زمینه‌ای جوان و رویداد محسوب می‌شود. با این حال در مدت زمان کوتاهی که از عمر این رشته می‌گذرد کاربرد بسیار وسیعی در ابعاد گوناگون زندگی پسر یافته است. کامپیوترهای قابل حمل، گوشی‌های تلفن همراه و شبکه‌های اجتماعی تمونهایی از گسترش کاربردهای مهندسی کامپیوتر در زندگی روزمره هستند. با این حال کاربرد کامپیوترها در سایر ابعاد زندگی آنچنان گسترش یافته است که شاید در مواردی کمتر به چشم آیند. از جمله امروزه تقریباً در هر وسیله‌ای که در اطراف خود می‌بینیم مانند خودرو، لوازم خانگی همچوں تلویزیون و یخچال، هواییما، تجهیزات صنعتی، تجهیزات بیمارستانی و پزشکی و نظایر آن کامپیوترهای تعبیه شده‌اند تا پخش‌های گوناگونی از کارکرد آن‌ها را کنترل کنند. پیاده‌سازی این کامپیوترها نیازمند طراحی سخت‌افزار، نرم‌افزار و توسعه‌ی فناوری اطلاعات است.

مهندسين کامپیوتر به طور کلی در زمینه‌های طراحی و تحلیل نرم‌افزار و ساخت‌افزار سیستم‌های کامپیوتری و نیز زمینه‌های مرتبط با فناوری اطلاعات فعالیت می‌کنند و مباحثی همچوں هوش مصنوعی، شبکه‌های کامپیوتری، پردازش موازی و توزیع شده، محاسبات ریاضی، ریزیر دازنده‌ها، رویاتیک، پردازش صوت و تصویر، پردازش داده‌های جیجیم، طراحی سیستم‌های دیجیتال، سیستم‌های بی‌دونگ، امنیت اطلاعات و سیستم‌های نهفته در این حوزه‌ی تخصصی قرار دارند. با توجه به گسترش روزافزون کاربردهای مهندسی کامپیوتر، امروزه کثور ما نیازمند مهندسی نوانا در تمام زمینه‌های مذکور است.

در برنامه‌ی آموزشی جدید بازنگری شده برای رشته‌ی مهندسی کامپیوتر نلاش بر این بوده است که موارد زیر مورد توجه قرار گیرد:

- ۱) همانگی با کاروان شتابان علم و صنعت در حوزه‌ی مهندسی کامپیوتر و همگامی با نیازهای علمی و صنعتی کشور، ۲) همگامی با برنامه‌ی درسی دانشگاه‌های معترض جهان، ۳) همگامی با چارچوب‌های ارانه شده توسط موسسات معترض علمی بین‌المللی که برای برنامه‌ی درسی رشته‌ی مهندسی کامپیوتر ارائه می‌شوند. به طور ویژه دو مؤسسه‌ی معترض IEEE و ACM به اندیاق یکدیگر توصیه‌ای برای برنامه‌ی درسی رشته‌ی مهندسی کامپیوتر دارند که به طور مرتبت به روزرسانی می‌شود و در برنامه‌ی درسی جدید این چارچوب مورد توجه جدی قرار گرفته است. امید است برنامه‌ی جدید با پشتیانی و برنامه‌ریزی مناسب برای آموزش جوانان این مزد و برم مفید و مؤثر واقع گردد و به رشد و شکوفائی استعدادهای جوانان شایسته‌ی کشور که تحصیل در رشته‌ی مهندسی کامپیوتر را انتخاب می‌کند کند.

۱-۲ تعریف و اهداف

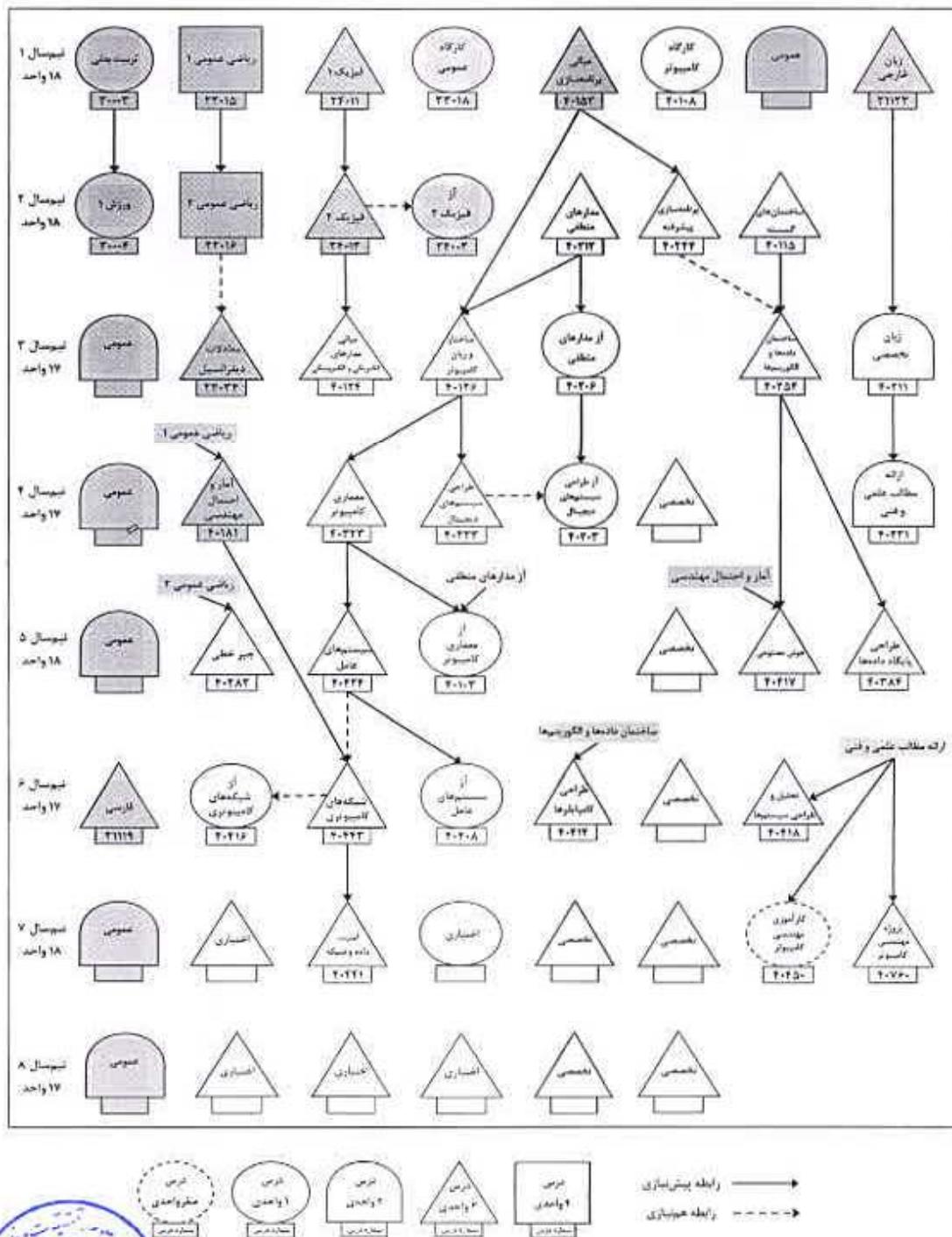
دوره‌ی کارشناسی مهندسی کامپیوتر از دوره‌های تحصیلات عالی است که هدف آن تربیت و پرورش متخصصینی در حوزه‌ی مهندسی کامپیوتر است که آموخته‌های ایشان هم‌تراز مراکز پیشرفتی علمی و دانشگاهی دنیا باشد. با توجه به گسترش روزافزون مهندسی کامپیوتر در صنایع گوناگون، دانش آموختگان این دوره باید به نحوی پرورش یابند که بتوانند پاسخ گوی نیازهای کشور در این حوزه در تراز مراکز پیشرفتی صنعتی دنیا باشند. پس از سپری کردن این دوره دانش آموخته‌ی رشته‌ی مهندسی کامپیوتر آماده خواهد بود در پروژه‌های صنعتی مربوطه مطابق با اسلوب علمی مشارکت جست و آن‌ها را با موقیت به اتمام رساند.

۱-۳ طول دوره و شکل نظام

طول دوره‌ی کارشناسی مهندسی کامپیوتر چهار سال و شکل نظام آن مطابق آینینه‌های مصوب وزارت علوم، تحقیقات و فناوری است. دوره‌ی کارشناسی مهندسی کامپیوتر دارای گراش نیست. در طی این دوره لازم است دانشجویان ۲۲ واحد دروس عمومی، ۲۵ واحد دروس پایه، ۶ واحد دروس اصلی، ۲۱ واحد دروس تخصصی و ۱۱ واحد دروس اختیاری که در مجموع ۱۴۰ واحد می‌شود را اخذ کنند.



۱-۴ نمودار کلی برنامه



بخش دوم

جداول دروس



۱-۲ جدول دروس عمومی

ردیف	عنوان درس	واحد	نوع درس	پیش‌نیاز / هم‌نیاز
۱	ادبیات فارسی	-	نظری	۳
۲	زبان خارجی	-	نظری	۳
۳	تربیت بدنی ۱	-	عملی	۱
۴	تربیت بدنی ۲	تربیت بدنی ۱	عملی	۱
۵	دانش خانواده و جمعیت	-	نظری	۲
۶	اندیشه اسلامی ۱	-	نظری	۲
۷	اندیشه اسلامی ۲	اندیشه اسلامی ۱	نظری	۲
۸	انسان در اسلام	-	نظری	۲
۹	حقوق اجتماعی و سیاسی در اسلام	-	نظری	۲
۱۰	اخلاق اسلامی ۱	-	نظری	۲
۱۱	فلسفه اخلاق	-	نظری	۲
۱۲	آیین زندگی	-	نظری	۴
۱۳	عرفان عملی در اسلام	-	نظری	۲
۱۴	انقلاب اسلامی ایران	-	نظری	۲
۱۵	آشنایی با قانون اساسی	-	نظری	۲
۱۶	اندیشه سیاسی امام	-	نظری	۲
۱۷	آشنایی با ارزش‌های دفاع مقدس	-	نظری	۲
۱۸	تاریخ فرهنگ و تمدن اسلام و ایران	-	نظری	۲
۱۹	تاریخ تحلیلی صدر اسلام	-	نظری	۲
۲۰	تاریخ اسلام	-	نظری	۲
۲۱	تاریخ امامت	-	نظری	۲
۲۲	تفسیر موضوعی قرآن	-	نظری	۲
۲۳	تفسیر موضوعی نهج البلاغه	-	نظری	۲
تعداد واحدهای موردنیاز*				
۲۲				

* علاوه بر آنکه درس‌های مدرج در ردیف‌های ۱ تا ۶، آنکه یک درس از ردیف‌های ۷ تا ۹، یک درس از ردیف‌های ۱۰ تا ۱۳، یک درس از ردیف‌های ۱۴ تا ۱۷، یک درس از ردیف‌های ۱۸ تا ۲۱ و یک درس از ردیف‌های ۲۲ تا ۲۳ الزامی است.



۲-۲ جدول دروس پایه

ردیف	عنوان درس	ردیف	عنوان درس
	پیش‌نیاز / هم‌نیاز	ردیف	نوع درس
۱	ریاضی عمومی ۱	۴	نظری
۲	ریاضی عمومی ۲	۴	نظری
۳	معادلات دیفرانسیل	۳	نظری
۴	فیزیک ۱	۳	نظری
۵	فیزیک ۲	۳	نظری
۶	آزاد فیزیک ۲	۱	عملی
۷	کارگاه عمومی	۱	عملی
۸	مبانی برنامه‌سازی	۳	نظری
۹	آمار و احتمال مهندسی	۳	نظری
مجموع واحدها		۲۵	



۳-۲ جدول دروس اصلی

ردیف	عنوان درس	واحد	نوع درس	پیش‌نیاز / هم‌نیاز
۱	کارگاه کامپیوتر	-	عملی	-
۲	ساختمان‌های گسته	-	نظری	-
۳	برنامه‌سازی پشرفته	مبانی برنامه‌سازی	نظری	-
۴	مناره‌های منطقی	مناره‌های منطقی	نظری	-
۵	آز مدارهای منطقی	مدارهای منطقی	عملی	-
۶	ساختمان داده‌ها و الگوریتم‌ها	ساختمان داده‌ها و الگوریتم‌ها	نظری	مبانی برنامه‌سازی گسته، برنامه‌سازی پشرفته (هم‌نیاز)
۷	مبانی مدارهای الکتریکی و الکترونیکی	فیزیک ۲	نظری	مبانی برنامه‌سازی، مدارهای منطقی
۸	ساختار و زبان کامپیوتر	ساختار و زبان کامپیوتر	نظری	-
۹	زبان تخصصی کامپیوتر	زبان خارجی	نظری	-
۱۰	طراحی سیستم‌های دیجیتال	ساختار و زبان کامپیوتر	نظری	-
۱۱	آز طراحی سیستم‌های دیجیتال	آز مدارهای منطقی، طراحی سیستم‌های دیجیتال (هم‌نیاز)	عملی	-
۱۲	معماری کامپیوتر	ساختار و زبان کامپیوتر	نظری	-
۱۳	آز معماری کامپیوتر	معماری کامپیوتر، آز مدارهای منطقی	عملی	-
۱۴	طراحی کامپایلرها	ساختمان داده‌ها و الگوریتم‌ها	نظری	-
۱۵	هوش مصنوعی	ساختمان داده‌ها و الگوریتم‌ها	نظری	-
۱۶	جبر خطی	ریاضی عمومی ۲	نظری	-
۱۷	ارانه مطالب علمی و فنی	زبان تخصصی کامپیوتر	نظری	-
۱۸	طراحی پایگاه داده‌ها	ساختمان داده‌ها و انگوریتم‌ها	نظری	-
۱۹	سیستم‌های عامل	معماری کامپیوتر	نظری	-
۲۰	آز سیستم‌های عامل	سیستم‌های عامل	عملی	-
۲۱	تحلیل و طراحی سیستم‌ها	ارانه مطالب علمی و فنی، طراحی پایگاه داده‌ها	نظری	-
۲۲	شبکه‌های کامپیوتری	آمار و احتمال مهندسی، سیستم‌های عامل (هم‌نیاز)	نظری	-
۲۳	آز شبکه‌های کامپیوتری (هم‌نیاز)	شبکه‌های کامپیوتری	عملی	-
۲۴	امبیت داده و شبکه	شبکه‌های کامپیوتری	نظری	-
۲۵	کارآموزی مهندسی کامپیوتر	ارانه مطالب علمی و فنی	عملی	-
۲۶	پژوهه مهندسی کامپیوتر	ارانه مطالب علمی و فنی	عملی	-
مجموع واحدها				
۶۱				

* درس جبر خطی با درس ریاضی مهندسی قابل تطبیق است.



۴-۲ جدول دروس تخصصی

ردیف	عنوان درس	واحد	نوع درس	پیش‌نیاز / هم‌نیاز
۱	سینکال‌ها و سیستم‌ها	۳	نظری	مبانی مدارهای الکتریکی و الکترونیکی
۲	بازیابی پیشرفته اطلاعات	۳	نظری	ساختمان داده‌ها و الگوریتم‌ها
۳	انتقال داده‌ها	۳	نظری	سینکال‌ها و سیستم‌ها
۴	آداب فناوری اطلاعات	۳	نظری	-
۵	VLSI طراحی	۳	نظری	طراحی سیستم‌های دیجیتال
۶	طراحی الگوریتم‌ها	۳	نظری	ساختمان داده‌ها و الگوریتم‌ها
۷	طراحی زبان‌های برنامه‌سازی	۳	نظری	برنامه‌سازی پیشرفته
۸	نظریه زبان‌ها و ماشین‌ها	۳	نظری	ساختمان داده‌ها و الگوریتم‌ها
۹	مدیریت پروژه‌های فناوری اطلاعات	۳	نظری	-
۱۰	سیستم‌های بی‌دریگ	۳	نظری	سیستم‌های عامل (هم‌زبان)
۱۱	سیستم‌های نهفته	۳	نظری	معماری کامپیوتر
۱۲	مهندسی نرم‌افزار	۳	نظری	تحلیل و طراحی سیستم‌ها
۱۳	طراحی شی‌مکرای سیستم‌ها	۳	نظری	تحلیل و طراحی سیستم‌ها
۱۴	شبیه‌سازی کامپیوتری	۳	نظری	آمار و احتمال مهندسی
تمداد واحدهای موردنیاز*				
۲۱				

* اخذ ۷ درس از ۱۴ درس جدول فرق الزامی است.



۵-۲ جدول دروس اختیاری

ردیف	عنوان درس	واحد	نوع درس	پیش‌نیاز / همنیاز
۱	محاسبات عددی	۳	نظري	معادلات دیفرانسیل
۲	سبیتم‌های چندسانه‌ای	۳	نظري	سینگال‌ها و سیستم‌ها
۳	مبانی بینایی سه بعدی کامپیوتری	۳	نظري	جبر خطی یا ریاضی مهندسی
۴	مدارهای منطقی پیشرفته	۳	نظري	مدارهای منطقی
۵	برنامه‌سازی وب	۳	نظري	برنامه‌سازی پیشرفته
۶	برنامه‌سازی موبایل	۳	نظري	برنامه‌سازی پیشرفته
۷	رایانش چندسانته‌ای	۳	نظري	برنامه‌سازی پیشرفته، معماری کامپیوتر
۸	مدارهای واسط	۳	نظري	معماری کامپیوتر
۹	تجارت الکترونیکی	۳	نظري	مهندسی کاربرد
۱۰	گرافیک کامپیوتری	۳	نظري	طراحی الگوریتم‌ها (هم‌باز)
۱۱	مدیریت و برنامه‌ریزی راهبردی فناوری اطلاعات	۳	نظري	مدیریت پروژه‌های فناوری اطلاعات
۱۲	نظریه محاسبات	۳	نظري	ساختمان داده‌ها و الگوریتم‌ها
۱۳	نظریه بازی‌ها	۳	نظري	ساختمان داده‌ها و الگوریتم‌ها، آمار و احتمال مهندسی
۱۴	اندازه‌گیری و کنترل کامپیوتری	۳	نظري	مبانی مدارهای الکتریکی و الکترونیکی
۱۵	فناوری اطلاعات	۳	نظري	-
۱۶	ابجاد چاپک نرم‌افزار	۳	نظري	تحلیل و طراحی سیستم‌ها
۱۷	مهندسی کاربرد	۳	نظري	تحلیل و طراحی سیستم‌ها (هم‌باز)
۱۸	زیان‌های توصیف سخت‌افزار	۳	نظري	طراحی سیستم‌های دیجیتال، معماری کامپیوتر
۱۹	مقدمه‌ای بر بیو انفورماتیک	۳	نظري	ساختمان داده‌ها و الگوریتم‌ها، آمار و احتمال مهندسی
۲۰	یادگیری ماشین	۳	نظري	آمار و احتمال مهندسی، جبر خطی
۲۱	آزمون نرم‌افزار	۳	نظري	تحلیل و طراحی سیستم‌ها
۲۲	آز سخت‌افزار	۱	عملی	آز معماری کامپیوتر
۲۳	آز اتوماسیون صنعتی	۱	عملی	اندازه‌گیری و کنترل کامپیوتری
۲۴	آز VLSI	۱	عملی	طراحی VLSI (هم‌باز)
۲۵	آز مهندسی نرم‌افزار	۱	عملی	مهندسی نرم‌افزار (هم‌باز)
۲۶	مفاهیم پیشرفته کامپیوتر	۳	نظري	-
۲۷	یک درس از دانشکده‌های دیگر	۳	نظري	-
۲۸	یک درس از دروس کارشناسی ارشد	۳	نظري	-
تعداد واحدهای موردنیاز *				
۱۱				

* اخذ حداقل ۱۱ واحد از جدول فوق الزامی است.



بخش سوم

سرفصل دروس



دروس پایه





دانشگاهی مهندسی کامپیوتر

ریاضی عمومی ۱ (۲۲۰۱۵)

General Mathematics 1

نوع درس: نظری	تعداد واحد: ۴
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با حساب دیفرانسیل و انتگرال به عنوان ابزار حل مسائل بالاخص مسائل غیر خطی و نیز فراهم آوردن چارچوب مفهومی مناسب برای صورت‌بندی مسائل به صورت ریاضی و حل آن‌ها است.

ریز مواد

- * اعداد (۸ جلسه)

- مروری تاریخی بر مفهوم عدد اعداد گویا و ناگویا، اصل تمامیت، مختصات دکارتی، مختصات قطبی، اعداد مختلط، جمع و ضرب و ریشه، نایابی اعداد مختلط، جمع و ضرب و ریشه، نایابی هندسی اعداد مختلط، دنباله‌های عددی میانگین، سطح تبلور، کاربردهای هندسی و فیزیک مشتق، خم‌ها، سرعت و شتاب در مختصات قطبی، کاربرد مشتق

- * توابع پیوسته و مشتق (۱۲ جلسه)

- تابع، جبر تابع، حد، و قضایای مربوط، حد بینیابیت و حد در بینیابیت، حد چپ و راست، پیوستگی، مشتق، دستورهای مشتق‌گیری، تابع معکوس و مشتق آن، مشتق تابع مثلثاتی و تابع معکوس آن‌ها، قضیه رل، قضیه میانگین، سطح تبلور، کاربردهای هندسی و فیزیک مشتق، خم‌ها، سرعت و شتاب در مختصات قطبی، کاربرد مشتق هر تقریب ریشه‌های معادلات

- * انتگرال (۸ جلسه)

- تعریف انتگرال تابع پیوسته و قطعه قطعه پیوسته، قضایای اساسی حساب دیفرانسیل و انتگرال، تابع اولیه، روش‌های تقریبی برآورد انتگرال، کاربرد انتگرال در محاسبه مساحت و حجم و طول منحنی و گشاور و مرکز ثقل و کار و نظایر آن (در مختصات دکارتی و قطبی)، لگاریتم و تابع نهایی و مشتق آن‌ها، تابع‌های هذلولوی، روش‌های انتگرال گیری مانند تعریض متغیر و جزء‌به‌جزء، و تجزیه‌ی کسرها

- * سری‌های تابعی (۴ جلسه)

- دنباله و سری به عنوان تابع، سری‌های عددی و قضایای همگرایی سری ترانی، سری تبلور، و سری فوریه، قضیه تبلور با باقی‌مانده و بدون باقی‌مانده

ارزیابی

- * آزمون میان‌ترم: ۸ الی ۱۰ نمره
- * آزمون پایانی: ۱۰ الی ۱۲ نمره



مراجع

- [1] Robert A. Adams and Christopher Essex. *Calculus, A Complete Course*. 9th edition, Pearson, 2018.
- [2] James Stewart. *Calculus*. 8th edition, Cengage learning, 2016.
- [3] سیاوش شهشهانی، "حساب دیفرانسیل و انتگرال"، جلد اول، ویراست دوم، انتشارات فاطمی، ۱۳۹۶.





دانشکده مهندسی کامپیوتر

ریاضی عمومی ۲ (۲۲۰۱۶)

General Mathematics 2

نوع درس: نظری	تعداد واحد: ۴
هم‌نیاز: —	پیش‌نیاز: ریاضی عمومی ۱

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم جبر خطی n بعدی به عنوان زمینه‌ی طرح و بررسی مسائل با n پارامتر، و همچنین آشنایی با مفهوم مشتق تابع چندمتغیری و انتگرال چندگانه است.

ریز مواد

- آشنایی با جبر خطی (۱۰ جلسه)
 - مختصات فضائی، بردار در فضای خوب، ضرب عددی، دستگاه معادلات خطی، عملیات روی سطرهای، معکوس ماتریس، حل دستگاه معادلات، استقلال خطی، پایه، تبدیل خطی و ماتریس آن، دترمینان، مقادیر و بردار ویژه، ضرب برداری، معادلات خط و صفحه
- خم‌ها و رویه‌ها (۴ جلسه)
 - رویه‌ی درجه دو، تابع برداری و مشتق آن، سرعت و شتاب، خمیدگی و بردارهای قائم بر منحنی
- مشتق تابع چندمتغیری (۴ جلسه)
 - توابع چندمتغیری، مشتق سوتی و جزئی، صفحه مناس و خط قائم، گردایان، فاصله‌ی زنجیری برای مشتق جزئی، دیفرانسیل کامل
- بهینه‌سازی (۴ جلسه)
 - نقاط بحرانی و عادی، ردیابی نقاط بحرانی، یافتن بیشی و کمیتی بدون قید و با قید و روش لاگرانژ
- انتگرال چندگانه (۴ جلسه)
 - انتگرال های دوگانه و سه‌گانه و کاربردهای آن‌ها در مسائل هندسی و فیزیکی، تعویض ترتیب انتگرال‌گیری
- انتگرال روی خم و میدان‌های برداری (۶ جلسه)
 - مختصات استوانه‌ای و کروی، میدان برداری، انتگرال منحنی الخط، انتگرال رویه‌ای، دیورزانس، چرخه، لابلامین، پتانسیل، قضایای گرین و دیورزانس و استوکس.

ارزیابی



- آزمون میان‌ترم: ۸ الی ۱۰ نمره
- آزمون پایانی: ۱۰ الی ۱۲ نمره

مراجع

- [1] Robert A. Adams and Christopher Essex. *Calculus, A Complete Course*. 9th edition, Pearson, 2018.
 - [2] James Stewart. *Calculus*. 8th edition, Cengage learning, 2016.
- [۳] ساروش شهنهانی، "حساب دیفرانسیل و انتگرال"، جلد دوم، ویراست دوم، انتشارات فاطمی، ۱۳۹۷.





دانشکده مهندسی کامپیوتر

معادلات دیفرانسیل (۲۲۰۳۴)

Differential Equations

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: ریاضی عمومی ۲	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با معادلات دیفرانسیل به وسیله‌ی روش‌های تحلیلی، هندسی و کیفی است. در ارائه‌ی این درس بر مدل‌سازی و مطالعه‌ی مدل‌های ریاضی میستم‌های فیزیکی، طبیعی و اجتماعی تأکید می‌شود.

ریز مواد

* مقدمه (۱ جلسه)

- نکات کلی در مورد جواب‌های معادلات دیفرانسیل، دست‌بندی معادلات دیفرانسیل، قضیه وجود و یکتاًی جواب

* معادلات مرتبه‌ی اول (۷ جلسه)

- معادلات جدابی‌پذیر، معادلات همگن، معادلات قابل تبدیل به معادلات همگن، معادلات کامل، فاکتورهای انتگرال، معادلات خطی مرتبه‌ی اول، معادلات غیرخطی مهم (برنولي، لاگرانژ و ...)، دست‌های منحنی، مسیرهای قائم، مدل‌سازی معادلات مرتبه‌ی اول

* معادلات مرتبه‌ی دوم (۸ جلسه)

- کاهش مرتبه، مفاهیم مقدماتی لازم معادلات خطی، معرفی جواب عمومی معادله خطی همگن و غیرهمگن، استفاده از یک جواب معلوم برای یافتن جوابی دیگر، معادلات خطی همگن با ضرایب ثابت (مرتبه‌ی دوم و بالاتر)، معادلات خطی غیرهمگن، روش‌های عملگری معادلات با ضرایب غیرثابت (معادلات کوشی، اویلر، ...)، نظریه‌ی مقدماتی معادلات با شرایط مرزی (مقادیر و توابع ویره و ...)

* جواب‌های سری توانی و نوعی خاص (۶ جلسه)

- مروزی بر سری‌های توانی، جواب‌ها حول نقاط عادی، معادله‌ی لزاندر، چندجمله‌ای‌های لزاندر، خواص چندجمله‌ای‌های لزاندر، جواب‌ها حول نقاط غیرعادی (روش هروینوس)، معادله‌ی بسل، تابع گاما خواص تابع بسل

* تبدیل لاپلاس و کاربردهای آن (۶ جلسه)

- مقدمه (نکاتی در مورد نظریه لاپلاس) قضیه وجودی، تبدیل لاپلاس، مشتق و انتگرال، قضایای انتقال و معرفی توابع پله‌ای واحد و تابع دلتای دیراک، موارد استعمال در معادلات دیفرانسیل، مشتق و انتگرال تبدیل لاپلاس، معرفی پیچش (کانولوشن)، معرفی معادلات انتگرالی، حل دستگاه خطی با تبدیل لاپلاس

* دستگاه‌های معادلات خطی (۲ جلسه)

- معرفی دستگاه‌های خطی، حل دستگاه‌های خطی همگن و غیرهمگن با ضرایب ثابت، روش‌های مقادیر و توابع ویره



ارزیابی

- آزمون میان ترم: ۸ الی ۱۰ نمره
- آزمون پایانی: ۱۰ الی ۱۲ نمره

مراجع

- [1] Martin Braun. *Differential Equations and Their Applications: An Introduction to Applied Mathematics*. 4th edition, Springer, 1993.
- [2] William E. Boyce, Richard C. Diprima, and Douglas B. Meade. *Elementary Differential Equations and Boundary Value Problems*. 11th edition, Wiley, 2017.
- [3] Henry C. Edwards and David E. Penney. *Elementary Differential Equations with Boundary Value Problems*. 6th edition, Prentice Hall, 2003.





دانشکده مهندسی کامپیوتر

فیزیک ۱ (۲۴۰۱۱)

Physics 1

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پشنیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم مکانیک کلاسیک است.

ریز مواد

- اندازگیری (۱ جلسه)
- حرکت در پک بعد (۱ جلسه)
- حرکت در صفحه (۲ جلسه)
- دینامیک ذره (۴ جلسه)
- کار و انرژی (۳ جلسه)
- سامانه‌ی ذرات (۳ جلسه)
- تکانه‌ی خطی و برخورد (۲ جلسه)
- سینماتیک دورانی (۳ جلسه)
- دینامیک دورانی (۴ جلسه)
- نعادل (۲ جلسه)
- گرانش (۲ جلسه)
- نومنان (۲ جلسه)



ارزیابی

- شرینهای نظری: ۴ نمره
- آزمون میان‌ترم: ۶ نمره
- آزمون پایانی: ۱۰ نمره

مراجع

- [1] David Halliday, Robert Resnick, and Jearl Walker. *Fundamentals of Physics Extended*. 10th edition, Wiley, 2013.
- [2] H. D. Young and R. A. Freedman, and A. L. Ford. *University Physics with Modern Physics Technology Update*. 13th edition, Addison-Wesley, 2013.
- [3] David Halliday, Robert Resnick, and Kenneth S. Krane, *Physics, Volume I*. 5th edition, Wiley, 2001.



دانشکده مهندسی کامپیوتر

فیزیک ۲ (۲۴۰۱۲)

Physics 2

نوع درس: نظری	تعداد واحد: ۳
هم‌تیاز: فیزیک ۱	پیش‌تیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم الکتریسیته و معناطیس است.

ریز مواد

- بار و ماده (۱ جلسه)
- قانون کولون و میدان الکتریکی (۳ جلسه)
- قانون گاوس و کاربرد (۲ جلسه)
- پتانسیل الکتریکی (۲ جلسه)
- خازن و دی الکتریک (۳ جلسه)
- جریان و مقاومت (۲ جلسه)
- مدارهای الکتریکی (۲ جلسه)
- میدان معناطیسی (۲ جلسه)
- قانون آمپر (۲ جلسه)
- قانون فاراده (۲ جلسه)
- خواص معناطیسی ماده (۱ جلسه)
- معادلات ماکسول (۲ جلسه)
- مدارهای RLC (۲ جلسه)
- جریان AC (۲ جلسه)
- امواج EM (۲ جلسه)



ارزیابی

- تمرین‌های نظری: ۴ نمره
- آزمون میان‌ترم: ۶ نمره
- آزمون پایانی: ۱۰ نمره

مراجع

- [1] David Halliday, Robert Resnick, and Jearl Walker. *Fundamentals of Physics Extended*. 10th edition, Wiley, 2013.
- [2] H. D. Young and R. A. Freedman, and A. L. Ford. *University Physics with Modern Physics Technology Update*. 13th edition, Addison-Wesley, 2013.
- [3] David Halliday, Robert Resnick, and Kenneth S. Krane, *Physics, Volume 2*. 5th edition, Wiley, 2001.





دانشکده مهندسی کامپیوتر

آزمایش ۲ (۲۴۰۰۲)

Physics Lab 2

نوع درس: عملی	تعداد واحد: ۱
هم‌نیاز: فیزیک ۲	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی و کسب مهارت‌های فنی با مفاهیم عملی و روش‌های اندازه‌گیری در زمینه‌های الکتریسیته و مغناطیسی ساکن و الکترومغناطیسی است.

ریز مواد

- حداقل ۱۲ آزمایش از آزمایش‌های زیر با توجه به امکانات موجود در ۱۲ جلسه ۲ ساعتی کار آزمایشگاهی اوله می‌شود.
- روش‌های اندازه‌گیری مقاومت الکتریکی (قانون اهم، بل و تستون، با استفاده از اهم‌من) و اندازه‌گیری مجموعه مقاومت‌های اتصال: سری و موازی
- تحقیق رابطه $I = A \cdot R$ و بررسی تغییرات مقاومت بر حسب طول، ساخت مقاطع سیم و مقاومت ویژه (۱ جلسه)
- تحقیق قوانین کرشوف در مدارهای الکتریکی و اندازه‌گیری مقاومت دستگاه‌های اندازه‌گیری، از جمله مقاومت درونی و نیروی محركه یک منبع ولتاژ
- مطالعه‌ی شارژ و دشارژ خازن‌ها و تعیین زمان مشخصه‌ی مدار و ظرفیت خازن یا مجموعه‌ی خازن‌ها
- اندازه‌گیری نیروی محركه القایی بر حسب طول سیم موثر، سرعت حرکت سیم در میدان مغناطیسی و شدت میدان مغناطیسی
- مطالعه‌ی ترانسفورماتورها (تعیین ضریب تبدیل جریان، ولتاژ، محاسبه مقاومت اهمی اولیه و ثانویه، مقاومت ظاهری)
- بررسی مدارهای متناوب R-L-C سری، اندازه‌گیری جریان و ولتاژ هر عنصر در فرکانس‌های متناوب و امپدانس، فاز و در نتیجه تعیین ظرفیت خازن و ضریب خودالقایی سیم پیچ
- تعیین امپدانس مدار متناوب R-L-C سری و محاسبه فرکانس شدید و تعیین ظرفیت خازن یا ضریب خودالقایی
- بررسی و مشاهده‌ی پدیده‌ی الکترومغناطیسی، جریان‌های القایی، جریان‌های گردابی، ترمز مغناطیسی و کاربرد آن‌ها
- آشنایی با سیلکوپ و کاربردان (مشاهده‌ی انواع امواج متناوب، اندازه‌گیری طول موج، زمان تناوب، اختلاف فاز، مشاهده منحنی‌های لیزار)
- نیروی وارد بر سیم حامل جریان در یک میدان مغناطیسی
- بررسی ظرفیت خازن و اندازه‌گیری ضریب دی الکتریک آن
- بررسی کنتور جریان متناوب (یک‌فاز و سه‌فاز) و اندازه‌گیری های مربوطه
- الکترواستاتیک- روش‌های القای بار، مولدهای بار الکترواستاتیک (وان دی گراف، ویشورت)، کاربردها
- ترسیم خطوط الکترواستاتیک (توپوگرافی میدان الکتریکی، هم پتانسیل برای آرایش‌های مختلف الکترودها)
- بررسی زناترها و الکتروموترها و اندازه‌گیری های مربوطه
- اتصالات ستاره و مثلث در جریان‌های سه‌فاز و اندازه‌گیری توان



ارزیابی

- گزارش کار آزمایش‌های هفتگی: ۱۰ نمره
- آزمون پایانی: ۱۰ نمره

مراجع

- [1] David Halliday, Robert Resnick, and Jearl Walker. *Fundamentals of Physics Extended*. 10th edition, Wiley, 2013.
- [2] H. D. Young and R. A. Freedman, and A. L. Ford. *University Physics with Modern Physics Technology Update*. 13th edition, Addison-Wesley, 2013.
- [3] David Halliday, Robert Resnick, and Kenneth S. Krane, *Physics, Volume 2*. 5th edition, Wiley, 2001.





دانشکده‌ی مهندسی کامپیوتر

مبانی برنامه‌سازی (۴۰۱۵۳)

Fundamentals of Programming

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با برنامه‌سازی به زبان سی، نوشتن کد مهندسی‌ساز (برنامه‌سازی ساختارمند، توضیح‌گذاری، جداول‌بندی)، و توانایی پاده‌سازی شبه‌کد است.

ریز مواد

- مقابیم اولیه (۱ جلسه)

- تاریخچه‌ی توسعه‌ی کامپیوتر (سیستم‌های عامل، زبان‌های برنامه‌سازی)

- معرفی اجزای اصلی کامپیوتر

- تاریخچه‌ی C/C++

- برنامه‌سازی ساخت بافت و نوشتن کد مهندسی‌ساز

- ساختار و مراحل ساخت و اجرای برنامه

- محاسبات در کامپیوتر (۱ جلسه)

- سیستم‌های عددی (دودویی، ددهی، مبنای شانزده)

- جمع و تغیری در مبنایها

- تبدیل مبنایها

- آشنایی با الگوریتم و فلوچارت (۲ جلسه)

- تعریف الگوریتم و مراحل حل مسئله

- اجزای الگوریتم (محاسبات، تصمیم‌گیری، تکرار)

- نمایش تصویری الگوریتم به وسیله‌ی فلوچارت

- نمونه‌هایی از چند الگوریتم اولیه

- مقدمات برنامه‌سازی (۱ جلسه)

- متغیرها، انواع داده

- دستورهای ورودی/خروجی

- آشنایی با کدنویسی خوب (توضیح‌گذاری، جداول‌بندی)

- محاسبات ریاضی (جمع، تغیریت، ضرب، تقسیم، باقی‌مانده)

- اولویت محاسبات

- مقایسه

- فرمت‌بندی ورودی/خروجی (۱ جلسه)

- قالب‌بندی خروجی با printf



- کنترل دقت نمایش اعداد در خروجی
- چاپ اعداد صحیح، اعداد ممیزدار، رشته‌ها، و کاراکترها
- خواندن قالب‌بندی شده از ورودی با scanf
- دستورها (۳ جلسه)
 - دستورهای انتخاب (switch .if/else, if)
 - دستورهای تکرار (do/while, for, while)
 - تبدیل داده‌ها
 - ثابت‌ها (const)
 - عملگرهای منطقی
 - عملگر انتخاب ؟ :
 - استفاده از typename
 - توابع (۴ جلسه)
 - توابع ریاضی
 - توابع تصادفی
 - توابع زمان
 - الگوی توابع (prototype)
 - وردهای ذخیره‌سازی (extern, register, static)
 - حوزه‌های تعریف (block, function, file)
 - پشته در فراخوانی تابع
 - توابع بازگشتنی
 - مقایسه تابع بازگشتنی و غیربازگشتنی
 - پروندهای header
 - آزمون و خطایابی برنامه (۱ جلسه)
 - استفاده از دستورهای خروجی برای پیدا کردن خطا
 - استفاده از امکانات IDE برای پیدا کردن خطا
 - آرایه‌ها (۵ جلسه)
 - تعریف و به کارگیری آرایه‌ها
 - ارسال آرایه به تابع
 - جستجوی دودویی در آرایه
 - مرتب سازی آرایه
 - آرایه‌های چند بعدی
 - تعریف ثابت‌ها با استفاده از define
 - اشاره‌گرها (۳ جلسه)
 - عملگرهای اشاره‌گری
 - فراخوانی با ارجاع توسط اشاره‌گرها
 - استفاده از const در اشاره‌گرها
 - عملگر sizeof
 - محاسبات آدرس بر روی اشاره‌گرها (جمع، نفرین)



- ارتباط بین اشارهگرها و آرایه‌ها
- آرایه‌ای از اشارهگرها

• کاراکترها و رشته‌ها (1 جلسه)

- تبدیل کاراکترها
- توابع رشته‌ای
- دستکاری رشته‌ها

• ساختارها (2 جلسه)

- تعریف ساختار (struct)
- دسترسی به اعضای ساختار
- ارسال ساختارها به توابع
- ایجاد نامهای مترادف با `typedef`
- نوع داده‌ی `union`
- ثابت‌های شمارشی (enum)
- عملگرهای بیتی

• آشنایی با زبان سی++ (1 جلسه)

- ورودی و خروجی با استفاده از جوییارها
- فضای تامها، استفاده از `using`
- عملگر تغییر حوزه "..."
- انواع فراخوانی توابع (با مقدار و با ارجاع)
- تابع درونخط (inline)
- تعریف مقدار پیش فرض در توابع
- سربارگذاری تابع

• آشنایی با رده‌ها (1 جلسه)

- رده‌ها (class)
- اعضای داده‌ای و تابع عضو
- حوزه‌های `private` و `public`
- سازنده‌ها
- مقداردهمی اشیاء
- ارسال/دربافت اشیاء به/از توابع

• پرونده‌ها (1 جلسه)

- خواندن و نوشتن در پرونده‌های ترتیبی
- جوییارهای ورودی و خروجی

◦ خواندن و نوشتن در پرونده‌های تصادفی (اختیاری)

• مباحث اختیاری (در صورت فرست)

- آشنایی با رده‌های نمونه نظری `vector` و `string`
- آشنایی با فرآیند تولید نرم‌افزار
- پیش‌پردازشگرها در(.)



ارزیابی

- آزمون میان‌ترم: ۴ نمره
- آزمون پایانی: ۷ نمره
- تمرین‌های برنامه‌سازی (دست کم ۴ تمرین): ۴ نمره
- پروژه (طی دو مرحله در طول نیمسال): ۳ نمره
- آزمونک‌ها: ۲ نمره
- فعالیت اضافی (مانند شرکت در مسابقه‌ی برنامه‌سازی): ۱ نمره‌ی اضافی

مراجع

- [1] P. Deitel and H. Deitel. *C: How to Program*. 8th edition, Prentice-Hall, 2016.
- [2] B. W. Kernighan and D. M. Ritchie. *The C Programming Language*. 2nd edition, Prentice Hall, 1988.





دانشکده مهندسی کامپیوتر

آمار و احتمال مهندسی (۴۰۱۸۱)

Engineering Probability and Statistics

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: ریاضی عمومی ۱

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم بنیادین تئوری احتمال و استنتاج آماری و کاربردهای آن در مهندسی کامپیوتر، مانند مساله‌ی مدل‌سازی داده‌ها مانند رگرسیون، است. این مفاهیم شامل تفسیر و اصول موضوعی آمار، توابع توزیع احتمال تک و چندمتغیره، احتمال شرطی و استقلال آماری، متغیرهای تصادفی و متوسط گیری، توابع تعریف شده روی متغیرهای تصادفی، خانواده توزیع‌های نایابی، قضیه‌ی حد مرکزی و قانون اعداد بزرگ، و تست فرضیه می‌شود.

ریز مواد

- تفسیرهای احتمال
- اصول موضوعی احتمال
- عملگرهای روی رخدادها
- استقلال آماری، احتمال شرطی و قاعده بیز
- متغیرهای تصادفی
- امید ریاضی و خواص آن
- میان‌های مرتبه بالا و تابع مشخصه
- توابع تعریف شده روی یک متغیر تصادفی
- تابع توزیع احتمال مشترک (Joint Probability Distribution)
- تابع چگالی و قانون بیز
- توزیع پیشین مزدوج (Conjugate Prior Distribution)
- خانواده‌ی نایابی (Exponential Family)
- توزیع‌های خاص
- میان‌های مشترک (Joint Moments)
- توابع تعریف شده روی دو یا چند متغیر تصادفی
- قضیه‌ی حد مرکزی (Central Limit Theorem)
- قانون اعداد بزرگ (Law of Large Numbers)
- همگرایی در احتمال (Convergence in Probability)
- تخمین‌گرهای بیشینه درست‌نمایی (Maximum Likelihood) و بیشینه احتمال پسین (Maximum a Posteriori)
- تخمین بیز (Bayes Estimation)
- خصوصیات تخمین‌گرها
- تست‌های آماری و تست فرضیه (Statistical and Hypothesis Tests)



Maximum a Posteriori (Maximum Likelihood) و بیشینه احتمال پسین (Bayes Estimation)

(Statistical and Hypothesis Tests)

ارزیابی

- تمرین‌های نظری: ۴ نمره
- آزمون میان‌ترم ۱: ۴ نمره
- آزمون میان‌ترم ۲: ۴ نمره
- آزمون پایان‌ترم: ۶ نمره
- آزمون‌کنکا: ۲ نمره

مراجع

- [1] A. Popplis and S. Pillai. *Probability, Random Variables and Stochastic Processes*. 4th edition, McGraw Hill, 2002 (Chapters 1 through 8).
- [2] S. Ross. *A First Course in Probability*. 10th edition, Prentice Hall, 2019.
- [3] G. Casella and R. L. Berger. *Statistical Inference*. 2nd edition, Wadsworth Press, 2002.



دروس اصلی



کارگاه کامپیوتر (۴۰۱۰۸)

Computer Workshop



دانشکده مهندسی کامپیوتر

تعداد واحد: ۱	نوع درس: عملی
-	پیش نیاز: -

اهداف درس

هدف این درس ارائه دانش و مهارت های لازم برای کاربری عمومی کامپیوتر برای دانشجویان رشته مهندسی کامپیوتر است که در ابتدای ورود به دوره باید گذرانده شود. دانش جو در این درس مهارت های عمومی در کار با کامپیوتر شامل شناخت سخت افزار، میثم عامل و نرم افزارهای متداول، برنامه نویسی تحت وب، اصول کلی شبکه و اینترنت و نحوه استفاده از آن ها را می آموزد. شیوه ارائه این درس به صورت کارگاهی و علمی است و در هر جلسه مفاهیم به صورت عملی توسط مدرس به دانشجویان تدریس می شود و دانشجویان تیز با تمرین عملی به پادگیری مطالب ارایه شده می پردازند. جهت انجام کارهای عملی، لازم است پیش از هر جلسه، ملزومات نرم افزاری مطالعه موردن تدریس، توسط مستول کارگاه و یا خود دانشجویان نصب و آماده سازی گردد.

ریز مواد

هر یک از ده مورد فهرست زیر در یک جلسه مساعده ارائه می شود.

- آشنایی با ساخت افزار کامپیوتر
- ساختار کلی و عملکرد اجزاء ساخت افزار شامل صفحه کلید، موشوره، نمایشگر، کیس، پردازنده، حافظه ها، پردازنده، میثم خنک کننده، منبع تغذیه، نحوه ارتباطات اجزاء
- اصول و مفاهیم کامپیوتر و میثم عامل
- فهم کلی جایگاه عامل در کامپیوتر و آشنایی عمومی با میثم عامل ویندوز، عملکردهای اولیه مانند کپی، جستجو در فایل ها، کلیدها و میانبرهای متداول، منی استارت و امکانات موجود در آن، فرمان های مهم و سویچ ها در خط فرمان، متغیرهای محجوبی، نوشتن فایل های خاص برای نگارش فارسی، BAT، Active Directory، Domain، Windows Registry، Download Manager، محیط های برنامه نویسی، ابزارهای گرافیکی
- آشنایی مقدماتی با حروف چینی کامپیوتری
- کار با نرم افزار مایکروسافت ورد، ساخت یک سند جدید، قالب دهنی به کلمه، پاراگراف، صفحه، آشنایی با استایل، انزودن جداول/تصویر/فرمول به متن، ویرگی های خاص برای نگارش فارسی
- آشنایی مقدماتی با پاورپوینت و اکسل
- کاربرد پاورپوینت و اکسل، ایجاد و ویرایش فایل ها، مفهوم Slide Master در پاورپوینت، پوینت ها در پاورپوینت، قالب دهنی سلول های صفحه در پاورپوینت، استفاده از فرمول ها و توابع در اکسل، انواع نمودارها
- آشنایی با سرویس های کاربردی
- سرویس های ابری گوگل شامل پست الکترونیکی چیل، گوگل درایر و گوگل داکس، سرویس های مدیریت گروهی Trello و Doodle، سرویس های سوال و جواب و تبادل دانش Stack Overflow و Stack Exchange
- آشنایی با شبکه های کامپیوتری
- ساختار کلی شبکه و اینترنت، موتورهای جستجو، مفاهیم اولیه مانند URL و IP، آشنایی با بروتکل های متداول

مانند traceroute، ping، IMAP، HTTP، FTP و ipconfig، آشنایی با دستورهای پرکاربرد در شبکه مانند

- آشنایی با سیستم عامل لینوکس

- مفهوم shell، جستجو در فایل‌ها، مجوزها، Help، فشرده‌سازی، دستورهای مهم مانند ed، ls، cp، passwd، kill و chmod، su، grep

- مقدمات برنامه‌نویسی وب

- اصول کلی HTML، برنامه‌نویسی مقدماتی HTML، آشنایی با CSS و JavaScript، ویرایشگرهای HTML مانند FrontPage

- مقدمات برنامه‌نویسی PHP

- اصول کلی برنامه‌نویسی PHP، مفهوم برنامه‌نویسی سمت سرور، متغیرها در PHP، کار کردن با انواع داده‌ها در PHP، آشنایی با ساختارهای شرطی و حلقه در PHP

- آشنایی مقدماتی با LaTeX

- دستورهای اولیه، استایل و پکیج، حروف‌چینی، فرمول نویسی، درج تصویر، ایجاد جدول

ارزیابی

- تمرین‌های عملی هفتگی: ۴۵٪ نمره
- آزمون عمل (تاب): ۱۰٪ نمره
- آزمون پایانی: ۲۵٪ نمره
- فعالیت اضافی: تا ۵٪ نمره تشويقی

مراجع

- [1] C. Newmann, *SAMS Teach Yourself PHP in 10 Minutes*, Sams Publishing, 2005.
- [2] D. Hayes, *Sams Teach Yourself HTML in 10 Minutes*, 4th edition, Sams publishing, 2006.
- [3] R. Weakley, *Sams Teach Yourself CSS in 10 Minutes*, Sams Publishing, 2005.
- [4] B. Forta, *Sams Teach Yourself Regular Expressions in 10 Minutes*, Sams Publishing, 2004.
- [5] R. Shimonski, *SAMS Teach Yourself Unix in 10 Minutes*, Sams Publishing, 2005.
- [6] J. Andrews, *A+ Guide to Managing & Maintaining Your PC*, 7th edition, Course Technology, 2009.
- [7] Cisco Networking Academy, *IT Essentials PC Hardware and Software Course Booklet*, Version 4.1, 2nd edition, Cisco Press, 2010.





دانشکده مهندسی کامپیوتر

ساختمان‌های گسته (۱۱۵۰)

Discrete Structures

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم، ساختارها، و تکنیک‌هایی از ریاضیات گسته است که به طور گسترده در علوم و مهندسی کامپیوتر مورد استفاده قرار می‌گیرند. ایجاد مهارت‌های زیوبنایی از جمله فهم و ساخت اثبات‌های دقیق ریاضی، تفکر خلاقانه در حل مسائل، آشنایی با تابع اولیه در منطق، ترکیبات، نظریه اعداد، نظریه گراف‌ها و نظریه محاسبات، و تئوری فراهم آوردن پیش‌نیاز ریاضی موردنیاز برای بسیاری دیگر از دروس ارائه شده در گروه‌های مختلف مهندسی کامپیوتر، از اهداف این درس به شمار می‌رود.

ریز مواد

* منطق (۳ جلسه)

- اصول اولیه منطق، گزاره‌ها، گزاره‌های هم‌ارز
- گزاره‌سازی، سورها، اصول استنتاج
- روش‌های اثبات

* نظریه توابع و مجموعه‌ها (۲ جلسه)

- مبانی نظریه مجموعه‌ها، عملگرهای مجموعه‌ای، مجموعه‌های شمارا و ناشمارا
- توابع یک‌به‌یک و برشا، ترکیب توابع، معکوس توابع، دنباله‌ها

* نظریه اعداد (۲ جلسه)

- یاخته‌پذیری، هم‌نهشتی، محاسبات پیمانه‌ای
- اعداد اول، قضیه اولیر، مقدمه‌ای بر نظریه رمنگاری

* استقرای (۲ جلسه)

- استقرای ریاضی، اصل خوش ترتیبی
- استقرای قوی، استقرای ساختاری

* شمارش (۴ جلسه)

- اصول اولیه شمارش، جایگشت و ترکیب
- ضرایب دوچمدهای، جایگشت‌ها و ترکیب‌های با تکرار
- اصل طرد و شمول، توزیع اثبات درون جعبه‌ها
- اصل لانگرتری

* احتمالات گسته (۲ جلسه)

- نظریه احتمالات، تابع توزیع احتمال، احتمالات شرطی
- متغیرهای تصادفی، امید ریاضی، واریانس



- روابط بازگشتی (۳ جلسه)
 - مسائل بازگشتی
 - حل روابط بازگشتی (همگن و غیر همگن)
 - توابع مولند
 - رابطه‌ها (۲ جلسه)
 - رابطه‌ها و خواص آن‌ها، نمایش رابطه‌ها، ترکیب روابط
 - رابطه‌های هم‌ارزی، پستارها
- ترتیب جزئی و جبر بول (۲ جلسه)
 - مجموعه‌های با ترتیب جزئی، شودار هاس، مرتبسازی تربولوزیکی
 - مشبک‌ها، جبر بول، خواص جبر بول
 - گراف‌ها (۳ جلسه)
 - تعاریف اولیه، گراف‌های خاص، گراف‌های دویخشی، نمایش گراف‌ها، پکریختی گراف‌ها
 - مسیر‌ها و همبندی، مسیر‌های اوپلری و همبندی
 - گراف‌های مسطح، قضیه‌ی اوپلر، رنگ‌آمیزی گراف‌ها
- درخت‌ها (۱ جلسه)
 - درخت‌ها و چنگل‌ها، درخت‌های خاص، درخت‌های ریشه‌دار، درخت‌های پوشان
 - ساختارهای جبری (۱ جلسه، اختباری)
 - نکواره‌ها، حلقه‌ها، گروه‌ها، گروه‌ها آبلی
 - مدل‌سازی محاسبات (۳ جلسه)
 - زبان‌ها و گرامرها، ماشین‌های با حالات متاهم
 - تشخیص زبان‌ها، زبان‌های منظم
 - (اختباری) ماشین تورینگ



ارزیابی

- تمرین نظری: ۱۵٪ نمره
- آزمون‌ها (میان‌ترم، پایان‌ترم و آزمون‌ک‌ها): ۸۵٪ نمره

مراجع

- [1] K. H. Rosen. *Discrete Mathematics and Its Applications*. 8th edition, McGraw Hill, 2018.
- [2] R. P. Grimaldi. *Discrete and Combinatorial Mathematics: An Applied Introduction*. 5th edition, Pearson Addison Wesley, 2004.
- [3] A. Engel. *Problem-Solving Strategies*. Springer, 1998.



دانشکده مهندسی کامپیوتر

برنامه‌سازی پیشرفته (۴۰۲۴۴)

Advanced Programming

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: مبانی برنامه‌سازی

اهداف درس

در این درس، مقاهمیم برنامه‌نویسی شی‌گرا در قالب زبان برنامه‌نویسی جاوا تدریس می‌شود. همچنین ویژگی‌های ذاتی زبان جاوا، امکانات برنامه‌سازی در جاوا، تفاوت رویکرد جاوا با زبان‌های مشابه در موارد مختلف، برنامه‌سازی همروند و کیفیت نرم‌افزار مورد توجه قرار می‌گیرد. فرض بر این است که دانشجویان در دروس قبلی، با یک زبان برنامه‌سازی آشنا هستند و برحی روش‌های حل مسئله با کمک برنامه‌سازی مانند جستجو، مرتب‌سازی، عملیات ریاضی و نظایر آن را می‌شناسند. تأکید در این درس بر مقاهمیم شی‌گرا است.

ریز مواد

- آشنایی با زبان جاوا (۱ جلسه)

- تاریخچه

- ویژگی‌های زبان جاوا

- اولین برنامه در جاوا

- مقاهمیم اولیه برنامه‌سازی در جاوا (۳ جلسه)

- متغیر، متاد، شرط، حلقه

- داده‌های اولیه (Primitive Data Types)

- رشته

- آرایه

- مقدمه‌ای بر طراحی و برنامه‌سازی شی‌گرا (۲ جلسه)

- تاریخچه تکامل رویکردها تا رویکرد شی‌گرا

- مقاهمیم اولیه شی‌گرا

- طرز‌تفکر و طراحی شی‌گرا

- لفاف‌بندی، واسط، رد، بسته، دسترسی

- برنامه‌سازی شی‌گرا در جاوا (۶ جلسه)

- نحوه تعریف کلاس‌ها

- اشیاء در حافظه و مدیریت حافظه

- بارگذاری اولیه و هرگ اشیاء در حافظه

- زباله‌روب (Garbage Collector)

- روش‌های ارسال پارامتر در زبان‌های مختلف و جاوا

- سازنده



- this ◦
- اعضای ایتا ◦
- بسته (package) ◦
- آشنایی اولیه با سودار UML Class Diagram ◦
- وراثت (2 جلسه)
 - مفهوم وراثت ◦
 - super, abstract, Protected ◦
 - وراثت چندگانه در سایر زبانها ◦
 - چندربخشی (1 جلسه)
 - چندربخشی با کمک وراثت ◦
 - مفهوم virtual در C++ زبان ◦
 - اعضای final ◦
 - واسط (interface) (1 جلسه)
 - کاربرد واسط ◦
 - وراثت چندگانه با کمک واسط ◦
 - آزمون نرم‌افزار (1 جلسه)
 - مفهوم تضمین کیفیت نرم‌افزار، اهمیت، جایگاه و مصادبن آن ◦
 - آزمون واحد ◦
 - نوشتن آزمون واحد با استفاده از JUnit ◦
 - چگونگی تست پرتاب استثناء با استفاده از JUnit ◦
 - مفهوم بدل‌سازی (Mocking) و مقدمه‌ای بر یک کتابخانه بدل‌سازی در Java ◦
 - الگوهای طراحی (1 جلسه)
 - تعریف الگوها در مهندسی نرم‌افزار، جایگاه و اهمیت آن‌ها ◦
 - الگوهای طراحی GoF و دسته‌بندی آن‌ها ◦
 - شرح الگوهای طراحی Facade, Observer, Strategy, State, Singleton ◦
 - شرح الگویی معماری MVC ◦
 - بازآرایی کد (Refactoring) (2 جلسه)
 - چیزی نیاز آرایی و اهمیت نوشتن کد تعبیر ◦
 - نشانه‌های کد بد ◦
 - الگوهای بازآرایی ◦
 - ساختن متدها ◦
 - انتقال ویژگی‌ها بین اشیاء ◦
 - سازماندهی داده‌ها ◦
 - ساده‌سازی عبارات شرطی ◦
 - ساده‌سازی فراخوانی متدها ◦
 - مدیریت خطأ و استثنا (2 جلسه)
 - مدل سنتی مدیریت خطأ ◦



- چارچوب مدیریت خطا در جاوا
- مزایای این مدل
- Runtime Exception . Finally
- داده‌های عام (Generics) (1 جلسه)
- متدها و کلاس‌های عام
- کاربردها
- تولید و استفاده از کلاس‌های عام
- کلاس‌های عام و وراثت
- ماهیت کلاس‌های عام و تفاوت آنها با Template در زبان C++
- مجموعه‌ها و ظرف‌ها (Containers) (2 جلسه)
- ساختمان داده‌های موجود در جاوا
- Map , Set , LinkedList , ArrayList , Collections
- Iterator
- فایل، جویبار و شبکه (2 جلسه)
- ورودی و خروجی در فایل
- Serialization
- برنامه‌سازی تحت شبکه (socket)
- برنامه‌سازی همرونده (1 جلسه)
- نیاز به همروندي
- همروندي در جاوا
- طول عمر یک thread
- آشنایی اولیه با مفاهیم critical section و Synchronization
- Reflection (1 جلسه)
- نیاز به RTTI
- در جاوا RTTI =
- کاربردها
- مفاهیم پیشرفته و تکمیلی (1 جلسه)
- کلاس‌های داخلی و کلاس‌های بی‌نام
- حاشیه‌گذاری (Annotation)
- Enumeration



ارزیابی

- آزمون‌ها (میان‌ترم، پایان‌ترم، و آزمون‌گها): ۵۰٪ نمره
- تمرین‌های برنامه‌سازی: ۲۵٪ نمره
- پیروزه (سه فاز در طول ترم): ۲۵٪ نمره

مراجع

- [1] P. Deitel, H. Deitel. *Java: How to Program*. 11th edition, Pearson Education, 2017.
- [2] B. Eckel. *Thinking in Java*. 4th edition, Prentice Hall, 2006.
- [3] M. Fowler, K. Beck, J. Brant, W. Opdyke, D. Roberts. *Refactoring: Improving the Design of Existing Code*. Addison-Wesley, 1999.





دانشکده مهندسی کامپیوتر

مدارهای منطقی (۴۰۲۱۲)

Logic Design

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با گیت‌های منطقی به عنوان مدارهای تحقیق‌دهنده عملگرهای منطقی و مدارهای مجتمع ساده‌ای است که با تعداد محدودی گیت ساخته می‌شوند. در این درس دانشجویان با روش‌های تحلیل و طراحی مدارهای ترکیبی و مدارهای ترتیبی مترکرون آشنا می‌شوند، همچنین ساختار، نحوه عملکرد و نحوه‌ی به کارگیری برخی مدارهای مجتمع ساده را که تشکیل‌دهنده‌ی مدارهای مجتمع مفصل‌تر هستند، فرمی‌گیرند تا آمادگی اولیه‌ی لازم برای آشنایی با اجزای سخت افزاری نظریه‌برداراند را کسب کنند.

ریز مواد

۶

- نمایش اعداد در مبنای ۲ (۲ جلسه)

- تغییر مبنای اعداد

- نمایش اعداد منفی با اندازه‌ی علامت، مکمل ۲ و مکمل ۱

- جمع و تفریق اعداد

- رقم تقلیل

- نمایش BCD اعداد

- مدارهای ترکیبی (۳ جلسه)

- جبر بول و جبر کلیدی

- گیت‌های منطقی

- Maxterm و minterm

- نمایش SOP و POS

- تاخیر و مسیر بحرانی

- ساده‌سازی توابع منطقی (۴ جلسه)

- روش جبری

- جدول کاربر

- مفهوم don't care و ورودی ممنوع

- پیاده‌سازی مدارهای دو طبقه

- مفهوم Hazard، Race و Glitch

- برطرف شودن Hazard

- قطعات ترکیبی (۵ جلسه)

- دیکدر و مالتی بلکسر



- پیاده‌سازی توابع با دیکلر و مالتی بلکسر
- انکلر و انکلر اولویت دار
- دی مالتی بلکسر
- بیم جمع‌کننده و تمام جمع‌کننده
- جمع‌کننده‌های انتشاری و جمع‌کننده با بیشینی رقم نقلی
- مقایسه‌کننده
- حافظه‌ی فقط خواندنی (ROM)
- منطق چندمقداره (۲ جلسه)
 - منطق سه مقداره و منطق چهار مقداره
 - گیت‌های سه حالت Tri-state
 - گیت‌های با کلکتور باز
 - منطق میمی
 - Pull-down و Pull-up
- مدارهای ترتیبی (۴ جلسه)
 - مفهوم مدار ترتیبی
 - انواع Latch و ورودی ممنوعه در Latch
 - فلیپ-فلاب حاسس به سطح، فلیپ-فلاب حاسس به لبه و فلیپ-فلاب نوع Master-Slave
 - ورودی Reset سنکرون و آسنکرون
 - Hold-time و Setup-time
- ماشین با حالات محدود (۴ جلسه)
 - مفهوم ریاضی ماشین با حالات محدود (FSM)
 - شمودار حالت
 - جدول حالت
 - جدول تحریک
 - مراحل پیاده‌سازی FSM
 - مدل‌های Moore و Mealy و تفاوت آن‌ها
- فلکمات ترتیبی (۴ جلسه)
 - ثبات‌ها و شبیت دهنده‌ها
 - ثبات‌های Universal
 - شمارنده‌های سنکرون
 - شمارنده‌ی جانسون
 - شمارنده‌های آسنکرون (شمارنده‌های انتشاری)
- PLD ها (۲ جلسه)
 - معرفی PLD
 - معرفی SPLD
 - PLA و PAL
 - مقایسه آن‌ها با ROM
 - PAL با منطق سه حالت



ارزیابی

- تمرین‌های نظری: ۴ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۲ نمره
- آزمونک‌ها: ۴ نمره

مراجع

- [1] M. Morris Mano, *Digital Design*, 5th edition, Prentice Hall, 2006.
 - [2] Victor P. Nelson, H. Troy Nagle, Bill D. Carroll, David Irwin, *Digital Logic Circuit Analysis and Design*, Prentice Hall, 1995.
 - [3] Franklin P. Prosser and David E. Winkel, *The Art of Digital Design: An Introduction to Top-Down Design*, Prentice Hall, 1987.
- [۴] علیرضا اجلالی، "مدارهای منطقی"، چاپ اول، انتشارات تصریر، ۱۳۹۷.

#





دانشکده مهندسی کامپیوتر

آز مدارهای منطقی (۴۰۲۰۶)

Logic Design Lab

تعداد واحد: ۱

پیش‌نیاز: مدارهای منطقی

نوع درس: عملی	
هم‌نیاز: -	

اهداف درس

هدف از این درس، آشنایی با نحوه پیاده‌سازی مدارات منطقی از جمله شیفت رجیسترها، جمع‌کننده‌ها، تغییرکننده‌ها، شمارنده‌ها، ثبات‌ها و گذرگاه‌های داده می‌باشد. آزمایشگاه مدار منطقی محل تجربه‌ی عملی تئوری‌هایی است که در درس مدار منطقی فراگرفته شده است.

ریز مواد

- آشنایی با تجهیزات آزمایشگاه و نحوه استفاده از راهنمایها
- آشنایی با مفهوم مشخصه‌ی انتقالی و fan-out در تراشه‌های TTL
- آشنایی با مدارهای فرستنی
 - زمان سنج
 - ثبات‌های انتقال
 - شمارنده‌ها
- طراحی و پیاده‌سازی ماشین حالت متاhe
- پیاده‌سازی زمان سنج برای لیاسشویی
- پیاده‌سازی تلفن از راه دور
- آشنایی با اجزای یک رایانه ساده
 - آشنایی با واحد محاسبه و منطق، ثبات‌ها و گذرگاه
 - پیاده‌سازی پشت‌ساخت افزاری
 - طراحی یک رایانه دودویی ساده



مراجع

- [1] D. Patterson and J. L. Hennessy. *Computer Organization & Design. The Hardware / Software Interface*. 4th edition, Morgan Kaufmann Publishing, 2011.
- [2] M. Mano. *Computer System Architecture*. 3rd edition, Prentice Hall, 1992.



دانشکده مهندسی کامپیوتر

ساختمان داده‌ها و الگوریتم‌ها (۴۰۲۵۴)

Data Structures and Algorithms

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: برنامه‌سازی پیشرفته	پیش‌نیاز: ساختمان‌های گسته

اهداف درس

در این درس دانشجو با روش‌های تحلیل الگوریتم‌ها، داده‌ساختارهای ساده و کمی پیشرفته اما مهم و نیز با برخی از الگوریتم‌های مقدماتی آشنا می‌شود. در اوائلی مطالب این درس بر تحلیل و اثبات درستی الگوریتم‌ها تاکید می‌شود. دانشجو باید از قبیل یا یکی از زبان‌های برنامه‌نویسی C++ یا Java و تیز روش‌های پارکتی در حل مسئله‌ها آشنا باشد. الگوریتم‌های درس مستقل از زبان و مطابق دستورهای کتاب مرجع گفته می‌شود.

ریز مواد

- مقدمات (۱ جلسه)
 - سطوح انتزاع
 - مراحل مختلف حل مسئله و انتزاع
 - داده‌مدل‌ها، داده‌گونه‌ها، داده‌ساختارها، داده‌گونه‌ی انتزاعی، شبیه‌سازی
- تحلیل الگوریتم (۳ جلسه)
 - تحلیل زمانی الگوریتم؛ مرتب‌سازی درجی
 - رشد توابع
 - روش‌های تحلیل سرشکن
- تقطیم و حل (۲ جلسه)
 - مرتب‌سازی ادغامی، محاسبه‌ی تعداد تابع‌باین، زیردسته‌ی متولی، ضرب اعداد
 - قضیه اصلی
- تحلیل الگوریتم‌های تصادفی (۱ جلسه)
 - محاسبه‌ی میانه‌ی تقریبی، مسئله‌ی استخدام
 - داده‌ساختارهای پایه (۱ جلسه)
- هفت و پیشنهاد
 - لیست پیوسته
- داده‌ساختارهای درخت (۵ جلسه)
 - پیاده‌سازی‌های مختلف درخت‌ها، پیماش درخت‌ها، استراتژی‌های ساختاری
 - درخت عبارت، تبدیل نگارش‌های مختلف یک عبارت ریاضی
 - داده‌ساختار شرای
 - درخت دودویی جستجو
 - صفحه اولویت (هرم کمیه و بیشنه)



- مرتب‌سازی (۴ جلسه)

- درخت تصمیم و کران پایین

- مرتب‌سازی هرمن

- مرتب‌سازی سریع (تحلیل تصادفی)

- مرتب‌سازی با تعداد مقابله‌های بینه

- مرتب‌سازی خطی: شمارشی، میانی، مطلق

- مرتب‌سازی خارجی (اخباری)

- مرتبه‌ی آماری (۲ جلسه)

- محاسبه‌ی کمینه و بیشینه

- انتخاب k-امین عنصر (الگوریتم تصادفی و قطعی)

- درهم‌سازی (۲ جلسه)

- درهم‌سازی زنجیره‌ای

- درهم‌سازی سراسری

- درهم‌سازی باز

- درهم‌سازی کامل

- داده‌ساختارهای پیشرفته (۳ جلسه)

- مجموعه‌های مجرد

- درخت‌های دودویی متوازن: درخت قرمز-سباه

- درخت بازه

- گراف‌ها (۳ جلسه)

- روش‌های مختلف پیاده‌سازی گراف

- جست‌وجوهای عمق اول و سطح اول و کاپردهای آن‌ها

- ترتیب توپولوژیکی، مؤلفه‌های قویاً همبد

- کوتاه‌ترین مسیر در گراف‌ها: الگوریتم‌های دایکسترا و بلمن-فورد

ارزیابی

- پنج بسته تمرین داده خواهد شد (هر بسته شامل تعدادی مسئله نظری و چند مسئله برنامه‌نویسی است): نیازی به تحويل مسئله‌های نظری نیست.
- پنج آزمون کوتاه از مسئله‌های نظری بالا + یک مسئله مشابه (۳ نمره)
- پنج تمرین عملی بالا (۳ نمره)
- آزمون میان‌ترم (۶ نمره)
- آزمون نهایی (۸ نمره)

مراجع

- [۱] محمد قدسی، "داده‌ساختارهای و مبانی الگوریتم‌ها"، چاپ چهارم، انتشارات فاطمی، ۱۳۹۳.
- [۲] محمد قدسی و آیدین نصیری شرق، "۶۰۰ مسئله‌ی جنگزیره‌ای از داده‌ساختارهای و الگوریتم‌ها"، چاپ ششم، انتشارات فاطمی، ۱۳۹۷.
- [۳] T. Cormen, C. Leiserson, R. Rivest, and C. Stein. *Introduction to Algorithms*, 3rd edition, MIT Press, 2011.





دانشکده مهندسی کامپیوتر

مبانی مدارهای الکتریکی و الکترونیکی (۴۰۱۲۴)

Fundamentals of Electrical and Electronic Circuits

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: فیزیک ۲	

اهداف درس

هدف از این درس، آشنایی دانشجویان با عناصر الکتریکی و دوشهای تحلیل مدارهای الکتریکی هم در حوزه زمان و هم در حوزه لاله‌س و همچنین آشنایی با مدارهای الکترونیکی تشکیل دهنده گیت‌های منطقی در چند قنواری پذیرفته است.

ریز مواد

- مقدمه‌ای بر مدارهای الکتریکی، السان‌های اصلی و روابط آن‌ها

- قوانین ولتاژ و جریان کرشم

- اتصال سری و موازی عناصر مقاومت

- روش‌های تحلیل مدار: تحلیل گره و تحلیل مش

- خطی بودن و اصل برهم‌نی

- مدارهای معادل نویز و نورتن

- تقویت‌کننده‌های عملیاتی و مثال‌های کاربردی آن

- تحلیل مدارها در حوزه زمان

- معرفی شکل موج‌ها (بله، پالس، ضربه، سینوسی)

- معرفی عناصر ذخیره‌کننده انرژی و عناصر فعال

- مدارهای الکتریکی مرتبه اول

- مدارهای الکتریکی مرتبه دوم

- تحلیل مدارها در حوزه فرکانس

- تبدیل لاله‌س

- امپدانس و ادیتانس

- تحلیل مدار با استفاده از تبدیل لاله‌س

- دیود و ترانزیستور

- متحنی مشخصه و مدل دیود و کاربردهای آن

- واروشاز منطقی

- متحنی مشخصه و مدل کلی ترانزیستور

- ترانزیستورهای اثر میدانی

- ساختار، عملکرد و متحنی مشخصه‌ی ترانزیستور ماسفت افزایشی

- انواع مدارهای واروشاز با استفاده از ترانزیستور

- ترانزیستور گلبر و دروازه‌ی انتقال



- متن CMOS ایتا
- مدارهای کاربردی
- در متن FF و Latch CMOS ایتا
- شیفت رجیستر
- انواع حافظه‌های RAM و ROM
- مبدل‌های آنالوگ به دیجیتال
- مبدل‌های دیجیتال به آنالوگ

ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۴ نمره
- آزمونک‌ها: ۳ نمره

مراجع

- [1] William H. Hayt & Jack E. Kemmerly. *Engineering Circuit Analysis*. 7th edition, Engineering Circuit Analysis McGraw-Hill Book, 2007.
- [۲] ارنست کوه و چارلز دسور، "نظریه اساسی مدارها و شبکه‌ها"، ترجمه دکتر جبه دار مارلانی، موسسه انتشارات دانشگاه تهران، ۱۳۹۵.
- [۳] عادل صدرا و کرت اسمیت، "مدارهای میکروالکترونیک"، ترجمه مجید ملکان و هاله واحدی، ویرایش چهارم، نشر علوم دانشگاهی، ۱۳۸۱.
- [۴] محمود تابند، "تکنیک پالس و مدارهای دیجیتال"، نشر مؤسسه انتشارات علمی دانشگاه صنعتی شریف، ۱۳۷۶.





دانشکده‌ی مهندسی کامپیوتر

ساختار و زبان کامپیوتر (۴۰۱۲۶)

Computer Structure and Machine Language

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز:	پیش‌نیاز: مبانی برنامه‌سازی، مدارهای منطقی

اهداف درس

هدف اصلی این درس آشنایی با اجزای مختلف کامپیوتر و نحوه تعامل آن‌ها در اجرای دستورالعمل‌های یک برنامه است. برنامه‌سازی به زبان ماشین و اسکلی و تبدیل این دو به هم‌دیگر، به دانشجو در فهم عمیق‌تر معماری مجموعه‌ی دستورها و توان به کارگیری کارای ماشین را می‌دهد. دانشجویان این درس بایستی در پایان، آماده‌ی آموختش نحوه‌ی طراحی و پیاده‌سازی این اجزا در درس معماری کامپیوتر باشند.

ریز مواد



- تاریخچه کامپیوتر

- مقدمه‌ای بر نسل‌های کامپیوتر و انواع آن

- عدل فون نیومان (Von Neumann)

- نمایش داده

- اعداد: صحیح/اعشاری، بی‌علامت/باعلامت، ممیز ثابت/ممیز شناور، دودویی/دهدهی، ...

- نویسه‌ها (Characters): کدهای پایه ۷ و ۸ بیتی، کدهای جامع ۱۶ و ۲۲ بیتی

- ساختار کامپیوتر

- واحد پردازش مرکزی (CPU)، واحد محاسبات و مطلق (ALU)، ثبات‌ها (Registers)، واحد کنترل (CU)، حافظه اصلی

- گذرگاه (Bus) مشترک، سیکل واکنش - اجرا (Fetch-Execute)

- مدارهای آدرس دهنده: آنی (چسیده، به عملوند)، مستقیم (مطلق)، غیرمستقیم، نسبی، ضمنی، اندیسی، قطعه‌ای، صفحه‌ای

- برنامه نویسی به زبان اسکلی و ترجمه‌ی آن به زبان ماشین در چند کامپیوتر ساده

- اسپلر (Assembler) و اشکال‌زدا (Debugger)، کامپایلر (Compiler)، ربطدهنده (Linker) و بارکتنه (Lander)

- آشنایی با مجموعه دستورالعمل (Instruction Set) حداقل بلک کامپیوتر CISC (پردازنده‌های 8086، Intel 386/370، IBM MC68000) با توصیه می‌شود

- معرفی ساختار کامپیوتر مورد نظر و شیوه‌های نشانی دهن آن

- معرفی دستورالعمل‌ها و برنامه‌سازی به زبان اسکلی کامپیوتر مورد نظر

- معرفی ساختارهای مرسوم برنامه‌سازی ساختمند (زیربرنامه، ماکرو، ...)

- وقته و مدیریت آن

- آشنایی با مجموعه دستورالعمل (Instruction Set) حداقل بلک کامپیوتر RISC (پردازنده MIPS) توصیه می‌شود

- معرفی ساختار کامپیوتر مورد نظر و شیوه‌های ت Shank دهن آن
- معرفی دستورالعمل‌ها و برنامه‌سازی به زبان اسبلی کامپیوتر مورد نظر
- معرفی ساختارهای مرسوم برنامه‌سازی ساختمند (زیربرنامه، ماکرو، ...)
- وقفه و مدیریت آن

ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره
- آزمونک‌ها: ۲ نمره

مراجع

- [1] J. L. Antonakos. *The 68000 Microprocessor: Hardware and Software Principles and Applications*. Prentice Hall, 2004.
- [2] M. A. Mazidi, et al. *The x86 PC: Assembly Language, Design, and Interfacing*. Prentice Hall, 2010.
- [3] G. Struble. *Assembler Language Programming: The IBM System/360*. Addison-Wesley, 1971.
- [4] D. A. Patterson and J. L. Hennessey. *Computer Organization and Design MIPS edition: The Hardware/Software Interface*. 5th edition, Elsevier (Morgan Kaufmann), 2013.





دانشکده مهندسی کامپیوتر

زبان تخصصی کامپیوتر (۴۰۲۱۱)

English for Computing

نوع درس: نظری	تعداد واحد: ۲
پیش‌نیاز: زبان خارجی	-

اهداف درس

در این درس ضمن آشنایی دانشجویان با مفاهیم و کلمات کلیدی عمومی مورد استفاده در حوزه علوم و مهندسی کامپیوتر، روش‌ها و مهارت‌های مورد نیاز برای مطالعه و نگارش متون علمی و تخصصی در این حوزه آموزش داده می‌شوند. تأکید اصلی بر تقویت مهارت دانشجویان در خواندن و درک متون تخصصی حوزه کامپیوتر است، اما روی بهبود مهارت‌های نگارش و درک سمعی دانشجویان نیز کار خواهد شد. ریز مواد درس به سه بخش مباحث اصلی، مباحث اختباری و مباحث کمکی تقسیم شده است. در هر جلسه سه ساعته (شامل دو ساعت درس و یک ساعت تمرین)، دو یا سه مبحث از مباحث اصلی تدریس می‌شوند. مباحث اختباری در صورت وجود زمان تدریس خواهد شد، ولی روال معمول این است که این مباحث به عنوان تمرین داده شوند. مباحث کمکی شامل مطالعه مطالب جدید حوزه کامپیوتر و فعالیت‌های جانبی کلاسی (از قبیل برگزاری ارائه‌های دانشجویی و استفاده از محتوای چندرسانه‌ای) است.

ریز مواد

- مباحث اصلی (در هر جلسه سه ساعته، دو یا سه مبحث تدریس خواهد شد)

- Living with computers (Chapter 1)
- A typical PC (Chapter 2)
- Learning vocabulary (Chapter 0)
- Input devices: the eye of your PC (Chapter 5)
- Output devices: display screens (Chapter 7)
- Processing (Chapter 8)
- Disks and drives (Chapter 9)
- International Phonetic Alphabet (IPA)
- Health and safety (Chapter 10)
- Operating systems and the GUI (Chapter 11)
- Prefixes (Chapter 33)
- Suffixes (Chapter 34)
- Word processing (Chapter 12)
- Spreadsheets and databases (Chapter 13)
- Graphics and design (Chapter 14)
- Multimedia (Chapter 15)
- Collocations (Chapter 36)
- Programming (Chapter 17)



- Computers and work (Chapter 18)
- Networks (Chapter 20)
- Faces of the Internet (Chapter 21)
- The World Wide Web (Chapter 23)
- Web design (Chapter 24)
- Irregular plurals
- Internet security (Chapter 26)
- E-commerce (Chapter 27)
- Online banking (Chapter 28)
- Qualifying and comparing (Chapter 38)
- Mobile phones (Chapter 29)
- Robots, androids, AI (Chapter 30)
- Intelligent homes (Chapter 31)
- Future trends (Chapter 32)
- Troubleshooting (Chapter 40)

• مباحث اختیاری (معمولأ به عنوان تمرین داده می‌شوند)

- Types of computer systems (Chapter 3)
- Input devices: type, click and talk! (Chapter 4)
- Output devices: printers (Chapter 6)
- Sound and music (Chapter 16)
- ICT systems (Chapter 19)
- Email (Chapter 22)
- Chatting and video conferencing (Chapter 25)
- Compounds (Chapter 35)
- Defining and classifying (Chapter 37)
- Describing technical processes (Chapter 39)
- Importance of pronunciation
- Schwa
- Stressed syllables



• مباحث کمکی

- مطالعه‌ی مطالب جدید حوزه‌ی علوم و مهندسی کامپیوتر (مراجع کمکی)
- فعالیت‌های جانبی کلاس شامل برگزاری ارائه‌های دانشجویی، استفاده از محتوای چندرسانه‌ای، و برگزاری جلسات بحث پیرامون موضوعات علمی خاص در حوزه علوم و مهندسی کامپیوتر

ارزیابی

- آزمون (آزمون‌های میان‌ترم، پایان‌ترم و آزمون‌های کلاسی): ۶۰% نمره
- فعالیت‌دو کلاس: ۲۰% نمره

- تمرین‌ها (در طول نیمسال انجام و تحویل داده می‌شوند): ۲۰٪ نمره

مراجع

- [1] S. R. Esteras and E. M. Fabré. *Professional English in Use-ICT*. Cambridge University Press, 2007. (Main Textbook)
 - [2] E. Glendinning and J. McEwan. *Oxford English for IT*. Oxford University Press, 2006.
- [۳] مقالات علمی-پژوهشی از مجلات معترف (مانند Communications of the ACM)
- [۴] مقالات سایت‌های معترف حوزه‌ی علوم و مهندسی کامپیوتر (مانند acm.org)
- [۵] منابع کمکی تقویت پایه‌ی زبان انگلیسی (مانند Elements of Style و English Grammar in Use)





دانشکده‌ی مهندسی کامپیوتر

طراحی سیستم‌های دیجیتال (۴۰۲۲۳)

Digital Systems Design

نوع درس: نظری	تعداد واحد: ۳
پیش‌تیاز: ساختار و زبان کامپیوتر	هم‌تیاز: -

اهداف درس

هدف از این درس آشنایی با زبان توصیف ساخت افزار وریلاغ، یادگیری نحوه طراحی ساخت افزار با زبان‌های HDL در سطوح تجزیه مختلف، آشنایی با ساختار داخلی مدارهای برنامه‌پذیر در محیط کار و نیز شناخت نحوه بیان مدارهای ساخت افزاری در CPLD و FPGA است.

ریز مواد

FSM و ASM •

- نمودار FSM و کاربردهای آن
- نحوه مدل‌سازی و سنتز مدار کنترلی با FSM
- نمودار ASM و طراحی سیستم‌های دیجیتال با استفاده از آن
- مفهوم واحد‌های کنترل و مسیرداده
- روش سنتز مسیرداده از روی نمودار ASM
- روش‌های گوناگون سنتز واحد کنترل از روی نمودار ASM
- معرفی زبان‌های توصیف ساخت افزار
- مروری بر زبان‌های توصیف ساخت افزار
- ویژگی‌های کلیدی و تفاوت کدهای همروند و کدهای ترتیبی
- مراحل طراحی سیستم‌های دیجیتال
- مروری بر ویژگی‌های زبان وریلاغ
- مقایسه زبان وریلاغ یا سایر زبان‌های توصیف ساخت افزار
- دلایل اهمیت استفاده از زبان‌های توصیف ساخت افزار

مقدمات زبان وریلاغی •

- مروری کلی بر نحوه نوشتار یک توصیف با وریلاغ

- معرفی روش‌های طراحی بالا به پایین و پایین به بالا

- روش‌های مدل‌سازی ساختاری و رفتاری

- آشنایی اولیه با برخی مفاهیم موجود در وریلاغ: `msgon`, `@`, `.always`, `.initial`, `.module`

- طراحی مدولار و امکانات زبان وریلاغ برای این کار

- مفهوم Test bench و چگونگی نوشتار Test bench صحیح

- داده‌گونه‌ها و مفاهیم پایه در وریلاغ

- register و wire و کاربردهای آنها



- مطلعه مقداره و مفهوم قدرت سیگنال
- مفهوم آرایه و بردار و تفاوت ها و کاربردهای آنها
- داده گونه های Real، Integer و Time، رشته ها parameter و طراحی پارامتری در وریلاگ
- Macro ها و Directive ها در وریلاگ System Task
- نام گذاری سلسله مراتبی و کاربردهای آن
- * مدل سازی ساختاری در وریلاگ
 - Port ها در module و انواع آنها
 - روش های نگاشت port ها
 - قواعد حاکم بر استفاده از سیم ها و متغیرها در اتصال به port ها
 - طراحی gate-level در وریلاگ
 - مدل سازی تأخیر در توصیف ساختاری
 - * مدل سازی جریان داده در وریلاگ
 - مدل سازی جریان داده در وریلاگ
 - مدل تأخیر در توصیف جریان داده
 - تفاوت تأخیر های شع Transport و Inertial
 - عملگرها در زبان وریلاگ
 - چگونگی توصیف مدارهای ترقیی حساس به سطح و حساس به لبه در مدل سازی جریان داده
 - * مدل سازی رفتاری در وریلاگ
 - blocking و non-blocking assignment در توصیف رفتاری
 - مفهوم Event control در توصیف رفتاری
 - دستورهای مدل سازی رفتاری شامل تصمیم گیری و حلقة Task و Function
 - انواع Event control شامل سه روش معمولی، حساس به سطح، و بیانام
 - انواع Timing control شامل سه روش معمولی، بین انسابی، و صفر
 - مدل سازی تأخیر های Transport و Inertial در توصیف رفتاری
 - مفهوم Race در بدانه های همروند
 - مروری بر چگونگی انجام عمل شیوه از کدهای وریلاگ توسط شبیه ساز
 - * کد زدن قابل سنتر در وریلاگ
 - قوانین عمومی قابل سنتر بودن کد (مانند نداشتن تأخیر در توصیف، عملگر تنیم,...)
 - روش نوشتن کد رفتاری قابل سنتر
 - روش های پرهیز از Combinational Loop در توصیف رفتاری مدارهای ترکیبی
 - حلقه ها در توصیف رفتاری و اثر آنها بر عمل سنتر
 - مطلعه مقداره و اثر آن بر عمل سنتر
 - مروری بر عملکرد ابزارهای سنتر
 - * طراحی سیستم های دیجیتال با PLD
 - ویژگی های سیستم های دیجیتال
 - سطوح تحریید و روش های مدل سازی



- کاربردهای مدارهای قابل پیکربندی
- مروری بر انواع PLD ها
- کاربردهای PLD ها در تحقیقات و صنعت

CPLD و SPLD •

- CPLD ها و ساختار آنها (شامل ROM، PLA، PAL و

- CPLD ها و ساختار آنها

- تکنولوژی های ساخت CPLD ها و SPLD ها

- مروری بر برشی از CPLD ها به عنوان Case Study

FPGA •

- FPGA ها و ساختار آنها

- انواع FPGA (مبتنی بر LUT و مبتنی بر MUX)

- تکنولوژی های ساخت FPGA ها (مبتنی بر Anti-fuse و مبتنی بر SRAM)

- روش های ساخت FPGA در Programmable Connections

- مروری بر برشی از FPGA های مبتنی بر LUT به عنوان Case Study

- مروری بر برشی از FPGA های مبتنی بر MUX به عنوان Case Study

- مروری بر ظرفیت ها و امکانات جدیدترین FPGA ها

- مروری بر آخرین محصولات برترانه پایه در محیط کار پخصوص فرآیند FPSoC ها

ارزیابی

- تمرین های نظری: ۳ نمره

- آزمون های سیانترم و پایانی: ۱۵ نمره

- آزمون ها: ۲ نمره

مراجع

- [1] Sanur Palnitkar. *Verilog HDL: A Guide to Digital Design and Synthesis*. 2nd edition, SunSoft Press, 2003.
- [2] S. Brown, J. Rose. *FPGA and CPLD Architectures: A Tutorial*. IEEE Design and Test of Computers, pp. 42-57, 1996.
- [3] Altera Data Sheets. available at www.altera.com.
- [4] Xilinx Data Sheets. available at www.xilinx.com.
- [5] Actel Data Sheets. available at www.actel.com.



دانشکده مهندسی کامپیوتر

آزمایشگاه طراحی سیستم‌های دیجیتال (۴۰۲۰۳)

Digital Systems Design Lab

نوع درس: عملی	تعداد واحد: ۱
هم‌باز: طراحی سیستم‌های دیجیتال	پیش‌باز: آزمایشگاه ملطفی

اهداف درس

هدف از این آزمایشگاه آن است که دانشجویان تجربیات عملی در زمینه طراحی سیستم‌های دیجیتال با استفاده از ابزارهای خودکار طراحی دیجیتال (CAD Tools) و نیز پیاده‌سازی سیستم‌های دیجیتال با عنصر برثأتمه‌پذیر همچون CPLD و FPGA را به دست آورند.

ریز مواد

- آزمایش اول: طراحی مدارهای ترکیبی با استفاده از امکانات شماتیک
- آزمایش دوم: طراحی مدارهای ترکیبی با استفاده از امکانات شماتیک
- آزمایش سوم: توصیف جریان داده
- آزمایش چهارم: توصیف رفتاری
- آزمایش پنجم: طراحی ضرب‌کننده
- آزمایش ششم: طراحی یک انکوپاتور
- آزمایش هفتم: UART
- آزمایش هشتم: ALU اعداد مختلف
- آزمایش نهم: پیاده‌سازی حافظه‌های شرکت‌بلیبر نوع سه‌گانه
- آزمایش دهم: پیاده‌سازی یک پردازنده‌ی ساده



مراجع

- [1] S. Palnitkar. *Verilog HDL: A Guide to Digital Design and Synthesis*. 2nd edition, Prentice Hall, 2003.
- [2] ACEX 1K Programmable Logic Family Data Sheet. Available at www.altera.com.
- [3] ModelSim User's Manual. Available at www.actel.com.
- [4] Introduction to the Quartus II Software. Available at www.altera.com.



دانشکده مهندسی کامپیوتر

معماری کامپیوتر (۴۰۳۲۳)

Computer Architecture

تعداد واحد: ۳	نوع درس: نظری
پیش‌نیاز: ساختار و زبان کامپیوتر	هم‌نیاز: -

اهداف درس

در درس ساختار و زبان کامپیوتر، دانشجویان با اجزای مختلف کامپیوتر و نحوهٔ تعامل آن‌ها در اجرای دستورالعمل‌های یک برنامه آشنا شوند. در این درس، هدف اصلی آموزش نحوهٔ طراحی و پیاده‌سازی این اجزا و تکنیک‌های مختلف پیاده‌سازی معما ری‌های متفاوت برای کاربردهای مختلف است.

ریز مواد

- مروری بر اجزای پایه و تاریخچه کامپیوتر
 - یادآوری مدارهای ترکیبی و ترتیبی، مزیت‌های تکنولوژی دیجیتال نسبت به آنالوگ، مالتی پلکسر، دیکودر، گیت سه‌حالت، گذرگاه (پاس)
 - سطوح تحرید و توصیف کامپیوتر
 - تاریخچه و مرور نسل‌های کامپیوتر
- تماش اعداد
 - مرور و آموزش انواع شیوه‌های نمایش دیجیتال برای اعداد علامت‌دار و بدون علامت، صحیح و غلط
 - شناور، بررسی دقت مطلق و نسبی و بازه‌ی نمایش
 - تعریف و اندازه‌گیری کارایی پردازنده و کامپیوتر
 - عوامل موثر در کارایی کامپیوتر
 - تعریف کارایی (معکوس زمان اجر)
 - فرمول کارایی
 - افزارمنجی (Benchmarking) و تسویه‌های آن
 - طراحی واحد اجرایی (با سرداده Data path) و کنترل سیم‌بندی شده
 - مروری بر مدل‌های آدرس ذهنی
 - مروری بر سطح و زبان انتقال بین ثبات (RTL)
 - معما ری مجموعه دستورالعمل (Instruction Set Architecture)
 - تحلیل و طراحی گام به گام یک پردازنده تسویه (Mips)
 - بررسی پیاده‌سازی وقفه و روش سرکشی
 - توصیف و طراحی واحد کنترل
 - واحد کنترل ویزبرنامه‌پذیر
 - مرور کاستنی‌ها و مزایای نسبی این نوع کنترل به کنترل سیم‌بندی شده
 - بررسی معما ری تسویه و مثال



- سیستم حافظه

- طرز کار و معرفی انواع حافظه و سلسله مراتب آن
- حافظه‌ی نهان و بررسی انواع نگاشت‌های مستقیم، کاملاً شرکت‌پذیر و شرکت‌پذیر مجموعه‌ای

- الگوریتم‌های حسابی

- الگوریتم‌های جمع، تفریق، ضرب و تقسیم

- معماری‌های حسابی

- ضرب با کدگذاری بوث (Booth) و آرایه‌ای

- مرواری برروش‌های I/O

- روش‌های دست‌تکانی (Handshaking)

- معماری‌های پیشرفته

- مرواری بر روشن‌های تسریع و موازی‌سازی

- بررسی اجمالی معماری پابیلائین و زمان اجرا در آن

ارزیابی

- تمرین‌های نظری: ۳ نمره

- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره

- آزمونک‌ها: ۲ نمره

مراجع

[1] D. A. Patterson and J. L. Hennessey, *Computer organization and design*, 3rd edition, Elsevier (Morgan Kaufmann), 2005.

[2] M. Mano, *Computer system architecture*, 3rd edition, Prentice Hall, 1992.





دانشکده‌ی مهندسی کامپیوتر

آز معماری کامپیوتر (۴۰۱۰۳)

Computer Architecture Lab

تعداد واحد: ۱	نوع درس: عملی
پیش‌نیاز: معماری کامپیوتر، آز مدارهای منطقی	هم‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با روش‌های عملی پیاده‌سازی اجزای مهم یک معماری کامپیوتر (نظری و واحد حسابی- منطقی، واحد کنترل و حافظه) است به گونه‌ای که دانشجویان دید واقعی به شیوه‌ی طراحی و پیاده‌سازی یک مجموعه دستورالعمل روى یک معماری هدف پیدا و تجربه عملی کسب کنند.

ریز مواد

- آشنایی با ابزارهای CAD جهت طراحی و آزمایش درستی عملکرد مدارهای منطقی
 - آشنایی با یک شبیه‌ساز نمونه (همانند Quartus)
 - طراحی، پیاده‌سازی و آزمون عملکرد یک مدار نمونه (همانند مدار جمع دو عدد ددهی دو رقمی) با استفاده از شبیه‌ساز
- طراحی و پیاده‌سازی معماری‌های محاسباتی
 - طراحی و پیاده‌سازی قرب‌کننده‌ی معیز ثابت چهار بیتی
 - طراحی و پیاده‌سازی جمع/تفاضل‌کننده‌ی معیز شاور
 - طراحی و پیاده‌سازی مبدل داده‌ی به دو دومنی
- طراحی و پیاده‌سازی معماری یک کامپیوتر ساده
 - طراحی و پیاده‌سازی واحد محاسبه با امکان انتخاب مدار
 - طراحی و پیاده‌سازی واحد محاسبه با امکان کنترل توسعه برنامه
 - طراحی و پیاده‌سازی کامل کامپیوتر با حافظه‌ی داده و دستورهای پرس
- طراحی و پیاده‌سازی پردازنده
 - طراحی و پیاده‌سازی مدار کنترل ریزبرنامه‌بازیر
 - آزمون کارایی مدار پیاده‌سازی شده

مراجع

- [1] D. Patterson and J. L. Hennessy. *Computer Organization & Design, The Hardware / Software Interface*. 4th edition, Morgan Kaufmann Publishing, 2011.
- [2] M. Mano. *Computer System Architecture*. 3rd edition, Prentice Hall, 1992.



دانشکده مهندسی کامپیوتر

طراحی کامپایلرها (۴۰۴۱۴)

Compiler Design

تعداد واحد: ۳	نوع درس: نظری
بیشترین نیاز: ساختمان داده‌ها و الگوریتم‌ها	هم‌نیاز: -

اهداف درس

طراحی و ساخت کامپایلرها یکی از مفاهیم بنیادی علوم کامپیوتر است. علی‌رغم آنکه روش‌های ساخت کامپایلرها تنوع کمی دارند، لیکن می‌توانند برای ساخت مفسرها و مترجم‌های طیف گسترده و متنوعی از زبان‌ها و ماشین‌ها استفاده شوند. در این درس، موضوع ساخت کامپایلرها از طریق توصیف مولفه‌های اصلی یک کامپایلر و وظایف و ارتباط آن‌ها معروفی می‌شود. پس از معرفی مقدماتی درباره‌ی اجزاء یک کامپایلر و انواع گرامرها، مراحل مختلف ترجمه از قبیل تجزیه و تحلیل لغوی، نحوی و معنایی و تولید و پرداخت کد تشریح می‌شود.

ریز مواد

- مقدمه (۲ جلسه)
- انواع زبان‌ها و گرامرها (۱ جلسه)
- تحلیل واژه‌ای و اصلاح خطاهای واژه‌ای (۳ جلسه)
- تحلیل نحوی بالا به پایین (۵ جلسه)
 - تجزیه‌ی پایین‌گرد
 - تجزیه‌ی LL(1)
 - برخورد با خطاهای نحوی
- تحلیل نحوی پایین به بالا (۸ جلسه)
 - تقدم عملگر
 - تقدم ساده
 - تجزیه‌ی LR(1) شامل SLR(1) و LALR(1) .CLR(1)
- تحلیل معنایی (۱ جلسه)
- مدیریت جدول علامت (۱ جلسه)
- روش‌های تخصیص حافظه زمان اجرا (۲ جلسه)
- تولید کد (۵ جلسه)
- پرداخت و بهیمه‌سازی کد (۱ جلسه)
- تولید خودکار کامپایلرها (۱ جلسه)



ارزیابی

- آزمون میان‌ترم: ۳۵%
- آزمون پایان‌ترم: ۳۵%

- بروزهی عملی: ۲۰%
- کرنیزها و تمریبات: ۱۰%

مراجع

- [1] A. Aho, M. Lam, R. Sethi, and J. Ullman. *Compilers: Principles, Techniques, and Tools*. 2nd edition, Addison Wesley, 2007.
- [2] D. Grune, H. Bak, C. Jacobs, and K. Langendoen. *Modern Compiler Design*. John Wiley, 2001.
- [3] J. Tremblay and P. Sorenson. *Theory and Practice of Compiler Writing*. McGraw Hill, 1985.
- [4] C. Fisher and R. LeBlanc. *Crafting a Compiler with C*. Benjamin Cummings, 1991.





دانشکده مهندسی کامپیوتر

هوش مصنوعی (۴۰۴۱۷)

Artificial Intelligence

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: ماتریس داده‌ها و الگوریتم‌ها، آمار و احتمال مهندسی	هم‌نیاز: -

اهداف درس

در این درس به معرفی جنبه‌های نظری و عملی هوش مصنوعی پرداخته می‌شود. هدف درس هوش مصنوعی معرفی تکنیک‌هایی برای تصمیم گیری به صورت بهینه یا نزدیک به بهینه (near-optimal) در مسائل و محیط‌های مختلف است. در این درس به مفاهیم نظری جست‌وجو، حل مساله، تماش داش (knowledge) و استنتاج (inference) خواهیم پرداخت. همچنین جست‌وجو در محیط‌های غیرقطعی (uncertain)، تماش دانش در این محیط‌ها و استنتاج احتمالاتی برای تصمیم گیری در این شرایط مطرح خواهد شد. به علاوه زمینه‌یادگیری ماشین مختصراً معرفی می‌شود. در نهایت آشنایی با تعدادی از حوزه‌های کاربردی هوش مصنوعی صورت خواهد گرفت.

ریز مواد



- مقدمه‌ای بر هوش مصنوعی و تاریخچه‌ی آن
- معرفی عامل‌های هوشمند
- جست‌وجوی ناآگاهانه (uninformed)
 - جست‌وجوی اول-سطح (BFS) و جست‌جوی اول-عمق (DFS)
 - جست‌جوی عمق پیشی تکراری (Iterative Deepening)
 - جست‌جوی هزینه-یکناخت (Uniform Cost Search)
 - جست‌وجوی آگاهانه (informed)
 - توابع ابتکاری قابل غیل (admissible) و سازگار (consistent)
 - جست‌جوی اول بهترین حریصانه (greedy best first search)
 - الگوریتم *A و اثبات بهینگی
 - خودکارسازی تولید توابع ابتکاری
 - جست‌وجوی محلی (local)
- تپنوردی (hill-climbing)، شبیه‌سازی ذوب (simulated annealing)، جست‌جوی شعاعی محلی (local)
- جست‌جوی رُنگی (beam search) و الگوریتم رُنگی (genetic algorithm)
- جست‌جوی محلی در فضای پیوسته: روش کاهش در راستای گرادیان (gradient descent)
- مسائل ارضی محدودیت (Constraint Satisfaction Problems)
 - جست‌جوی عقبگرد (backtrack)
 - استفاده از تکنیک‌هایی نظری AC3، MAC، Forward Checking، MRV، LCV، بررسی جلو رو (gradient descent)
 - حل مسائل CSP با رویکرد جست‌جوی محلی (adversarial)

- الگوریتم minimax و هرس آلفا-بتا
- الگوریتم expectiminimax
- فرایند تصمیم مارکوف (Markov Decision Process)
 - ارزیابی سیاست (policy evaluation) و بهبود (improvement) سیاست
 - روش تکرار ارزش (value iteration) و تکرار سیاست (policy iteration)
- پادگیری تقویتی (reinforcement learning)
 - روش‌های مبتنی بر مدل (model-based)
 - پادگیری تفاضل زمانی (temporal difference) و الگوریتم Q-learning
- منطق (logic)
 - منطق گزاره‌ای (propositional) و استنتاج (inference) در منطق گزاره‌ای (شامل روش رزولوشن (resolution))
 - منطق مرتبه اول (first-order) و استنتاج در منطق مرتبه اول
- معرفی شبکه‌های بیزین (Bayesian Networks)
 - بازناسایی (representation) در شبکه‌های بیزین و استقلال (independency) در این شبکه‌ها
 - استنتاج در شبکه‌های بیزین: استنتاج دقیق و استنتاج تقریبی یا استفاده از نمونه برداری
 - تحسین پارامترها در شبکه‌های بیزین
 - نمونه‌های معروف و کاربردی از شبکه‌های بیزین: مدل مارکوف، مدل مخفی مارکوف (Hidden Markov Model)، دسته‌بندی بیز ساده (Naïve Bayes)
- مقدمه‌ای بر پادگیری ماشین (Machine Learning)
 - مدل‌های خطی (linear models)
 - شبکه‌های عصبی (Neural Networks)
- معرفی زیسته‌های کاربردی هوش مصنوعی
 - پردازش زبان طبیعی (Natural Language Processing)
 - بینابی ماشین (Computer Vision)
 - رباتیک (robotics)



ارزیابی

- تمرین‌های نظری و عملی: ۶ نمره
- آزمون میان‌ترم: ۵ نمره
- آزمون پایان‌ترم: ۷ نمره
- آزمونک‌ها: ۲ نمره

مراجع

[1] Stuart Russell and Peter Norvig. *Artificial Intelligence: A Modern Approach*. 3rd edition, 2009.



دانشکده مهندسی کامپیوتر

جبر خطی (۴۰۲۸۲)

Linear Algebra

نوع درس: نظری	تعداد واحد: ۳
هم‌باز: -	پیش‌نیاز: ریاضی عمومی ۲

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم پایه‌ای نظری جبر خطی و همچنین نحوه استفاده و پیاده‌سازی آن‌ها در برتر نرم‌افزاری مناسب است. آشنایی با مفاهیم این درس امکان تحلیل نگاشت‌ها و سیستم‌های خطی از طریق ماتریس‌ها و اعمال، اپراتورها و مفاهیم تعریف شده مرتبط با آنها را فراهم می‌کند. همین طور مساله بهینه‌سازی به عنوان یکی از کاربردهای پراستفاده جبر خطی مورد بررسی قرار می‌گیرد.

ریز مواد

- فضاهای برداری
- نگاشت خطی و ماتریس
 - فضای برداری نگاشت خطی
 - ساختار جبری نگاشت خطی
 - ماتریس ورنک
 - معکوس نگاشت خطی
 - دوگانی
 - دستگاه‌های خطی
 - حجم و دترمینان
- چندجمله‌ای‌ها
 - صفرهای چندجمله‌ای
 - فاکتورگیری چندجمله‌ای در میدان‌های مختلط و حقیقی
- مقادیر ویژه و بردارهای ویژه
 - زیرفضاهای ثابت
 - بردارهای ویژه و مقادیر ویژه
 - بردارهای ویژه‌ی مستقل خطی
 - فضاهای ویژه و قطری‌سازی ماتریس‌ها
- فضاهای ضرب داخلی
 - ضرب داخلی و تعریف فاصله
 - پایه‌های متعامد
 - عملگرهای فضاهای ضرب داخلی
- عملگرها و تجزیه



- تجزیه‌ی قطبی
- تجزیه‌ی مقدارهای منفرد
- تجزیه‌ی چرلیکی
- تجزیه‌ی ال بیر
- تجزیه‌ی کیو آر
- عملگرهای الحاقی
- عملگرهای ترمال
- عملگرهای یکاتی و ایزومنتری
- عملگرهای مثبت

ارزیابی

- تمرین‌ها: ۶ نمره
- دو آزمون میان‌ترم: ۸ نمره
- آزمون پایانی: ۶ نمره
- آزمونک‌ها: ۱ نمره

مراجع

- [1] Right Sheldon Axler. *Linear Algebra*. Springer, 2015.
- [2] Gilbert Strang. *Linear Algebra and Its Application*. 4th edition, Cengage Learning, 2006.
- [3] David Clay. *Linear Algebra and Its Application*. 4th edition, Pearson, 2011.





دانشکده مهندسی کامپیوتر

ارائه مطالب علمی و فنی (۴۰۲۲۱)

Scientific and Technical Presentation

نوع درس: نظری	تعداد واحد: ۲
هم‌نیاز: -	پیش‌نیاز: زبان تخصصی کامپیوتر

اهداف درس

هدف از این درس آموزش مهارت‌ها، اصول، آداب و اخلاق ارائه‌های علمی و فنی و روش‌های متأبب ارائه‌ی ساخت‌یافته (نوشتاری و شفاهی) و همچنین بهبود کیفیت این ارائه‌ها و نیز آشنایی با مدیریت ارائه‌ی شفاهی و شیوه‌ی نگارش مستندات علمی و یا حرفه‌ای مرتبط، با تأکید بر محضنا و ساختار اجزاء و نحوه‌ی دستیابی به منابع علمی است.

ریز مواد

* تعاریف و کلیات

- اهداف و اهمیت ارائه‌ی علمی و فنی برای دانشجویان، پژوهشگران، متخصصین، کارشناسان و شرکت‌ها
- انواع ارائه
- محیط و مخاطبین ارائه
- ویژگی‌های ارائه‌های علمی، شامل اصالت (Originality)، نوآوری (Novelty)، نقش در تولید علمی (Contribution)
- رعایت اخلاق علمی در کارهای پژوهشی و معرفی مصاديق تغلب (Plagiarism) علمی
- شرح اجمالی کارهای پیش روی دانشجویان

* ارائه شفاهی

- انواع ارائه‌ی شفاهی (سخنرانی، تدریس، سمینار و ویتار)
- ویژگی‌های ارائه شفاهی
- آداب و فنون سخنوری و شیوه‌ی اداره جلسه‌ی ارائه
- ملاحظات محیط و فنی یک ارائه‌ی موفق
- آشنایی با روش‌های جستجوی منابع علمی (در پایگاه‌های علمی و اطلاع‌رسانی، کتابخانه‌ها، وبگاه نویسنده‌گان و شرکت‌ها و موسسات،...)

* ارائه نوشتاری

- ویژگی‌های ارائه‌ی نوشتاری (کتبی)
- شرح انواع ارائه‌های نوشتاری و چگونگی سازماندهی محتويات، شامل پایان‌نامه، گزارش کارآموزی، کتاب، مقاله‌ی مجله یا زورنال (پژوهشی، ترویجی و صوری)، مجموعه‌ی مقالات همایش (Conference proceedings)، پیشنهاد پژوهشی، گزارش فنی و ثبت اختراع (Patent)
- معیارهای ارزیابی پایان‌نامه‌ها، مقالات و پیشنهادهای پژوهشی (و در صورت وجود وقت، سایر ارائه‌های نوشتاری)

* ارائه‌های صنعتی و حرفه‌ای

- شیوه‌ی تدوین طرح تجاری (Business plan)، درخواست اعتبار (Grant) یا تسهیلات برای طرح پژوهشی با صنعتی، درخواست پیشنهاد (Request For Proposal: RFP)، اسناد مناقصه



◦ شیوه‌ی معرفی یا تایلیج یک محصول یا خدمت

• مرجع نویسی

◦ اهمیت داشتن مراجع معتبر و پرورد در کار پژوهشی

◦ آشنایی با شیوه‌های ارجاع به مراجع و مأخذ

◦ معرفی انواع سبک‌های مرجع نویسی

• برگزاری سمینارهای دانشجویی

در این مرحله دانشجویان به ارائه سمینارهای قردنی در زمینه‌هایی که از قبل با استاد درس هماهنگ کرده‌اند می‌پردازند، مدت سمینار برای هر دانشجو ۱۵ تا ۲۰ دقیقه و زمان پرسش و پاسخ یا نقد ارائه شفاهی دانشجو بین ۵ تا ۱۰ دقیقه است.

ارزیابی

◦ آزمون‌های مبانی‌زم و پایانی: ۴۵٪

◦ ارائه شفاهی و گزارش کتبی: ۲۵٪

◦ تمرین‌های عملی: ۳۰٪

مراجع

[۱] سید محمد تقی روحانی دانکوهی، "شیوه ارائه مطالب علمی و فنی" ، ویرایش پنجم، انتشارات جلوه، ۱۳۹۴.

[۲] فرهنگستان زبان و ادب فارسی، "دستور خط فارسی" ، نشر آثار، ۱۳۸۹.

[۳] علی اشرف صادقی و زهرا زندی مقدم، "فرهنگ املایی خط فارسی" ، نشر آثار، ۱۳۹۴.

[۴] Barbara Gastel and Robert A. Day. *How to Write and Publish a Scientific Paper*. 8th edition, Cambridge University Press, 2016.

[۵] Michael Alley. *The Craft of Scientific Presentations Critical Steps to Succeed and Critical Errors to Avoid*. 2nd edition, Springer, 2013.





دانشکده‌ی مهندسی کامپیوتر

طراحی پایگاه داده‌ها (۴۰۳۸۴)

Database Design

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: ساختمان داده‌ها و الگوریتم‌ها

اهداف درس

در این درس دانشجویان با مفاهیم مدل‌سازی معنایی داده‌ها و طراحی پایگاه داده‌ها آشنا می‌شوند و در انتهای ترم انتظار می‌رود که دانشجویان با مفاهیمی که در ریزموارد به آنها اشاره شده است، آشنایی کامل پیدا کرده باشند.

ریز مواد

- مژی پایگاهی و سبistem‌های پایگاهی (۳ جلسه)
 - معرفی درس
 - تعریف پایگاه داده‌ها
 - مژی قایلیتگ و مژی پایگاهی
 - عناصر محیط پایگاه داده
 - انواع معماری سیستم پایگاهی (مشترک، مشتری-خدمتگزار، توزیع شده)
 - اجزای سیستم مدیریت پایگاه داده رابطه‌ای (OLTP, RDBMS)
- مدل‌سازی معنایی داده‌ها با روش ER و EER (۴ جلسه)
 - موجودیت
 - صفت
 - ارتباط
 - نمودار ER و EER
 - انواع دام‌ها
 - تکیک‌های تخصیص، تعمیم، تجزیه، ترکیب و تجمع
 - ویژگی‌های روش مدل‌سازی معنایی
- اصول طراحی پایگاه داده‌ها (۲ جلسه)
 - آشنایی با ساختار جدولی و پایگاه داده جدولی
 - روش طراحی بالا به پایین (تبیل مدل‌سازی معنایی به طراحی منطقی)
- مقدمات پایاده‌سازی و SQL (۲ جلسه)
 - زبان پایگاه داده‌ی جدولی (SQL)
 - آشنایی مقدماتی با دستورات DDL و DCL
 - آشنایی با دستورات DML
 - SQL ترکار در زبان‌های برنامه‌سازی
 - پایاده‌سازی تراکنش





توجه: از مرحله معرفی ساختارهای داده‌ای جدولی و پس از آن، هرچاکه لازم باشد، از SQL برای ارائه مثال استفاده می‌شود.
دانشجو باشستی از هفته سوم و همروند با پیشرفت درس، SQL را مطالعه کنند.

- پرس‌وجوی پارامتری (Parameterized Query)
- معماری سه‌سطحی پایگاه داده‌ها (۳ جلد)
- معماری سه‌سطحی ANSI، دید (نمای) ادراکی
- دید داخلی و دید خارجی
- تبدیلات بین سطوح
- انواع شاخص در سطح داخلی (Hash و B+-Tree، B-Tree)
- عملیات از دید خارجی در پایگاه داده‌ها و مشکلات مربوطه
- استقلال داده‌ای فیزیکی و منطقی
- مفاهیم اساسی مدل داده‌ای رابطه‌ای (۲ جلد)
 - مولفه‌های مدل داده‌ای در مدل رابطه‌ای
 - رابطه و مفاهیم مربوطه
 - کلید در مدل رابطه‌ای
 - مروری بر اصول طراحی پایگاه داده‌های رابطه‌ای
- جامعیت در مدل رابطه‌ای (۲ جلد)
 - قواعد جامعیت عام (C2 و C1)
 - قواعد جامعیت یا محدودیت‌های کاربری
 - مکانیزم‌های اعمال قواعد جامعیت کاربری شامل اظهار (Assertion) و رهانا (Trigger)
- عملیات در پایگاه رابطه‌ای (۳ جلد)
 - جبر رابطه‌ای
 - حساب رابطه‌ای
- تئوری وابستگی و ارتقاء سطح نرم‌افزاری رابطه‌ها (۳ جلد)
 - مفاهیمی از تئوری وابستگی
 - شرح صورت‌های ترمال (تا سطح BCNF، یقین سطوح مطالعه انفرادی)
 - تجزیه مطلوب
- امنیت پایگاه داده‌ها (۱ جلد)
 - مدیریت کاربران
 - احراز احصالت
 - کنترل دسترسی
 - رمزگاری داده‌ها
- سیستم‌های مدیریت پایگاه داده غیررابطه‌ای (NoSQL DBMS) (۲ جلد)
 - دلایل استفاده از پایگاه داده‌های غیررابطه‌ای (NoSQL)
 - تئوری CAP
 - پایگاه داده‌های کلید-مقدار، ستون-محور، گراف-محور و سلسله-محور
- (اخنیاری) مقدمه‌ای بر انباره داده (Data Warehouse) (۱ جلد)
 - معرفی انباره داده، OLAP

ارزیابی

- آزمون: آزمون‌های میان‌نیمسال (۳۰ درصد نمره) و پایان‌نیمسال (۳۵ درصد نمره)
- تمرین: (۱۷٪ کل نمره)
- پروژه: (۱۲٪ کل نمره)
- کوپیریز و فعالیت‌های کلاسی (۵٪ کل نمره)

مراجع

- [۱] سید محمد تقی روحانی راتکوهن، "مفاهیم بنیادی پایگاه دادهها" ، ویراست چهارم، ۱۳۹۰.
- [2] R. Elmasri, S. Navathe. *Fundamentals of Database Systems*. 7th edition, Pearson, 2015.
- [3] A. Silberschatz, H. F. Korth, S. Sudarshan. *Database System Concepts*. 6th edition, McGraw-Hill, 2010.
- [4] C. J. Date. *An Introduction to Database Systems* 8th edition, Pearson, 2003.
- [5] T. Connolly, C. Begg. *Database Systems*. 6th edition, Pearson, 2014.
- [6] R. Ramakrishnan, J. Gehrke. *Database Management Systems*. 4th edition, McGraw-Hill, 2014.





دانشکده مهندسی کامپیوتر

سیستم‌های عامل (۴۰۴۲۴)

Operating Systems

نوع درس: نظری	تعداد واحد: ۳
هم‌تیاز: -	پیش‌نیاز: معماری کامپیوتر

اهداف درس

هدف از این درس، آشنایی دانشجویان کارشناسی با اصول سیستم‌های عامل است. این درس دارای چهار تمرین برنامه‌نویسی فردی است که دانشجو را با برنامه‌نویسی می‌آشنا می‌کند. همچنین این درس دارای سه تمرین برنامه‌نویسی گروهی است که دانشجو را با برنامه‌نویسی در سطح کریل آشنا می‌نماید.

ریز مواد

* مقدمه‌ای بر سیستم‌های عامل (۲ جلسه)

◦ مفاهیم اولیه سیستم‌های عامل

◦ ساختار و اجزای تشکیل دهنده سیستم‌های عامل

◦ ریسه، فضای آدرس، I/O و عملیات مد دوگانه

◦ ساختار و معماری سیستم‌های عامل

* مدیریت پردازهای (۳ جلسه)

◦ پردازهای تکریسه‌ای، چندرسیده‌ای، پردازهای منشعب و بلوک کنترل پردازه

◦ مدیریت وقتی

◦ ارتباط بین پردازهای

* همووندی و همگام‌سازی (۲ جلسه)

◦ توازنی بحرانی و انحصار مقابل

◦ عملیات تجزیه‌نایابی

◦ قفل، سمافوور و مانیتور

* زمان‌بندی (۳ جلسه)

◦ اهداف الگوریتم‌های زمان‌بندی

◦ زمان‌بندی اول ورودی-اول خروجی، نزت-چرخش، کوتاه‌ترین-کار-اول و کمترین-زمان باقیمانده-اول

◦ زمان‌بندی بین درنگ

* بین‌بست و گرستگی (۲ جلسه)

◦ شرایط ایجاد بین‌بست

◦ روش‌های رسیدگی، تشخیص و پیشگیری از بین‌بست

◦ مسئله غذاخوری وکلان و الگوریتم بانکدار

* مدیریت حافظه (۲ جلسه)

◦ مدیریت حافظه، صفحه‌بندی، قطعه‌بندی، ترکیب صفحه‌بندی و قلعه‌بندی



- ترجمه‌ی آدرس، جدول صفحه، صفحه‌بندی دوستطحی و چندسطحی و جدول صفحه وارونه
- TLB
- حافظه‌ی مجازی (۲ جلسه)
 - صفحه‌بندی بر اساس تقاضا
 - تخصیص قاب صفحات و نقص صفحه
 - روش‌های جایگزینی صفحه (الگوریتم‌های اول ورودی-اول خروجی، حداقل، تصادفی، اخیرا به کار نرفته، ساعت و شانس II-ام)
 - مدل مجموعه کاری و بیهوده کاری
- سیستم‌های ذخیره‌سازی آنوه (۴ جلسه)
 - انواع دستگاه‌ها و کنترل کننده‌های I/O و درایورهای دستگاه‌ها
 - دستگاه‌های ذخیره‌سازی (درایور دیسک سخت و دیسک حالت جامد)
 - زمان‌بندی دیسک (اول ورودی-اول خروجی، کوتاه‌ترین زمان جستجو اول، C-SCAN و SCAN)
- فایل سیستم (۳ جلسه)
 - روش‌های مدیریت دیسک و اجزای فایل سیستم
 - جدول تخصیص فایل، فایل سیستم بونیکس و NTFS
 - فایل‌های نگاشته شده به حافظه و حافظه نهان در فایل سیستم
- حافظت و امنیت (۱ جلسه)
- ماشین مجازی (۱ جلسه)



ارزیابی

- آزمون‌های میان‌ترم و پایان‌ترم (۴۰٪ از کل نمره)
- چهار تمرین برنامه‌نویسی فردی که در طول نیمسال تحویل داده می‌شوند (۲۵٪ از کل نمره).
- سه تمرین برنامه‌نویسی گروهی که در طول نیمسال تحویل داده می‌شوند (۳۵٪ از کل نمره).

مراجع

- [1] A. Silberschatz, P. B. Galvin, and G. Gagne. *Operating System Concepts*. 10th edition, Wiley Publishing, 2018.
- [2] T. Anderson and M. Dahlin. *Operating Systems: Principles and Practice*. 2nd edition, Recursive Books, 2014.



دانشکده مهندسی کامپیوتر

آزمایشگاه سیستم‌های عامل (۴۰۴۰۸)

Operating Systems Lab

تعداد واحد: ۱

پیش‌نیاز: سیستم‌های عامل

نوع درس: عملی	تعداد واحد: ۱
هم‌نیاز: —	پیش‌نیاز: سیستم‌های عامل

اهداف درس

هدف از این آزمایشگاه، آموختن بعضی‌های مختلف سیستم عامل لینوکس، استفاده از این بعضی‌ها و پیاده‌سازی الگوریتم‌هایی در هر کدام از این بعضی‌ها است. پس از گذراندن این آزمایشگاه، دانشجویان با ساختار سیستم عامل لینوکس آشنا خواهند شد و توانایی تغییر و کامپایل آن را خواهند داشت. کلیات این آزمایشگاه به صورت زیر است اما جزئیات هر آزمایش از یک نیمسال به نیمسال دیگر تغییر خواهد یافت. در طول یک نیمسال ممکن است همه بعضی‌های سرفصل پوشش داده نشود اما در همهی نیمسال‌ها آزمایش‌های ابتدایی پوشش داده خواهد شد و سپس بررسی موضوع‌های مختلفی تمرکز خواهد شد.

ریز مواد

- کامپایل و نصب لینوکس
- برنامه‌نویسی با زبان C++ و shell در لینوکس
- بهکارگیری System Call های لینوکس در برنامه‌ها
- بررسی رفتار سیستم عامل (/proc)
- ایجاد، اجرا و از بین بردن فرایندها و ریسنهای (بکارگیری کتابخانه pthread)
- همگام‌سازی و ارتباط بین فرایندها و ریسنهای
- مدیریت حافظه، حافظه‌ی مشترک و حافظه‌ی مجازی
- برنامه‌ریزی پردازنده (CPU Scheduling)
- بهکارگیری سیستم‌های قابل نصب (Installable File Systems)
- برنامه‌ریزی دیسک و دستگاه‌های ورودی و خروجی (IO Scheduling)
- طراحی و پیاده‌سازی Device Driver
- بهکارگیری سازوکارهای امنیتی لینوکس
- آشنایی با سیستم‌های عامل بلادرینگ و نفته Windows Research Kernel
- آشنایی با سیستم‌های عامل بلادرینگ و نفته Windows Research Kernel



مراجع

- [1] P. J. Salzman, M. Burian, and O. Pomerantz. *The Linux Kernel Module Programming Guide*. 2007.
- [2] K. Wall, M. Watson, and M. Whitis. *Linux Programming Unleashed*, Macmillan Computer Publishing. 1999.
- [3] M. Mitchell, J. Oldham, and A. Samuel. *Advanced Linux Programming*. New Rivers, 2001.
- [4] C. S. Rodriguez, G. Fischer, and S. Smolski. *The Linux® Kernel Primer: A Top-Down Approach for x86 and PowerPC Architectures*. Prentice-Hall, 2005.
- [5] J. Corbet, A. Rubini, and G. Kroah-Hartman. *Linux Device Drivers*. O'Reilly Books, 2005.





دانشکده مهندسی کامپیوتر

تحلیل و طراحی سیستم‌ها (۴۰۴۱۸)

Systems Analysis and Design

تعداد واحد: ۳

پیش‌نیاز: ارائه مطالعه علمی و فنی، طراحی پایگاه داده‌ها

هم‌نیاز:

نوع درس: نظری

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز:	-

اهداف درس

همان‌طور که برای حل یک مسئله‌ی ریاضی ابتدا نیاز است پیچیدگی‌ها و ابعاد آن شناسایی شده، استراتژی‌های مناسب برای حل آن مسئله طراحی شده و سپس اقدام به حل آن نمود، مسئله از جنس ساخت سامانه‌های رایانه‌ای برای مجموعه‌ای از مردم (که شاید در بسیاری از موارد از مسائل ریاضی پیچیده‌تر نیز باشد) نیز قل از اقدام به پیاده‌سازی نیاز به تحلیل و طراحی دارند. در این درس دانشجویان با مهارت‌های تحلیل و طراحی مانند تحلیل نیازمندی‌ها، تحلیل امکان‌سنجی، مدل‌سازی، تحلیل فرایندها، طراحی معماری، و طراحی UI/UX آشنا می‌شوند. در کنار این مهارت‌ها، این درس حاوی مهارت‌های مدیریت و برنامه‌ریزی تولید سامانه‌های رایانه‌ای مانند روشگان‌های تولید این سامانه‌ها، خودکارسازی فرایند، و مفاهیم مدیریت پروژه در این‌گونه پروژه‌ها خواهد بود.

ریز مواد

- مقدمه‌ای بر سامانه‌های رایانه‌ای (۱ جلسه)
- مقاومیت توسعه سامانه‌های رایانه‌ای (۱ جلسه)
- تحلیل امکان‌سنجی (۱ جلسه)
 - جنبه‌های مختلف امکان‌سنجی
 - تحلیل هزینه/درآمد
- مقدمه‌ای بر طراحی مدل کسب و کار
 - مدیریت و برنامه‌ریزی پروژه توسعه سامانه‌های رایانه‌ای (۱ جلسه)
 - آشنایی با ساختار سامانه‌های کسب و کاری مختلف نظری سامانه‌های حسابداری، انبارداری و ... (۲ جلسه)
 - برنامه‌ریزی محصول و برنامه‌ریزی انتشار محصول (۱ جلسه)
 - تحلیل سامانه‌های رایانه‌ای (۶ جلسه)
 - آشنایی با مقاومیت تحلیل سامانه‌های رایانه‌ای
 - استخراج و مدل‌سازی نیازمندی
 - روش‌های استخراج نیازمندی‌ها
 - مدل‌سازی نیازمندی‌ها با Use Case Diagram
 - مدل‌سازی و نگاشت فرایندها
 - مقاومیت فرایندهای کسب و کار
 - روش‌های استخراج و تحلیل فرایندها
 - مدل‌سازی و نگاشت فرایند با Activity Diagram
 - یادآوری تحلیل داده‌ای در سامانه‌های رایانه‌ای



- مدل‌سازی و تحلیل موجودیت با Class Diagram
- طراحی سامانه‌های رایانه‌ای (۶ جلسه)
 - آشنایی با مفاهیم طراحی سامانه‌های رایانه‌ای
 - طراحی معماری
 - انواع نیازمندی‌های غیر عملکردی
 - طراحی تاکنیک معماری
 - آشنایی با مفهوم دید
- بیان معماری با Component Diagram و Deployment Diagram
- معرفی الگوها و سبک‌های طراحی معماری سامانه‌های سازمانی شامل معماری‌های لایه‌ای، معماری‌های سرویس‌گرا و میکروسرویس، معماری مبتنی بر سرویس‌های پیام‌رسانی آمنکردن
- طراحی UI/UX
- یادآوری طراحی مدل داده‌ای در سامانه‌های رایانه‌ای
- روشگان توسعه سامانه‌های رایانه‌ای (۱۰ جلسه)
 - آشنایی با انواع روشگان‌ها شامل روشگان‌های آشنازی، مبتنی بر مدل و چابک
 - روشگان Scrum
 - چارچوب Serum
 - کاربردپذیری Scrum
 - مهندسی نیازمندی‌ها در Scrum
 - تعریف و مدیریت Product Backlog
 - برنامه‌ریزی Sprint
 - اجرای Sprint
 - بازبینی Sprint
 - پس‌نگرانی Sprint
 - ساخت و نگهداری سامانه‌های رایانه‌ای (۴ جلسه)
 - آشنایی با مفاهیم ساخت، عملیات، مرافق و نگهداری و پایان‌دهی سامانه‌های رایانه‌ای
 - آشنایی مقدماتی با DevOps
 - چابکسازی تیم Dev و تیم Ops
 - پیکارچه‌سازی مستمر، تحويل مستمر و استقرار مستمر



ارزیابی

- آزمون: آزمون‌های میان‌نیم‌سال (۲۵ درصد نمره) و پایان‌نیم‌سال (۳۵ درصد نمره)
- تمرین: انجام تمرین‌هایی در حوزه‌ی تحلیل و طراحی سامانه (۲۰ درصد نمره)
- پروژه: توسعه‌ی چابک پیک محصول کوچک متنی بر روی روشهای Scrum (۴۰ درصد نمره)

مراجع

- [1] L.D. Bentley, K.C. Dittman, and J.L. Whitten. *Systems analysis and design methods*. Irwin/McGraw Hill, 2007.
- [2] K.S. Rubin, *Essential Scrum: A practical guide to the most popular Agile process*. Addison-Wesley, 2012.
- [3] M. Fowler, C. Kobryn, and K. Scott. *UML distilled: A brief guide to the standard object modeling language*. Addison-Wesley Professional, 2004.
- [4] D.I. Duffy. *Domain architectures: Models and architectures for UML applications*. John Wiley & Sons, 2004.
- [5] L. Bass, I. Weber, and L. Zhu. *DevOps: A software architect's perspective*. Addison-Wesley Professional, 2015.
- [6] M. Fowler. *Patterns of enterprise application architecture*. Addison-Wesley Longman Publishing, 2002.





دانشکده‌ی مهندسی کامپیوتر

شبکه‌های کامپیوتری (۴۰۴۴۳)

Computer Networks

نوع درس: نظری	تعداد واحد: ۳
هم‌تیاز: سیستم‌های عامل	پیش‌تیاز: آمار و احتمال مهندسی

اهداف درس

هدف از ارایه این درس آشنایی دانشجویان با مفاهیم اولیه شبکه‌های کامپیوتری و مفاهیم مرتبط می‌باشد.

ویژه مواد

- برنامه‌سازی مبتنی بر سوکت
- سویچینگ پستهای آبی‌بی
- آدرس‌دهی و هدایت مبتنی بر آبی‌بی
- قراردادهای انتقال (نی‌سی‌بی و بیدی‌بی)
- کنترل ازدحام
- ترجمه‌ی آدرس‌ها (دی‌ان‌اس، دی‌اچ‌پی‌بی و ای‌آر‌بی)
- میان‌افزار (Middleware)
- سوئیچ‌ها و پیل‌ها (Switches and Bridges)
- اتصالات (Links)
- مسیریابی حالت اتصال
- مسیریابی بردار فاصله و بردار مسیر
- مسیریابی بردار مسیر مبتنی بر خط متنی (BGP)
- شبکه‌های فرالایه‌ای و همتا-به-همتا
- جریان‌سازی چندرسانه‌ای
- سویچینگ مداری (Circuit Switching)
- شبکه‌های بی‌سیم و همراه
- شبکه توزیع محتوا (CDN)
- شبکه‌های مبتنی بر نرم‌افزار



مراجع

[1] Larry L. Peterson and Bruce S. Davie, *Computer Networks: A Systems Approach*, 5th edition, 2011.



دانشکده مهندسی کامپیوتر

آز شبکه‌های کامپیوتری (۴۰۴۱۶)

Computer Networks Lab

نوع درس: عملی	تعداد واحد: ۱
هم‌نیاز: شبکه‌های کامپیوتری	پیش‌نیاز: -

اهداف درس

آزمایشگاه شبکه‌های کامپیوتری که برای دانشجویان کارشناسی ارایه می‌شود، نقش تکمیلی برای درس شبکه‌های کامپیوتری را اینا می‌کند. در این درس دانشجویان به صورت عملی با برخی از مفاهیم مهمی که در درس شبکه‌های کامپیوتری فراگرفته‌اند، آشنا می‌شوند. آزمایشگاه در ده جلسه‌ی سه ساعته برگزار می‌شود.

ریز مواد

- آشنایی و مرور مفاهیم اولیه شبکه‌های کامپیوتری
 - مرور معماری لایه‌ای
 - نحوه ارتباط فیزیکی ماشین‌ها و آشنایی با انواع کابل‌های انتقال
 - نحوه سوکت‌زدن کابل شبکه
 - آشنایی با نرم‌افزار «وابرشارک»
 - بررسی ارتباط HTTP
 - بررسی ارتباط TelNet
 - بررسی درخواست‌ها و پاسخ‌های DNS
 - آشنایی پیشرفته با نرم‌افزار «وابرشارک»
 - نحوه تنظیم و راه‌اندازی بک سرور DNS
 - آشنایی با مسیریاب‌ها و سویچ‌ها
 - آشنایی با نرم‌افزار Packet Tracer
 - بررسی دستورات سویچ و مسیریاب سیسکو
 - آشنایی با نرم‌افزار GNS3
 - آشنایی با نحوه ادرس‌دهی پروتکل آی‌پی و زیرشبکه‌های آی‌پی (IP Subnetting)
 - آشنایی و پیاده‌سازی یک ساریور مسیریابی استا در Packet Tracer
 - آشنایی با مسیریابی پویا
 - راه‌اندازی پروتکل مسیریابی RIP در Packet Tracer
 - راه‌اندازی پروتکل مسیریابی OSPF در Packet Tracer
 - آشنایی با مکانیزم NAT
 - راه‌اندازی NAT استا
 - راه‌اندازی NAT پویا
 - راه‌اندازی PAT



- آشنایی با پروتکل مسیریابی BGP
- اجرای یک سناپشوت برای پروتکل BPG

ارزیابی

- فعالیت‌های آزمایشگاهی و گزارش‌ها: ۱۵ نمره
پانزده نمره‌ی درس شامل انجام کامل آزمایش‌ها در طول جلسات آزمایشگاه و تحویل گزارش مرتب هر آزمایش تا جلسهٔ بعد می‌باشد. نمره‌ی هر جلسه به طور مساوی بین انجام آزمایش و تحویل گزارش آن تقسیم می‌شود. شرکت نکردن در یک جلسه به معنایی از دست دادن کل نمره‌ی مربوط به آن جلسه و گزارش آن خواهد بود. قبلاً از هر جلسه، داشجوبان باید صورت آزمایش مربوط به آن جلسه را از قبل مطالعه کرده باشند و اگر لازم است مطالب مربوط به آن جلسه را از درس شبکه مرور کنند.
- امتحان پایان‌ترم: ۵ نمره

مراجع

- [1] James Kurose and Keith Ross. *Computer Networking: A Top-Down Approach*. 7th edition, Pearson, 2016.
- [2] Larry L. Peterson and Bruce S. Davie. *Computer Networks: A Systems Approach*. 5th edition, 2011.
- [3] Andrew Tanenbaum. *Computer Networks*. 5th edition, Pearson, 2010.





دانشکده مهندسی کامپیوتر

امنیت داده و شبکه (۴۰۴۴۲)

Data and Network Security

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: شبکه‌های کامپیوتری (۴۰۴۴۳)

اهداف درس

هدف از ارائه این درس آشنایی دانشجویان با مفاهیم اولیه امنیت، راهکارهای دفاعی و حملات در حوزه امنیت سیستم، وب، شبکه و موبایل است.

ریز مواد

• مفاهیم و تعاریف اولیه

- خط مشی امنیتی و مدل‌های کنترل دسترسی

- کانال‌های پنهان، کنترل جریان اطلاعات

- مدل‌های اختیاری (DAC) و مدل‌های اجباری (MAC)

- مدل‌های نقش-منابع (RBAC)

• امنیت سیستم

- نحوه اجرای نرم‌افزارها و تعاملات آن‌ها با سیستم و نقاط ضعف

- حملات و روش‌های دفاعی (control hijacking)

- مدیریت امن کدهای قدری در حال استفاده (جمعیت شنی، مجازی سازی، ایزوله سازی در لایه‌های مختلف)

- روش‌های موجود برای توسعه امن کد (تحلیل ایتا، تحلیل پورا)

- روش‌های نقض امنیت و Fuzzing

• امنیت شبکه و وب

- امنیت نرم‌افزارهای کاربردی تحت وب (CSRF, XSS, sql, etc)

- مدیریت شستهای تحت وب (Cookies)

- مفهوم رمزگذاری مستقarn و نامقarn

- کدهای احراز صحت پیام و توابع درهماز

- امنیت اطلاعات وب در حین تبادل (Https/SSL)

- مکانیزم‌های دفاعی سمت مرورگر (CORS, CSP, SOP)

• امنیت شبکه

- تهديفات امنیتی در پروتکل‌های شبکه (TCP, DNS, BGP, routing, etc)

- ابزارهای دفاعی در شبکه (Firewall, VPN, IDS, etc)

- حملات منع سرویس و راهکارهای دفاعی

- محاسبات با اعتماد (Trusted Computing) و SGX

• امنیت موبایل



◦ امنیت سکو های موبایل (Android ، iOS)

◦ تهدیدات در حوزه موبایل

مراجع

- [1] Matt Bishop. *Computer Security*. Addison-Wesley, 2017.
- [2] John Erickson. *The Art of Exploitation* 2nd edition, No Starch Press, 2008.
- [3] Robert C. Seacord. *Secure Coding in C and C++*. 2nd edition, Pearson Education, 2005.
- [4] A. Sotirov. *Bypassing Browser Memory Protections*. 2008.
- [5] T. Garfinkel. *Traps and Pitfalls: Practical Problems in System Call Interposition Based Security Tools*. NDSS, 2003.
- [6] Adam Barth, Collin Jackson, and John C. Mitchell. *Securing Browser Frame Communication*. Usenix, 2008.
- [7] Adam Barth, Collin Jackson, Charles Reis, and the Google Chrome Team. *The Security Architecture of the Chromium Browser*. 2008.
- [8] Bortz et al. *Origin Cookies: Session Integrity for Web Applications*. 2011.
- [9] Enck, Ongtang, and McDaniel. *Understanding Android Security*. 2009.
- [10] Allan Tomlinson. *Introduction to the TPM: Smart Cards, Tokens, Security and Applications*. 2008.
- [11] Andrew Baumann, Marcus Peinado, and Galen Hunt. *Shielding Applications from an Untrusted Cloud with Haven*. OSDI 2014.



دروس تخصصی





دانشکده‌ی مهندسی کامپیوتر

سیگنال‌ها و سیستم‌ها (۴۰۲۴۲)

Signals and Systems

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: مبانی مدارهای الکتریکی و الکترونیکی	هم‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با مدل‌سازی، توصیف و آنالیز سیگنال‌ها و سیستم‌ها در دامنه‌های زمان و فرکانس از هر دو دیدگاه نظری و عملی است. تمرین‌های MATLAB علاوه بر تمرین‌های نظری برای تسلط عملی به مفاهیم مطرح می‌شوند.

ریز مواد



- مقدمه
 - سیگنال‌های زمان‌گسته و پیوسته
 - تبدیل‌ها (Transformation)
 - ویرágی‌ها و انواع سیگنال (odd, even, periodic و ...)
 - ویرágی‌های انواع سیستم‌ها (بدون حافظه، علی، پابدار، خطی، تاوردا با زمان)
- سیستم‌های خطی تاوردا با زمان LTI
 - جمع/انتگرال پیچشی (Convolution) زمان‌گسته و پیوسته
 - پاسخ ضربه
 - معادلات خطی ضربه تاب (LCCDE) برای توصیف سیستم‌ها و دیاگرام بلوکی آنها
- سری فوریه‌ی سیگنال‌های متناوب
 - پاسخ سیستم‌های LTI به توابع نمایی مختلط
 - نسبیت سری فوریه‌ی سیگنال‌های متناوب زمان پیوسته و گسته
 - ویرágی‌های سری فوریه (خطی بودن، جایجاپی زمانی Time Shift، مقیاس کردن زمان و ...)
 - ارتباط سری فوریه و سیستم‌های LTI : تابع سیستم (System Function) و پاسخ فرکانس (Frequency)
- تبدیل فوریه‌ی زمان پیوسته
 - تبدیل فوریه‌ی سیگنال‌های نامتناوب و متناوب
 - ویرágی‌های تبدیل فوریه زمان پیوسته (خطی بودن، جایجاپی زمانی و ...)
 - ضرب و ضرب پیچشی
 - سیستم‌های توصیف شده با LCCDE
- تبدیل فوریه زمان گسته
 - تبدیل فوریه زمان گسته سیگنال‌های نامتناوب و متناوب
 - ویرágی‌های تبدیل فوریه زمان پیوست (ناتوانی بودن، خطی بودن، جایجاپی زمانی و ...)
 - ضرب و ضرب پیچشی

- میثم‌های توصیف شده با LCCDE
- توصیف زمان/فرکانس سیگنال‌ها و سیستم‌ها
 - فاز/اندازه‌ی تبدیل فوریه
 - فاز/اندازه‌ی پاسخ فرکانس
 - نمودارهای لگاریتم اندازه (Log Magnitude Plots)
 - نمودارهای بد (Bode)
 - فیلترهای ایده‌آل و غیر ایده‌آل
 - سیستم‌های مرتبه اول و دوم زمان پیوسته و گسنه
- نمونه‌برداری
 - قضیه‌ی نمونه‌برداری
 - قطار ضربه
 - درون‌بایسی
 - aliasing
- تبدیل لاپلاس
 - ناحیه همگرایی
 - عکس تبدیل لاپلاس
 - نمودار قطب/صفر
 - ویژگی‌ها (خطی بودن، جابجایی زمانی و ...)
 - مشتق‌گیری در زمان و در دامنه
 - انتگرال‌گیری در زمان
 - قضیه مقدار اولیه و نهایی
 - علی و پایدار بودن
- میثم‌های توصیف شده با LCCDE
 - فیلتر butterworth
 - نمایش دیاگرام بلورکی
 - تبدیل لاپلاس یک‌بخشی
- تبدیل Z
 - ناحیه همگرایی
 - تبدیل معکوس Z
 - نمودار قطب/صفر
 - ویژگی‌ها (خطی بودن، جابجایی در زمان و ...)
 - قضیه مقدار اولیه
 - علی و پایدار بودن
- میثم‌های توصیف شده با LCCDE
 - نمایش دیاگرام بلورکی
 - تبدیل Z یک‌بخشی



ارزیابی

- تمرین:٪۱۵
- امتحان میان‌ترم:٪۳۵
- امتحان پایان‌ترم:٪۵۰

مراجع

- [1] Alan V. Oppenheim, Alan V. Willsky, and S. Hamid Nawab. *Signals and Systems*. 2nd edition, Prentice Hall, 1996.





دانشکده مهندسی کامپیوتر

بازیابی پیشرفته اطلاعات (۴۰۳۲۴)

Modern Information Retrieval

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز:	پیش‌نیاز: ساختمان داده‌ها و الگوریتم‌ها

اهداف درس

در این درس به معرقی سامانه‌های بازیابی اطلاعات پرداخته می‌شود. اینتا به عملیات شاخص‌گذاری و مدل بازیابی اطلاعات بولین پرداخته می‌شود. سپس مدل قضای برداری و نمایش tf-idf مطرح می‌شود و در مورد تکنیک‌های سرعت پخشی به امتیازدهی و مرتب‌سازی استاد بحث می‌شود. در ادامه مدل‌های احتمالاتی بازیابی اطلاعات معروف می‌شوند و مقاوم دسته‌بندی و خوش‌بندی استاد و همچنین یادگیری ترتیب‌دهی مطرح می‌شود. سپس موتورهای جست‌وجوی وب معروف و اجزای مهمی نظیر خوشگ، تحلیل گراف استاد و تشخیص استاد مشابه مورد بررسی قرار می‌گیرند. در انتها به سامانه‌های توصیه‌گر و مقاوم پیشرفته‌ی بازیابی اطلاعات اشاره‌ای می‌شود.

ریز مواد

- مقدمه‌ای بر بازیابی اطلاعات
- معرقی سامانه‌های بازیابی اطلاعات بولین و نحوه شاخص‌گذاری (indexing)
- پیش‌پردازش استاد: عملیات متنی و نرمال‌سازی واژه‌ها
- بازیابی اطلاعات به صورت مقاوم (tolerant)
 - پرسمان‌های wild-card
 - تصحیح غلط املایی (spelling correction)
 - شاخص‌گذاری بلوکی و توزیع شده (distributed)
- Map-Reduce
 - نشرده‌سازی شاخص
 - فشرده‌سازی دیکشنری
 - فشرده‌سازی شاخص به روش‌های بایت-متغیر و گاما
- مدل قضای برداری (Vector Space Model) و نمایش tf-idf
- امتیازدهی و رتبه‌بندی استاد (پهلو زمانی)
- ارزیابی سامانه‌های بازیابی اطلاعات و معرقی معبارهای ارزیابی
- مدل‌های بازیابی اطلاعات احتمالاتی
- مدل‌های زبانی (Language models)
- دسته‌بندی استاد
 - دسته‌بند Naive Bayes
 - دسته‌بندهای خطی
 - خوش‌بندی استاد



- خوشبندی k-means
- خوشبندی سلسله مراتبی
- یادگیری و تیپینگ اسناڈ (learning to rank)
- کاھش ایماد و تنبیه کلمات (LSI) Latent Semantic Indexing
- Word2vec
- موتورهای جستجوی وب
- خرچگر (crawler)
- تشخیص اسناڈ مشابه (near-duplicate)
- تحلیل گراف لینکها و پیدا کردن PageRank
- سامانه های توصیه گر (recommender systems)
- روش های مبتنی بر محظوظ (content-based)
- روش های پالایش همکارانه (collaborative filtering)
- روش های ترکیبی
- معرفی مباحث پیشرفته
 - شخصی سازی (Personalization) بازیابی اطلاعات
 - بازیابی اطلاعات در شبکه های اجتماعی (social networks)
 - سامانه های پرسش و پاسخ
 - تحلیل تمایل (Sentiment Analysis)
 - بازیابی اطلاعات بین زبانی (cross-lingual)

ارزیابی

- آزمون میان ترم: %۲۵
- آزمون پایانی: %۳۵
- پیروزی: %۲۵
- آزمون های کوتاه: %۱۰
- گوینده ها: %۵

مراجع

- [1] C.D. Manning, P. Raghavan, and H. Schütze. *Introduction to Information Retrieval*. Cambridge University Press, 2008.



دانشکده مهندسی کامپیوتر

انتقال داده‌ها (۴۰۳۴۳)

Data Transmission

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: سیکنال‌ها و سیستم‌ها

اهداف درس

هدف از این درس، آشنایی دانشجویان با چگونگی انتقال داده‌ها از طریق محبط‌های مختلف و به روش‌های مختلف و مشکلات و جالش‌های مربوط به هر یک از آن‌هاست.

ریز مواد

- کانال‌های ارتباطی (۶ جلسه)

- زوج سیم
- زوج سیم به هم تابه
- کابل هم محور
- موج بر
- فیبر نوری
- لینک نوری فضای آزاد
- لینک مایکروویو
- ماهواره

- انواع مدولاسیون و دمودولاسیون (۴ جلسه)

- مدولاسیون‌های آنالوگ
- مدولاسیون‌های دیجیتال
- مدولاسیون‌های پالس

- نویز، اعوجاج و اثرات آنها (۴ جلسه)

- نویز حرارتی
- نویز الکترونیکی (تداخل الکترومغناطیس و تداخل رادیویی)
- اعوجاج تضعیف
- اعوجاج تأخیر
- سیگنال بازگشتن
- پیش نا خواسته فاز
- اعوجاج هارمونیکی
- اعوجاج انتر مدولاسیون
- محوشگی

- تقسیم کانال ارتباطی (۲ جلسه)



- تقسیم زمانی
- تقسیم فرکانس
- تقسیم کد

• دسترسی چندگانه (۲ جلسه)

- دسترسی چندگانه با تقسیم زمانی

- دسترسی چندگانه با تقسیم فرکانس

- دسترسی چندگانه با تخصیص کد

• ظرفیت کانال ارتباطی (۲ جلسه)

- رابطه شانون

- تخصیص بیانه توان

• کدهای تشخیص و تصحیح خطای (۳ جلسه)

- کد آزمایش افزونگی افقی (LRC)

- کد آزمایش افزونگی عمودی (VRC)

- کد آزمایش افزونگی دو بعدی (VRC-LRC)

- کد آزمایش افزونگی دوره‌ای (CRC)

- کد آزمایش مجموع (Checksum)

- کد همینگ

• فشرده‌سازی اطلاعات (۲ جلسه)

- فشرده‌سازی صوت

- کد هافمن

- فشرده‌سازی در فاکس‌سی‌مايل

• کلیدزنی (۱ جلسه)

- کلیدزنی مداری

- کلیدزنی پیامی

- کلیدزنی بسته‌ای

• بازده روش‌های کنترل جریان (۳ جلسه)

- روش ترقی و انتظار

- روش پنجه لعنان

- انر خطا

ارزیابی

- تمرین‌های نظری: ۴ نمره

- آزمون‌های میان‌ترم و پایانی: ۱۶ نمره



مراجع

- [1] W. Stallings. *Data and Computer Communications*. Prentice-Hall, 1996.
 - [2] F. Halsall. *Data Communications, Computer Networks, and Open Systems*. 4th edition, Addison Wesley, 1996.
 - [3] A. S. Tanenbaum. *Computer Networks*. 3rd edition, Prentice-Hall, 1996.
- [۴] ادهم صادقی (مترجم)، "اصول ارتباطات داده‌ها". انتشارات تیهوشان سرزمین کهن، ۱۳۸۴.





دانشگاهی مهندسی کامپیوتر

آداب فناوری اطلاعات (۴۰۳۴۷)

Information Technology Ethics

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

فناوری اطلاعات به عنوان یک فناوری نو و پرکاربرد، واجد نقاط قوت و ضعف در به کارگیری و فرصت و تهدید برای کاربران است در عین حال به عنوان یک فناوری پر مصرف در حوزه‌ی حیات فردی و اجتماعی غیر ختنی و تائیرگذار است. جنبه‌های حقوقی ای فعالیت‌های آن با گسترش به کارگیری اهمیت ویژه‌ای یافته است، بنابراین نظری سایر فناوری‌ها در تولید، ساخت، به کارگیری مصرف چنانچه از آداب فنی متاثر از اخلاق فناورانه نگیرد، از وجوده گوناگون از جمله توان جذب در زندگی فردی و اجتماعی شهروندان با دشواری مواجه می‌شود و عملکارانی خود را از دست می‌دهد، بنابراین مهندسان رایانه و فناوری اطلاعات نظری سایر مهندسان نیازمند کسب سواد آداب حقوقی و اخلاقی فناوری اطلاعات به شکل منضبط و در قالب درس‌های دانشگاهی هستند. آشنازی دانشجویان رایانه و فناوری اطلاعات با تحلیل‌های راهبردی این فناوری جهت شناسایی نقاط قوت و ضعف و فرصت و تهدیدات ناشی از به کارگیری گسترده‌ی آن، آشنازی با الگوهای مهندسی، حقوقی و صنفی انجام کار، شوابط حقوقی و قانونی فعالیت‌ها، تبعات اخلاقی و حقوقی اعمال و مسئولیت‌ها، جرائم و خسارات و مجازات‌های رایانه‌ای، حقوق اطلاعاتی و گردش آزاد اطلاعات، حقوق تولید، تکثیر و ابداع محصولات فناوری اطلاعات، مفاهیم حریم شخصی و امتیت ملی و اطلاعات محترمانه و غیرمحترمانه در دسترسی و اشاعه‌ی آزاد اطلاعات و توانایی برآورد تبعات به کارگیری این فناوری از منظر موازین اخلاقی و معیارهای آدابی و فعالیت در یک محیط رایانشی امن از اهداف این درس است.

ریز مواد

* مقدمات (۲ جلسه)



- اهداف، برنامه‌ی درسی و توافق بر الگوی تعلیم و چارچوب درس
- مبانی و اصول اخلاق و آداب مهندسی، حقوقی و قانونی

* نسبت آداب و اخلاق و جایگاه آن‌ها در قبال قانون (۱ جلسه)

- مروری بر تنشیات، تفاوت‌ها و همسانی‌های آداب با اخلاق
- موید و مراعی بودن و تعارض ناپذیری آداب در قبال قانون
- پیشنهادهای قانون و آینده‌های آداب

* پیشنهادهای ارزشی اخلاقی حامی آداب و مشخصات عمومی آن‌ها (۵ جلسه)

- پیشنهادی فلسفی اخلاق و انواع نظام‌های اخلاقی در غرب
- اخلاق اسلامی، اخلاق ایرانی و ایرانیان
- اخلاق جهانی و قواین ملایی و عرفی اخلاقی

* تعارضات، بلاتکلیفی و تنگناهای اخلاقی و راه حل‌های مواجهه با این وضعیت‌ها (۳ جلسه)

- تنگنای اخلاقی
- تعارض اخلاقی
- بلاتکلیفی اخلاقی

- الگوهای داری اخلاقی، تاسیات و مدل فرآیندی آنها.
- ماهیت توافقی آداب، ساختار و کاربردها و کارکردهای انواع استاد آدابی (۲ جلسه).
- تدوین توافقی آستان آدابی
- تعریف، کاربرد و نحوه تدوین اساسنامه‌ها.
- تعریف، کاربرد و مدل و نحوه تدوین منشورهای آدابی.
- تعریف، کاربرد، مدل و نحوه تدوین آداب نامه‌ها.
- مدل‌های مولد و حامی انواع الگوهای آداب نامه‌نویسی بهبود آداب نامه‌های سنجش پذیر (۲ جلسه)
- استاد آدابی گروهی.
- استاد آدابی بنگاهی.
- استاد آدابی بنگاهی با امکان ترقی سنجی.
- مدل‌های بهبود استاد آدابی.
- آداب نامه‌های فا و کاربردهای آن در حوزه‌های حرفه‌ای گردی، مهندسی حرفه‌ای فا و جایگاه نظام مهندسی در حوزه‌های حرفه‌ای گردی (۲ جلسه).
- آداب نامه‌های حرفه‌ای.
- مهندسی حرفه‌ای فا.
- نظامات حرفه‌ای و مهندسی.
- نظام مهندسی فا، اهداف، کارکردها و ضرورت‌ها.
- نظامات صنعتی، حرفه‌ای و مهندسی فا در جهان و ایران.
- حق فکری، حق مالی، حق نکثیر و حق اختراع در حوزه فا، قوانین حامی، آداب نامه‌های مکمل و آینده‌ی آنها (۳ جلسه)
- حق مالی و فکری ایداعات.
- حق اختراع و نکثیر ایداعات.
- قوانین حامی در ایران و جهان.
- آداب نامه‌های حامی حقوق ایداعات.
- آینده‌ی این حقوق در جهان مجازی.
- ابعاد اخلاقی جامعه اطلاعاتی و مجازی (۲ جلسه)
- گردش آزاد اطلاعات و حقوق شهروندی
- امنیت، شفاف سازی و محروم‌گیری اطلاعات، آسودگی و نظمیں کیفیت اطلاعات.
- آداب خلوت و حریم شخصی در رایا سپر از جمله شبکه‌های اجتماعی
- حریم شخصی در رایا سپر و آینده آن.
- متأثیریک واقعیت مجازی و نقد اثرات فا.
- جامعه عربیان و مقابله با ترس از خاوری.
- زندگی دوم، جهان مجازی، تغیر الگوی ارتباطی و تبعات آن بر نظامات کلان از جمله نظامات آموزشی
- سایتها، وب نوشهای، شبکه‌های اجتماعی، نیازها و تبعات، دشواری‌ها و راه حل‌ها.
- مردم‌سالاری انکترونیکی و ابعاد آن.
- سواد بهداشت و آداب فا برای همه.
- انواع تخلفات و جرائم رایانه، پلیس اینترنتی، امنیت اجتماعی و شهروندی در رایا سپر و راه‌های مقابله (۴ جلسه).
- بد افزارها، ویروس‌ها، کرم‌ها، روش‌ها، حفره‌ها و اشکال نفوذ.



- هکرها، کراکرها، آزاردهندها، مجرمین و ترویست‌های سایبری
- ارزش‌های پیشگیرانه‌ی آداب فا در کاهش جرائم و تخلفات رایانه‌ای
- حمایت از گروه‌های متی آسیب‌پذیر در مواجهه با محظوهای رقیعی آسیب رسان.
- قوانین جرائم رایانه‌ای در ایران و جهان و حوزه‌های فردی، اجتماعی و ملی آسیب.
- دلایل رقیعی، کارشناسی رسمی فا و لزوم مشی‌های امنیتی سازمانی.
- امنیت در بینگاه‌ها، سازمان‌های عمومی، خدمات و سامانه‌های الکترونیکی و نحوه‌ی تامین آن.
- نرم‌افزارهای متن باز، انواع مجوزهای آن و حل دشواریهای مالکیت ارزش‌افزای محصولات متكامل و سهم شالوده‌سازان.
- حفظ امنیت با پایش گسترده با حریم شخصی نامن.
- انواع قوانین فا در ایران و نقد آنها.
- کیفیت زندگی و نقش فا و آداب فای سیز در زندگی اول و دوم رایانه‌ای و بازیافت ابزار مستهلك رایانه‌ای.
- تازه‌های آداب فناوری اطلاعات (۲ جلد)
- بی‌طرفی شیوه
- انسان دو زیست معاصر و واقعیت مجازی، واقعیت افزوده و زندگی دوم.
- استعاره اینفورگ و انقلاب چهارم لوچیانو فلوریدی
- اخلاق شزان (NBIC)



ارزیابی

- تمرین‌های عملی (فهم مطلب و حل مسئله): ۶ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۲ نمره
- آزمون‌کنکا: ۲ نمره

مراجع

- [1] George Reynolds. *Ethics in Information Technology*. THOMSON , 2011.
- [2] Luciano Floridi. *The Fourth Revolutions: how the infosphere is reshaping human reality*. OXFORD University Press, 2014.
- [3] Luciano Floridi. *Information and Computer Ethics*. The Cambridge University Press, 2010.
- [4] IBO VAN DE POEL. *Ethics , Technology, and Engineering*. WILEY-BLACKWELL, 2011..
- [5] Harris, M. J. Rabins, and C. E. Harris. *Engineering Ethics: Concepts & Cases*. THOMSON, 2004.
- [6] M. W. Martin. *Ethics in Engineering*. Mc Graw Hill, 2005
- [7] Duncan Langford. *Internet Ethics*. MACMILLAN PRESS LTD. 2000.



دانشکده مهندسی کامپیوتر

طراحی VLSI (۴۰۳۵۳)

VLSI Design

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: طراحی سیستم‌های دیجیتال

اهداف درس

این درس روش‌های طراحی، تحلیل و ساخت سیستم‌های VLSI را با تمرکز بر طراحی سطح ترازیستوری ارائه می‌دهد.

ریز مواد

- مروری بر مدارهای VLSI
 - محک‌های مدارهای VLSI
 - سطوح تجرید
 - مراحل ساخت تراشه و پرسه فوتولیتوگرافی
 - پرسه جانمانی
 - قوانین طراحی
 - عیوب و مشکلات ساخت تراشه
 - نمودار میله‌ای
- ویژگی‌های ترازیستور MOS
 - ویژگی جریان- ولتاژ ترازیستورهای pMOS و nMOS
 - پاسخ DC
 - اثر بدنی
 - اثر Channel Length Modulation
 - نشت جریان و جریان زیر آستانه
 - Latch-up
 - اثر المان‌های پارازیت ترازیستور MOS
- مقدماتی بر اتصالات در تراشه
 - خازن و مقاومت سیم
 - سیم بندی و Via
- طراحی گیت منطقی و مدار ترکیبی
 - SCMOS
 - منطق Pseudo-nMOS
 - منطق دومینو
 - منطق سونیچ
 - منطق DCVS



- محاسبات توان مصرفی

- توان مصرفی ایستا و پریا

- محاسبه تأخیر

- Logical effort

- Branch effort

- Path delay

- عناصر ترتیبی

- قفل ایستا و پریا

- ساختار کلک

- ریز مواد بخش

- عناصر ریاضی و منطقی

- جمع کننده‌ها

- ضرب کننده‌ها

- شیفت دهنده‌ها

- ALU

- Floorplanning

- آزمون پذیری مدارهای VLSI

ارزیابی

- تمرین‌های نظری: ۳ تمره

- آزمون‌های میان‌ترم و پایانی: ۱۵ تمره

- آزمونک‌ها: ۲ تمره

مراجع

- [1] Wayne Wolf. *Modern VLSI Design, System-on-Chip Design*, 3rd edition, Course Handouts, 2004.
- [2] J. M. Rabaey, A. Chandrakasan, and B. Nikolic. *Digital Integrated Circuits, A Design Perspective*. Course Handouts, 2005.
- [3] N. H. E. Weste and D. Harris. *CMOS VLSI Design, A Circuits and Systems Perspective*. Course Handouts, 3rd edition, Addison-Wesley, 2005.



دانشکده‌ی مهندسی کامپیوتر

طراحی الگوریتم‌ها (۴۰۳۵۴)

Design of Algorithms

تعداد واحد: ۳	نوع درس: نظری
پیش‌نیاز: ماخمان داده‌ها و الگوریتم‌ها	هم‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با روش‌های متداول در طراحی الگوریتم‌های کارا برای مسائل مختلف است. در ارائه‌ی مطالب، بر تحلیل کارایی الگوریتم‌ها و اثبات درستی آن‌ها تأکید خواهد شد. همچنین، موضوعات مهمی از نظریه‌ی الگوریتم‌ها همچون پیچیدگی محاسباتی، شبکه‌های شار و الگوریتم‌های گراف در این درس ارائه خواهد شد.

ریز مواد



- مقدمات و مسائل نمونه (۲ جلسه)
 - حل پذیری، تحلیل الگوریتم‌ها، زمان‌های اجرا
 - بزرگ‌ترین زیردنباله‌ی متالی، مسئله‌ی ۳-مجموع
- الگوریتم‌های مبتنی بر استقرا (۱ جلسه)
 - ارزیابی چندجمله‌ای‌ها، نگاشت یکبهیک، ستاره‌ی مشهور
- تقسیم و حل (۲ جلسه)
 - محاسبه‌ی توان، محاسبه‌ی روابط بازگشتی، تزدیک‌ترین زوج نقاط
 - الگوریتم استراسن برای ضرب ماتریس‌ها، تبدیل سریع فوریه
- الگوریتم‌های حربصانه (۳ جلسه)
 - خرد کردن پول، مسائل زمان‌بندی، کوله‌پشتی کسری
 - فشرده‌سازی: کدگذاری هافمن
 - تطابق پایدار، الگوریتم گلیل-شاپلی، قضایای مرتبط
- برنامه‌ریزی پویا (۴ جلسه)
 - اعداد فیبوناچی، زمان‌بندی بازه‌های وزن‌دار، خرد کردن پول
 - ضرب زنجیره‌ی ماتریس‌ها، کوله‌پشتی، تراز دنباله‌ها
 - بزرگ‌ترین زیردنباله‌ی مشترک، بزرگ‌ترین زیردنباله‌ی افزایشی
 - محاسبه‌ی مجموعه‌ی مستقل روی درخت، درخت دودویی جست‌وجوی بهینه
- جست‌وجوی فضای حالت (۲ جلسه)
 - روش پس‌گرد، مسئله‌ی هشت وزیر، مجموع زیرمجموعه‌ها
 - انشعاب و حد، فروشنده‌ی دوره‌گرد، درخت یازی، هرس آلفا-بتا
- الگوریتم‌های گراف (۳ جلسه)
 - درخت فراگیر کمیته: الگوریتم‌های کرومسکال و پریم
 - هرم فیبوناچی، تحلیل سرشکن برای کاهش گلبد

- کوئاھترین مسیر بین تمام رأس‌ها: الگوریتم‌های فلوبید-وارشال و جانسون
- نطاقي رشته‌ها (۲ جلسه)
 - روشن میتی بی‌اثر انگشت، الگوریتم رابین-کارپ
 - نطاقي رشته به وسیله‌ی اوتوماتا: الگوریتم کوت-موریس-پرت
- شبکه‌های شار (۳ جلسه)
 - شار بیشنه و پرس کمیه: الگوریتم فورد-فالکرسن
 - بهبود الگوریتم فورد-فالکرسن، بهبودهای اعموندز و کارپ
 - گونه‌ها و کاربردها: نطاقي در گراف دویخشی، مسیرهای مجزا، گرد کردن ماتریس
- برنامه‌ریزی خطی (۲ جلسه)
 - فرم استاندارد، مدل‌سازی مسائل با برنامه‌ریزی خطی
 - الگوریتم سیمپلکس برای حل برنامه‌ریزی خطی
- پیچیدگی محاسبات (۳ جلسه)
 - کاهش چندجمله‌ای، مسائل صدق‌پذیری
 - ردیه اندی، اثبات اندی-تام بودن یک مسئله، قضیه‌ی گوک
 - دور همیلتون، رنگ‌آمیزی گراف، مجموع زیرمجموعه‌ها
- الگوریتم‌های تقریبی (۲ جلسه)
 - پوشش راسی، فروشنده‌ی دوره‌گرد، ساختی تقریب
 - طرح‌های تقریبی چندجمله‌ای، مسئله‌ی کوله‌پشتی



ارزیابی

- سه تمرین نظری (۳ نمره)
- سه تمرین برنامه‌نویسی (۳ نمره)
- آزمون میان‌ترم (۷ نمره)
- آزمون پایانی (۷ نمره)
- یک مسابقه یه مسبک ای‌سی‌ام (۱۱ نمره)

مراجع

- [1] J. Kleinberg and E. Tardos. *Algorithm Design*. Addison Wesley, 2005.
- [2] T. Cormen, C. Leiserson, R. Rivest, and C. Stein. *Introduction to Algorithms*. 3rd edition, MIT Press, 2009.
- [3] U. Manber. *Introduction to Algorithms: A Creative Approach*. Addison-Wesley, 1989.
- [4] G. Brassard, P. Bratley. *Algorithms: Theory and Practice*. Prentice-Hall, 1988.



دانشکده مهندسی کامپیوتر

طراحی زبان‌های برنامه‌سازی (۴۰۳۶۴)

Design of Programming Languages

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: برنامه‌سازی پیشرفته

اهداف درس

اهداف اصلی این درس عبارتند از: ۱) مروری بر سیر طبیعی تحولات مفاهیم و روش‌های طراحی و بیاده‌سازی تسلیهای مختلف زبان‌های برنامه‌سازی به روشنی تحریبی و گام به گام، ۲) معرفی روش‌های مهندسی زبان‌های برنامه‌سازی در مراحل طراحی و بیاده‌سازی به کمک زبان‌های تغییرپذیر یا قابل برنامه‌سازی به خصوص با تأکید بر اهمیت طراحی و بیاده‌سازی زبان‌های ویژه دامنه، ۳) آشنایی با پیاده‌سازی مفسرها به ویژه بر پست ماثین های مجازی و ۴) مروری بر اصول و مسائل مرتبط با طراحی زبان‌های برنامه‌سازی و همچنین روش‌ها و ساختارهای داده‌ای به کار رفته در پیاده‌سازی یا محقق کردن محیط برنامه نویسی.

ریز مواد

• مقدمه

- تاریخچه تکاملی زبان‌های برنامه‌سازی و معرفی برخی زبان‌های مهم از منظر تحولات تاریخی
- معرفی مقابله‌ای سنت‌های اصلی برنامه‌سازی (سنت‌های برنامه‌سازی امری-رویدای، شی‌گرای، برنامه‌سازی مبتنی بر قاعده و سنت برنامه‌سازی توصیفی-تابعی) از منظر نگاه آن‌ها به مفهوم و تعریف برنامه.

• تفسیر یا ترجمه

- مقایسه مفهوم تفسیر و ترجمه هم از منظر طراحی زبان و هم از منظر نحوه و مسائل مرحله‌ی پیاده‌سازی

• مهندسی زبان

- آشنایی با زبان‌ها و ابزارهای موجود برای ایجاد امکان طراحی زبان‌های ویژه‌ی دامنه و بیاده‌سازی کارا و سریع مفسر آن‌ها. پیشنهاد خاص: معرفی و تمرین عملی کار با ابزار برنامه‌پذیر DrRacket.

• برنامه‌سازی تابعی

- مروری بر مفاهیم اصلی برنامه‌نویسی تابعی و حساب لامبدا هسوه یا تعریفات و پروژه‌های عملی. زبان پیشنهادی Scheme (بر اساس نحو و معناشناسی کتاب (Friedman) یا Racket (بر اساس نحو و معناشناسی کتاب Krishnamurthi). در واقع برداشته امروزین از زبان Lisp بر پست‌های برنامه‌پذیر (معرفی مخصوصی از امکانات برنامه‌سازی تابعی زبان Java و پایا ۸ به بعد و تعریش عملی بر آن نیز برای علاقه‌مند سازی دانشجویان توصیه می‌شود)

• طراحی تکاملی یک زبان برنامه نویسی و بیاده‌سازی گام به گام مفسر آن

- زبان خاوي عبارت محاسباتی (بدون اثر جنبی حافظه‌ای)
- افزودن رویده‌ها (زیر برنامه‌ها) ی غیر بازنگشی و سپس بازنگشی به زبان و مفسر آن
- افزودن مفاهیم حوزه‌ی تعریف و دامنه انتیار متغیرها به زبان و مفسر آن
- افزودن امکان تاثیر بر مقادیر حافظه (وجود متغیر از نوع ارجاع دهنده یا آدرس) به زبان و مفسر آن
- افزودن مفهوم نوع دار بودن متغیرها به زبان و مفسر آن



- ایجاد امکان تعریف مadol، شی و کلاس (ایجاد امکان برنامه نویسی مادولار و شی گر) در زبان طراحی شده و پیاده‌سازی مفسر آن.

• مباحث تکمیلی منتخب

- معرفی اجمالی برخی زبان‌های برنامه‌سازی مطروح مانند ML و برداشت‌های بعدی آن، Haskell، Scala و #F
- مروری بر تیازمندی‌های از سایر زمینه‌ها که بر طراحی و پیاده‌سازی زبان‌ها تأثیر می‌گذاردند مانند تیازمندی‌های برنامه‌سازی موازی یا همروند، بی‌درنگ بودن، تحت وب بودن و مهندسی نرم‌افزار مولفه‌گرا یا سرویس‌گرا.
- متدمه‌ای بر معناشناسی زبان‌های برنامه‌سازی و استدلال مبنی بر آن
 - معناشناسی عملیاتی
 - معناشناسی ارجاعی
 - معناشناسی اصل موضوعی (منطق هرن)

ارزیابی

- آزمون نیم ترم (۲۵٪ کل نمره)
- آزمون پایان ترم (۴۰٪ کل نمره)
- تمرین: شامل ۱) تمرینات برنامه نویسی تابعی ۲) تمرینات گام به گام طراحی مفسر ۳) تمرینات تظری (۲۰٪ کل نمره)
- پروژه (۱۵٪ کل نمره)

مراجع

- [1] D. P. Friedman, M. Wand. *Essentials of Programming Languages*. 3rd edition, MIT Press. 2008.
- [2] S. Krishnamurthi. *Programming Languages: Application and Interpretation*. 2nd edition, 2017.
- [3] M. Felleisen, R. B. Findler, M. Flatt, S. Krishnamurthi, E. Barzilay, J. McCarthy, S. Tobin-Hochstadt. *A Programmable Programming Language*. Communications of the ACM, Vol. 61, No. 3, Pp. 62-71, March 2018.
- [4] Racket programming language and its toolkits





دانشکده مهندسی کامپیوتر

نظریه زبان‌ها و ماشین‌ها (۴۰۴۱۵)

Theory of Machines and Languages

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: ساختمان داده‌ها و الگوریتم‌ها

اهداف درس

این درس درباره جنبه‌های نظری روش مهندسی و علوم کامپیوتر است. مباحث مورد بررسی شامل مدل‌های مختلف محاسباتی، توانایی محاسباتی این مدل‌ها، خواص محاسباتی آنها و کاربردهای آنها است. دیگر مباحث شامل مفاهیم محاسبه‌پذیری، تصمیم‌پذیری و تجزیج و تورینگ در مورد الگوریتم‌هاست.

ریز مواد

- مباحث مقدماتی (۴ جلسه)
 - ۵. منطق گزاره‌ای، منطق مستندی، سیستم اثبات، نظریه‌ی مجموعه‌ها، پاراگون، مجموعه‌های شمارا و ناشمارا، زبان‌ها و گرامرها.
- ماشین‌های حالت متناهی (۸ جلسه)
 - ۶. پلی‌رنده‌های متناهی قطعی، پلی‌رنده‌های متناهی غیرقطعی، زبان‌های منظم، عبارات منظم، گرامرها راستگرد خطی، گرامرها چپگرد خطی، گرامرها منظم، گرامرها غیر منظم، زبان‌های نامنظم، لم پیچینگ برای زبان‌های منظم.
- زبان‌های مستقل از متن (۱۰ جلسه)
 - ۷. گرامرها مستقل از متن، زبان‌های ذاتاً مبهم، زبان‌های نامبهم، ساده‌سازی گرامرها مستقل از متن، گرامرها مستقل از متن به صورت طبیعی چاسکی، گرامرها مستقل از متن به صورت طبیعی گرابیاخ، مسئله عضویت، الگوریتم CYK، ماشین‌های پوش دان، هم ارزی ماشین‌های پوش دان و گرامرها مستقل از متن، ماشین‌های پوش دان قطعی، زبان‌های مستقل از متن قطعی، زبان‌های غیر مستقل از متن، لم پیچینگ برای زبان‌های مستقل از متن.
- محاسبه‌پذیری (۸ جلسه)
 - ۸. ماشین تورینگ، تجزیج و تورینگ، تصمیم‌پذیری و تصمیم‌ناپذیری، محاسبه‌پذیری و محاسبه‌ناپذیری، مسئله توقف، مسئله نخوبی پُست، پیجیدگی محاسباتی، رد، پیجیدگی P، رد، پیجیدگی NP، مسائل NP کامل، مسائل NP سخت.

ارزیابی

- تمریبات هفتگی (٪۲۰)
- کویرها (٪۴۵)
- آزمون پایان نیمسال (٪۲۵)



مراجع

- [1] M. Sipser. *Introduction to the Theory of Computation*. 3rd edition, Cengage Learning, 2013.
- [2] P. Linz. *An introduction to formal languages and automata*. 3rd edition, Jones and Bartlett Publishers, 2001.
- [3] J. E. Hopcroft, R. Motwani, and J. D. Ullman. *Introduction to automata theory, languages, and computation*. 2nd edition, Addison-Wesley, 2001.
- [4] J. P. Denning, J. B. Dennis, and J. E. Qualitz. *Machines, languages, and computation*. Prentice-Hall, 1978.
- [5] J. E. Hopcroft and J. D. Ullman. *Introduction to automata theory, languages, and computation*. Addison-Wesley, 1979.
- [6] P. J. Cameron. *Sets, Logics and Categories*. Springer, 1998.

٤





دانشکده‌ی مهندسی کامپیوتر

مدیریت پروژه‌های فناوری اطلاعات (۴۰۴۲۸)

Information Technology Project Management

نوع درس: نظری	تعداد واحد: ۳
هم‌تیاز: -	پیش‌تیاز: -

اهداف درس

کارشناسان فناوری اطلاعات در سطوح مدیریت و اجرا با انواع پروژه‌های سروکاردارند که ماهیت تلقیقی نرم‌افزاری، ساخت افزاری، ارتباطی و اطلاعاتی دارد و گروه‌های متعددی دست اندرکار تعریف، تولید، تحويل و اجرای آنها هستند. مدیریت این پروژه‌ها دشواری‌هایی دارد که در تلیق با الگوهای برون‌سپاری دوچندان می‌شود. توجه‌گر ضرورت درس مدیریت پروژه‌های فناوری اطلاعات این بیازها و ضرورت ارتقاء مفاهیم موجود مدیریت پروژه و مدیریت پروژه‌های نرم‌افزاری به مدیریت پروژه‌های فناوری اطلاعات یا انفورماتیکی است. هدف این درس آشنایی دانشجویان رشته‌ی فناوری اطلاعات با گونه‌های نو و ارتقا یافته مدیریت پروژه و مدیریت پروژه‌های ترمافزاری در قالب مدیریت پروژه‌های انفورماتیکی یا فناوری اطلاعاتی است. در این درس دانشجویان فرمی گیرند چگونه در جایگاه مجری، کارفرما، مشاور و یا ناظر در امر مدیریت پروژه‌های فناوری اطلاعات از تعریف تا اجرا و از تحويل تا نگهداری فعالیت کنند. از اهداف دیگر این درس کسب مهارت دانشجویان با ابزارها و نرم‌افزارهای رایج مدیریت پروژه و کشف قابلیت‌های آنها برای مدیریت پروژه‌های انفورماتیکی است.

ریز مواد

- * مقدمات (۲ جلسه)

- اهداف، برنامه‌ی درسی و توافق بر الگوی تعلیم و چارچوب درس

- مفاهیم بنیادی مدیریتی

- * مروری بر مدیریت پروژه‌های فناوری اطلاعات (۱ جلسه)

- موارد کاری (کسب و کاری) (۲ جلسه)

- بیانیه‌ی پروژه (۲ جلسه)

- گروه پروژه (۲ جلسه)

- طرح مدیریت دامنه (۲ جلسه)

- ساختارشکست کار (۲ جلسه)

- زمان‌بندی و بودجه‌بندی پروژه‌ها (۲ جلسه)

- نرم‌افزارهای مدیریت پروژه و پیگاه‌ها و داشبوردها (۱ جلسه)

- استاندارد پذیره‌های دانشی مدیریت پروژه (۱ جلسه)

- طرح مدیریت خطر پروژه (۲ جلسه)

- طرح ارتباطات پروژه (۲ جلسه)

- طرح کیفیت پروژه‌های فا (۱ جلسه)

- مدیریت تغییرات، مقاومت‌ها و تعارضات (۲ جلسه)

- مدیریت تدارک و برون‌سپاری پروژه‌ها (۱ جلسه)

- رهبری و آداب پروژه (۲ جلسه)



- طرح بیاده‌سازی و پایان‌دهی و پژوهش‌ها (۱ جلد)
- مدل بلوغ و تکاملی و روش چاپک مدیریت پژوهش‌های فناوری اطلاعات (۱ جلد)

ارزیابی

- تمرین‌های مهارتی (در قالب اعمال یک مدیریت شبیه‌سازی شده بر یک پژوهه اطلاعات): ۶ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۲ نمره
- آزمون‌نکها: ۲ نمره

مراجع

[1] Jack T. Marchewka. *Information Technology Project Management*. WILEY, 2014.





سیستم‌های بی‌درنگ (۴۰۴۵۳)

Real-Time Systems

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: سیستم‌های عامل	پیش‌نیاز: -

اهداف درس

هدف از این درس، آشنایی کردن دانشجویان با مفاهیم بی‌درنگ و اجرایی به موقع کارها است، به گونه‌ای که بتوانند سامانه‌هایی را طراحی یا تحلیل کنند که نه تنها پاسخ صحیح را حساب می‌کنند بلکه با وجود کارها و وظایف متعدد تناوبی و غیر تناوبی، آنها را به موقع انجام می‌دهند. شناخت شرایط تحقق بی‌درنگ و زمان‌بندی درست و اولویت‌بندی کارها از دیگر اهداف درس است.

ریز مواد

- متددهای بر سیستم‌های بی‌درنگ و تقسیم‌بندی‌ها و کاربردهای آن
- انگیزه‌ها، تعاریف، انواع وظایف (نرم یا سخت، غیر تناوبی یا متناوب)، اجزای یک سیستم بی‌درنگ نمونه
- مدل‌سازی و وارسی ویژگی‌های سیستم‌های بی‌درنگ (به کمک شبکه پتری)
 - بررسی و مدل‌سازی همروندی، به اشتراک گذاری منابع، زنده و محدود بودن، اجرا یا کار زماندار، پرآورده و ارزیابی زمان اجرا و رعایت موعد و محدودیت‌های زمانی
- زمان‌بندی وظایف دوره‌ای (Periodic) در تک پردازنده
 - زمان‌بندی وظایف با اولویت‌های ایستا و پریا (...EDF, Rate monotonic)
 - بررسی معیارها و شروط زمان‌بندی پذیری (Schedulability) در سیستم‌های بی‌درنگ
 - وظایف اتحصاری (Non preemptive) و غیر اتحصاری (Preemptive) (با قابل انتقطاع: Sporadic)
- زمان‌بندی وظایف غیر دوره‌ای (Aperiodic) و پراکنده (Sporadic) و حالت زمان‌بندی ترکیبی با وظایف دوره‌ای در تک پردازنده
 - شروط زمان‌بندی پذیری، روش‌های توزیع وظایف
 - ارشادی انواع الگوریتم‌های زمان‌بندی (FCFS, Polling server, Deferred server, Slack stealing, ...Sporadic)
- اشاره‌ی اجمالی به زمان‌بندی وظایف در چند پردازنده‌ها
- بررسی اجمالی مفهوم و نقش قابلیت اطمینان، قابلیت دسترسی و روش‌های تحمل پذیری اشکال در سیستم‌های بی‌درنگ
- ارتباطات بی‌درنگ
 - محدودیت‌های زمانی در ارتباطات و پروتکل‌های ارتباطی بی‌درنگ در شبکه



ارزیابی

- تمرین‌های نظری: ۲ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره

مراجع

- [1] G. C. Buttazzo. *Hard real-time computing systems: predictable scheduling algorithms and applications*. 3rd edition, Springer, 2011.
- [2] J. W. S. Liu. *Real-Time Systems*. Prentice Hall, 2000.
- [3] Ph. A. Laplante. *Real time systems design and analysis*. 3rd edition, IEEE Press & Wiley InterScience, 2004.
- [4] C. M. Krishna and Kang G. Shin. *Real-Time Systems*. McGraw-Hill, 1997.
- [5] Some real-time related conference and journal papers.





دانشکده مهندسی کامپیوتر

سیستم‌های نهفته (۴۰۴۶۲)

Embedded Systems

نوع درس: نظری	تعداد واحد: ۳
هم‌باز: -	پیش‌باز: معماری کامپیوتر

اهداف درس

سیستم نهفته یک سیستم کامپیوتری است که درون سیستم دیگری که معمولاً غیرکامپیوتری است تعیین (نهفته) شده است و وظایفی از جمله مدیریت و کنترل سیستم بزرگتر را بر عهده دارد. آمارهای موجود از کاربرد کامپیوترها ت Shank می‌دهد که اکثریت کامپیوترها در دنیا (بیش از ۸۰ درصد) به شکل نهفته هستند. همچنین سیستم‌های نهفته پایه‌ی مفاهیم مهمی در مهندسی کامپیوتر مانند سیستم‌های سایبرفیزیکی و اینترنت اشیاء هستند. هدف از این درس آشنایی با طراحی و تحلیل سیستم‌های نهفته است. همچنین در این درس داشجویان با معماری، ساختار سخت‌افزاری، نرم‌افزار، و چگونگی برنامه‌نویسی برای سیستم‌های نهفته آشنا می‌شوند.

ریز مواد

• مقدمه (۱ جلسه)

- معرفی سیستم‌های نهفته، مشخصات سامانه‌های نهفته، اهمیت سامانه‌های نهفته، کاربردهای سامانه‌های نهفته، حسگرهای و قعال‌سازها، سیستم‌های Reactive

• میکروکنترلرها به عنوان منصر کلیدی سامانه‌های نهفته (۲ جلسه)

- معرفی میکروکنترلر، دلایل اهمیت میکروکنترلر در سامانه‌های نهفته، معماری میکروکنترلر، تبدیل آنالوگ به دیجیتال، پرورش‌ها، ارتباطات سریال در میکروکنترلرها، یک مثال از سیستم‌های کنترلی خودکار

• مدیریت منابع و وظایف در میکروکنترلرها (۳ جلسه)

- پیاده‌سازی نرم‌افزاری یک سیستم نهفته، نقش حلقه‌های نامحدود، Emulator، Remote Debugger، نحوه‌ی برقراری ارتباط با میکروکنترلر از محیط پرورامون، حافظه در میکروکنترلرها

• مروری بر بسترهاي سخت‌افزاری رایج سیستم‌های نهفته (۶ جلسه)

- مروری بر بردۀای سخت‌افزاری Raspberry Pi و Arduino به عنوان بسترهاي سخت‌افزاری رایج کاربردهای نهفته، مقایسه و کاربردهای آن‌ها، مروری بر روش‌های توسعه‌ی نرم‌افزار برای این بسترها

• برنامه‌نویسی مبتنی بر اتوماتا (۴ جلسه)

- مفهوم برنامه‌ریزی مبتنی بر اتوماتا، کاربرد برنامه‌ریزی مبتنی بر اتوماتا در توصیف سیستم‌های Reactive، ساختار سلسله‌مراتبی در برنامه‌ریزی مبتنی بر اتوماتا، مزایای برنامه‌ریزی مبتنی بر اتوماتا برای طراحی سیستم‌های نهفته، توصیف واکنش به صورت Moore و Mealy در برنامه‌ریزی مبتنی بر اتوماتا

• زبان StateCharts (۲ جلسه)

- در StateCharts، توصیف سلسله‌مراتبی در AND-Super-Or-Super-State، StateCharts، طراحی پیمانه‌ای در StateCharts، مثال از توصیف یک سیستم نهفته با StateCharts (سیستم مشی تلفنی)، Timerها در StateCharts، اهمیت Timerها در توصیف بی‌دریگی، توصیف رخداد، شرط و واکنش در StateCharts، مرافق شیوه‌سازی (آخر) کد StateCharts



- بی‌درنگ، انرژی مصرفی و قابلیت اطمینان در سیستم‌های نهفته (۲ جلسه)
- روش‌های سطح سیستم کاهش انرژی مصرفی در سیستم‌های نهفته، روش‌های افزونگی زمانی بهبود قابلیت اطمینان در سیستم‌های نهفته، اهمیت بی‌درنگی در سیستم‌های نهفته، مروزی بر مصالحة میان بی‌درنگی، انرژی مصرفی و قابلیت اطمینان در سیستم‌های نهفته
- معرفی اینترنت اشیا و نقش تعبین‌کننده‌ی سامانه‌های نهفته در شکل‌گیری آن (۷ جلسه)
- بررسی تعاریف ارائه شده برای اینترنت اشیاء، تفاوت اینترنت اشیا با سامانه‌های سایبر فیزیکی و شبکه‌های حسگر بی‌سیم، بررسی تاریخچه و خواستگاه اینترنت اشیاء، کاربردها در دنیای نوین، معماری‌های اینترنت اشیاء و تبیین جایگاه هر کدام از لایه‌ها با تأکید بر لایه شبکه، نقش و اهمیت ارتباطات در سامانه‌های اینترنت اشیاء، معرفی ارتباطات D2D و چالش‌های پیغامون آن، اهمیت استفاده مناسب از پهنه‌ای باند در اینترنت اشیاء، معرفی NBIOT، معرفی Flashlinq، معرفی و بررسی جایگاه نسل پنجم ارتباطات (5G) در ارتباطات اینترنت اشیاء، بررسی چالش‌های اینترنت اشیاء، چالش‌های انرژی و توان مصرفی در گزوهای موجود در زیرساخت، اشاره به مباحث مطرح در امنیت و حریم خصوصی در اینترنت اشیاء، روش‌های ارزیابی انرژی مصرفی در کاربردهای اینترنت اشیاء

ارزیابی

- نمرینهای: ۳ نمره
- پرورد: ۲ نمره
- آزمون‌های میان‌ترم و پایان‌ترم: ۱۳ نمره
- آزمونکها: ۲ نمره‌ی تشویقی

مراجع

- [1] Peter Marwedel. *Embedded System Design*. 1st edition, Springer, 2006.
- [2] احمد کاردان و سید امیر اصغری، "کاربرد سیستم‌های نهفته در اندازه‌گیری و کنترل"، کیان رایانه‌ی سیز، ۳۸۷.
- [3] Adrian McEwen and Hakim Cassimally. *Designing the Internet of Things*. 1st edition, Wiley, 2013.
- [4] Online documents on Raspberry Pi and Arduino.





دانشکده مهندسی کامپیوتر

مهندسی نرم افزار (۴۰۴۷۴)

Software Engineering

تعداد واحد: ۳	نوع درس: نظری
پیش نیاز: تحلیل و طراحی سیستم ها	هم نیاز: -

اهداف درس

هدف از این درس پرداختن به نکات مهندسی است که در کلیه مراحل تولید نرم افزار باید رعایت گردد. دانشجویان با مباحثت ساخت نرم افزار (برنامه سازی)، تجزیه و تحلیل نیازمندی ها و طراحی نرم افزار در درس های قبلی آشنا شده اند. در این درس هدف آموزش روش جدیدی برای تجزیه و تحلیل نیازها و یا طراحی نرم افزار نیست، بلکه هدف آموزش تولید نرم افزار به صورت یک محصول مهندسی است، مانند سایر محصولاتی که در سایر رشته های مهندسی تولید می گردد. در این درس ابتدا تفاوت محصولی که به روش مهندسی تولید می گردد با محصولی که به روش هنری تولید می شود، مبنی انتظاراتی که یک محصول مهندسی باید برآورده سازد تشریح می گردد. در ادامه درس با تأکید بر روش های مهندسی تولید از جمله مدل سازی، قابل اندازه گیری و ارزیابی بودن، درستی یابی و اعتبار سنجی محصولات بسیاری، مروری بر دست آوردهای علمی در این زمینه در کلیه مراحل تولید نرم افزار انجام می شود. با توجه به اینکه در درس های قبلی دانشجویان با مباحثت توصیف صوری نیازها، اندازه گیری، تخمین و آزمون کمتر آشنا شده اند در این درس این فضول مورد تأکید بیشتر قرار می گیرد. در انتها فعالیت های حمایتی از جمله مدیریت پروژه، زمان بندی، مدیریت ریسک، مدیریت پیکربندی و تضمین کیفیت با تأکید بر تاثیر آن ها در تولید نرم افزار به صورت مهندسی مرور می شود.

ریز مواد

- مقدمه (۲ جلسه)
- فرایند مدل (۲ جلسه)
- تولید چاپک (۱ جلسه)
- درک نیازها (۱ جلسه)
- روش های صوری (۵ جلسه)
- مقاومت طراحی (۱ جلسه)
- طراحی معماری (۱ جلسه)
- طراحی واسط (۱ جلسه)
- طراحی مبتنی بر الگو (۱ جلسه)
- استراتژی های آزمون (۱ جلسه)
- روش های آزمون (۴ جلسه)
- اندازه گیری محصول (۱ جلسه)
- اندازه گیری فرایند و پروژه (۱ جلسه)
- برآورده (۱ جلسه)
- مقاومت کیفیت (۱ جلسه)
- روش های مرور (۱ جلسه)
- تضمین کیفیت (۱ جلسه)
- مدیریت پیکربندی (۱ جلسه)



- مدیریت پروژه (۱ جلسه)
- زمانبندی (۱ جلسه)
- مدیریت ریسک (۱ جلسه)

ارزیابی

- ۳ تمرین نظری-عملی در طول ترم (۲۰٪ کل نمره)
- ۲ آزمون تستی از مطالب درس در طول ترم (۳۰٪ کل نمره)
- حدود ۵ آزمون کوچک در طول ترم (۱۰٪ کل نمره (نمره اضافه))
- آزمون نهایی تشریحی و تستی (۵۰٪ کل نمره)
- دانشجویان به طور اختباری مسیاری را از فصلی از کتاب که تدریس شد و موضوعات مرتبط با مطالب درس پس از گرفتن تایید ارایه می نمایند (۱۰٪ کل نمره (نمره اضافه)).

مراجع

- [1] R. S. Pressman. *Software Engineering: A Practitioner's Approach*. 8th edition, McGraw-Hill, 2014.
- [2] P. Ammann and J. Offutt. *Introduction to Software Testing*. Cambridge University Press, 2008.
- [3] J. Woodcock and J. Davies. *Using Z: Specification, Refinement, and Proof*. Prentice-Hall, 1996.





دانشکده مهندسی کامپیوتر

طراحی شیء‌گرای سیستم‌ها (۴۰۴۸۴)

Object-Oriented Systems Design

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: تحلیل و طراحی سیستم‌ها	هم‌نیاز: -

اهداف درس

هدف این درس، آشنایی کارشناسی نرم‌افزار با مفاهیم، اصول و روش‌های تحلیل و طراحی شیء‌گرای سیستم‌هاى نرم‌افزاری است. دانشجویان خصم آشنایی کامل با یک مندولوژی مطرح تحلیل و طراحی شیء‌گرای (نسل سوم)، یا الگوهای طراحی GoF و چگونگی به کارگیری آن‌ها نیز آشنا خواهند شد.

ریز مواد

- مقدمه – مروری بر شیء‌گرایی و معرفی تاریخچه تکاملی تحلیل و طراحی شیء‌گرای (۱ جلسه)
- مروری بر زبان مدل‌سازی یکپارچه (UML) (۴ جلسه)
- مراحل و جریان‌های کاری در USDP
 - مراحل چهارگانه (۳ جلسه)
 - جریان کاری خواسته‌ها – شناسایی و مدل‌سازی موارد کاربرد (۳ جلسه)
 - جریان کاری تحلیل
 - شناسایی و مدل‌سازی اشیاء و کلاس‌های تحلیل (۲ جلسه)
 - شناسایی و مدل‌سازی روابط بین اشیاء و کلامن‌های تحلیل (۲ جلسه)
 - بسته‌های تحلیل (۱ جلسه)
 - محقق‌سازی موارد کاربرد در تحلیل (۲ جلسه)
 - مدل‌سازی فعالیت‌ها (۲ جلسه)
 - جریان کاری طراحی
 - شناسایی و مدل‌سازی اشیاء و کلاس‌های طراحی (۱ جلسه)
 - پالایش روابط (۱ جلسه)
 - واسطه‌ها و مؤلفه‌ها (۱ جلسه)
 - محقق‌سازی موارد کاربرد در طراحی (۱ جلسه)
 - جریان کاری پیاده‌سازی (۱ جلسه)
- الگوهای طراحی
 - اصول و قواعد طراحی: اصول شنگانه پایه، الگوهای GRASP، طراحی بر اساس فرآرداد (۱ جلسه)
 - الگوهای طراحی GoF
 - الگوهای آفرینش: Singleton, Prototype, Builder, Abstract Factory, Factory Method (۱ جلسه)
 - الگوهای ساختاری: Proxy, Facade, Decorator, Composite, Bridge, Adapter (۱ جلسه)



- الگوهای رفتاری: Observer ,Memento ,Mediator ,Iterator ,Chain of Responsibility
• الگوهای رفتاری: Visitor ,Strategy ,State
(جله ۲)

ارزیابی

- آزمون: آزمون‌های میان‌ترم و پایان‌ترم (۶۰٪ کل تمره)
- تمرین و پیروزه: تمرینات در قالب یک پیروزه درسی تحلیل و طراحی، تعریف شده و بتدربیج در طول نیمسال انجام و تحويل داده می‌شوند (۴۰٪ کل تمره).

مراجع

- [1] J. Arlow and I. Neustadt. *UML 2 and the Unified Process*. 2nd edition, Addison-Wesley, 2005.
- [2] H. Gomaa. *Software Modeling and Design: UML, Use Cases, Patterns, and Software Architectures*. Cambridge University Press, 2011.
- [3] G. Booch, R. A. Maksimchuk, M. W. Engel, B. J. Young, J. Conallen, and K. A. Houston. *Object-Oriented Analysis and Design with Applications*. 3rd edition, Addison-Wesley, 2007.
- [4] E. Gamma, R. Helm, R. Johnson, and J. Vlissides. *Design Patterns: Elements of Reusable Object-Oriented Software*. Addison-Wesley, 1995.
- [5] C. Larman. *Applying UML and Patterns: An Introduction to Object-Oriented Analysis and Design and Iterative Development*. 3rd edition, Prentice-Hall, 2004.





دانشکده مهندسی کامپیوتر

شبیه‌سازی کامپیوتری (۴۰۶۳۴)

Computer Simulation

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: آمار و احتمال مهندسی

اهداف درس

هدف از این درس، آشنایی دانشجویان با نوع روش‌های شبیه‌سازی و موضوعات مرتبط با آن است.

ریز مواد

- مقدمه‌ای بر شبیه‌سازی
- آشنایی با MATLAB با ابزارهای مشابه به عنوان ابزار محاسباتی درس
- اصول اولیه و مثال‌هایی از شبیه‌سازی
 - مناهیم شبیه‌سازی سیستم‌های گستره خدای
 - چند مثال از شبیه‌سازی
- الگوی پیاده‌سازی سیستم‌های شبیه‌سازی گستره خدای
 - انواع ساختارهای سیستم‌های شبیه‌سازی رخدادهای گستره
 - پردازش لیست مرتب
 - روش‌های ترسیم سیستم‌ها برای انجام شبیه‌سازی
- مدل‌های آماری در شبیه‌سازی
 - مروری کوتاه بر آمار و احتمال
 - توزیع‌های گستره
 - توزیع‌های پیوسته
 - توزیع‌های نجربی
- تولید عدد تصادفی یکنواخت
 - ویرگی‌های مورد نیاز برای اعداد تصادفی
 - روش‌های تولید اعداد تصادفی
 - آزمون‌های تصادفی بردن دنباله‌ها
- تولید متغیرهای تصادفی
 - روش تبدیل معکوس
 - روش پذیرش و رد
 - ترکیب
 - کانولوشن
- مدل‌سازی ورود
 - جمع‌آوری داده‌ها



- ارزیابی استقلال نمونه‌ها
- تشخیص توزیع از روی داده‌ها
- تخمین پارامتر
- آزمون کیفیت برآوردها
- انتخاب مدل در غیاب نمونه داده
- مدل‌های فرآیندهای ورودی
- وارسی و اعتبارسنجی مدل‌های شبیه‌سازی
- تحلیل داده‌های خروجی
- رفتار گذرا و حالت پایدار فرآیندهای تصادفی
- انواع شبیه‌سازی با توجه به تحلیل خروجی
- تحلیل آماری پارامترهای حالت پایدار
- طراحی آزمایش و تحلیل حسابت
- مباحث پیشرفته در شبیه‌سازی
- شبیه‌سازی موئیت کارلو
- مثال‌های دنیای واقع از شبیه‌سازی

ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره
- آزمون‌گها: ۲ نمره

مراجع

[1] Banks, Carson, Nelson, and Nicol. *Discrete-Event System Simulation*. 5th edition, Prentice-Hall, 2010.



دروس اختیاری





دانشکده مهندسی کامپیوتر

محاسبات عددی (۴۰۲۱۵)

Numerical Computations

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: معادلات دیفرانسیل

اهداف درس

هدف این درس، آشنا کردن دانشجویان کارشناسی با روش‌های عددی حل مسائل علمی و شنوهای مختلف علوم و مهندسی است. این روش‌ها می‌توانند مسائل علمی و شنوهای مختلف را که محاسبه‌ی دقیق آن‌ها با روش‌های معمول ریاضی محدود نمی‌باشد، به صورت تقریبی و با خطای محدود، تخمین بزنند. در برخی موارد، محاسبه‌ی دقیق پاسخ مسائل با روش‌های معمول ریاضی امکان‌پذیر بوده ولیکن از پیچیدگی بالایی برخوردار است. این پیچیدگی، خود باعث ایجاد برخی خطاهایی شود. روش‌های عددی می‌توانند پاسخ این مسائل را با خطای محدود و با پیچیدگی کمتری تخمین بزنند. از این‌رو، در ابتدای این درس دانشجویان با مقاهیم مربوط به خطأ، و در ادامه با روش‌های عددی مختلف برای حل مسائل فنی مهندسی آشنا خواهند شد. از طرفی، استفاده از محیط‌های نرم‌افزاری کارآمد برای حل مسائل، مقایسه‌ی روش‌های عددی و تماش گرافیکی نتایج برای خلاصه‌سازی و جمع‌بندی آن‌ها از اهداف دیگر این درس است. همچنین آشنا ساختن دانشجویان با مسائل روز دنیا که حل آنها با روش‌های معمول ریاضی غیرممکن بوده و با از پیچیدگی بسیار بالایی برخوردار است، ولی روش‌های عددی را محلی کارآمد برای آنها ارائه شده است، می‌تواند در راستای آموزش کاربردی این درس نقش بسزایی داشته باشد.

ریز مواد

• آشنایی با ابزار نرم‌افزاری مورد استفاده، ماتلاب MATLAB یا Python (۲ جلسه)

- محاسبات مربوط به ماتریس‌ها

- بردارها و ترسیم

- فایلها و تعریف توابع

- آشنایی با برخی توابع داخلی ابزار موردنظر

• خطاهای (۴ جلسه)

- مقدمه‌ای بر خطاهای

- سیستم میز شاور

- متاحظات

- خطاهای نسی و مطلق

- خطاهایی گردیده، ذاتی و برشی

- انتشارخطا و گراف فرایند

- تایپیداری در محاسبات عددی

• حل عددی معادلات غیرخطی (۴ جلسه)

- مقدمه‌ای بر پیدا کردن ریشه‌های تابع تک متغیره غیرخطی

- روش تصفیف

- روش نایه‌جایی



- روشن و تری با خط قاطع
- روشن نیوتن-رافسون
- روشن تکرار ساده با نقطه ثابت
- نزخ همگرانی روشن های مختلف
- شرط های لازم / کافی برای همگرانی روشن های نیوتن-رافسون، روشن و تری و روشن تکرار ساده
- روشن هربر برای محاسبه مقدار چندجمله ای
- روشن تخمیم یافته نیوتن-رافسون برای حل دستگاه معادلات غیرخطی
- اثبات شهردی و ریاضی روشن های مذکور
- درون بابی، برون بابی و برآش منحنی (5 جلسه)
 - مقدمه ای بر درون بابی، برون بابی و برآش منحنی
 - روشن های مختلف درون بابی شامل روشن لاگرانژ، روشن تفاضلات تقسیم شده نیوتن، روشن های تفاضلات پیشرو، پسرو و مرکزی نیوتن
 - اثبات روشن های مذکور و تحلیل خطای آنها
 - برآش به چندجمله ای ها توسط روشن کمترین مربیات
 - برآش به منحنی های مختلف با کمک خطی سازی
 - برون بابی
- انگرال گیری و مشتق گیری عددی (4 جلسه)
 - مقدمه ای بر انگرال گیری و مشتق گیری عددی
 - روشن های مختلف انگرال گیری عددی شامل روشن مستطبی، روشن نقطه میانی، روشن ذوزنقه ای، روشن گاومن-لزاندر، روشن سیپسون $\frac{1}{2}$ و سیپسون $\frac{3}{8}$ و روشن رامبرگ
 - بررسی میزان خطای روشن های ذکر شده
 - اثبات ریاضی و شهردی برای روشن های مذکور
 - مشتق گیری عددی با استفاده از روشن های مختلف شامل روشن نقطه میانی، روشن تفاضل مرکزی، روشن منهقطه ای
 - تحلیل مرتبه خطا روش های مذکور و استفاده از معهوم برون بابی ریچاردسون برای بهبود نتایج مشتق گیری عددی
- حل معادلات دیفرانسیل معمولی با شرایط اولیه (4 جلسه)
 - مقدمه ای بر معادلات دیفرانسیل
 - روشن های تک گامی شامل روشن تایلور، روشن اویلر، روشن اویلر اصلاح شده، روشن های رانگ-کوتا مرتبه 2 (روشن هیون، نقطه میانی و اصلاح شده اویلر)، رانگ-کوتا مرتبه 3 و رانگ-کوتا مرتبه 4
 - روشن های چندگامی مانند روشن آدامز-مولتون
 - تحلیل خطای روشن های مذکور و مقایسه آنها
 - تبدیل معادلات دیفرانسیل درجات بالاتر به دستگاه معادلات دیفرانسیل خطی
 - تبدیل روشن های تک گامی حل معادلات دیفرانسیل خطی به روشن های عددی قابل استفاده برای حل دستگاه معادلات دیفرانسیل خطی
- حل عددی دستگاه معادلات خطی (4 جلسه)
 - مقدمه ای بر حل دستگاه معادلات خطی
 - مقدمه ای بر ماتریس ها
 - روشن های مستقیم حل دستگاه معادلات خطی شامل روشن ماتریس معکوس، روشن گرامن، روشن حذف گاومنی (پیشرو، پسرو و گاومن-جردن)، روشن تجزیه مثلثاتی (آ.ا. چولسکی، دولیتل و کرووت)



- ۵ روش‌های تکرارشونده شامل روش زاکوبی و روش گاوس-سایدل
- ۶ مقادیر ویژه و بردار ویژه، روش توانی برای یافتن تخمینی از مقادیر ویژه‌ی غالب و بردار ویژه‌ی متناظر با آن، و قضیه گرج گورن

ارزیابی

- آزمون: آزمون‌های میان‌ترم و پایان‌ترم (۵۰٪ کل نمره)
- تمرین: ۶ تمرین نظری (حل مسائل علمی با روش‌های عددی)، ۶ تمرین عملی با محیط نرم‌افزاری معرفی شده؛ تمرینات در طول نیمسال تحويل داده می‌شوند (۴۰٪ کل نمره).
- پروژه: موضع پروژه با کمک استاد انتخاب می‌شود، پروژه می‌تراند پژوهشی و یا عملی (با استفاده از ابزار معرفی شده) باشد. پس از انجام کار، نتیجه‌ی پژوهشی در قالب گزارش ارائه داده می‌شود. لازم به ذکر است که برای مسلطتر شدن به ابزار معرفی شده در درس ترجیح می‌رود که پروژه عملی باشد. همچنین پروژه‌های گروهی چنانچه به صورت دقیق تعریف شوند، می‌توانند بر توانایی‌های کار گروهی دانشجویان نیز تاثیر مثبت قابل توجهی داشته باشند (۱۰٪ کل نمره).

مراجع

- [1] S. S. Pal. *Numerical Methods Principles, Analysis and Algorithms*. Oxford University Press, 2010.
- [2] J. Kiusalaas. *Numerical Methods in Engineering with Python 3*. Cambridge University Press, 2013.
- [3] J. Kiusalaas. *Numerical Methods in Engineering with MATLAB*. Cambridge University Press, 2015.
- [4] C. B. Moler. *Numerical Computing with MATLAB*. MathWorks, 2013.





دانشکده مهندسی کامپیوتر

سیستم‌های چندرسانه‌ای (۴۰۳۴۲)

Multimedia Systems

نوع درس: نظری	نعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: سیگنال‌ها و سیستم‌ها

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم پایه‌ی چندرسانه‌ها و سیستم‌های چندرسانه‌ای با درنظر گرفتن سرویس‌های ارزش‌افزوده‌ی نوظهور است.

ریز مواد

- آشنایی با چندرسانه‌ها (۲ جلسه)

 - معرفی چندرسانه

 - معرفی سیستم چندرسانه

 - هایپر مدیا

 - مشخصه‌ها و چالش‌ها و اجزای تشکیل‌دهنده سیستم‌های چندرسانه‌ای

 - داده‌های چندرسانه‌ای

 - پروروها و موضوعات تحقیقاتی چندرسانه‌ای

- مرور سیگنال‌ها و سیستم‌ها (۴ جلسه)

 - معرفی سیگنال‌ها و سیستم‌های زمان‌گس

 - نتوی نمونه‌برداری

 - چندی‌سازی (کوانشیزاسیون) عددی و برداری

 - تجزیه و تحلیل در حوزه تبدیل

 - معرفی تبدیل‌های FFT و STFT و موجک

- صوت (۳ جلسه)

 - نمایش و عرضه صوت

 - نمونه‌برداری و چندی‌سازی صوت

 - استانداردها و قالب‌ها

 - نقاب‌گذاری (Masking) فرکانسی و زمانی

 - بردازش سیگنال صوت

 - فشرده‌سازی سیگنال صوت

- کدگذاری آشوبی (۳ جلسه)

 - فشرده‌سازی بالتفات و بدون تلفات

 - کدگذاری Run-length

 - کدگذاری با طول ثابت



- کدگذاری با طول متغیر
- کدگذاری هافمن
- کدگذاری Lempel-Ziv-Welch
- کدگذاری محاسباتی
- تصویر (۴ جلسه)
 - فضای رنگ CMYK, HSV, RGB, YUV
 - ثبت و نمایش تصویر
 - بهبود کیفیت تصویر
 - فشرده‌سازی تصویر DCT و MPEG
 - ویدئو (۴ جلسه)
 - مقاهم پایه ویدئو آنالوگ و دیجیتال
 - فشرده‌سازی ویدئو
 - کدگذاری درون قابی و بین قابی
 - تخفین و جبران سازی حرکت
 - ارزیابی کیفیت ویدئو
 - استاندارهای کدگذاری ویدئو H264, H263, H261, MPEG4, MPEG2, MPEG1
 - سیستم چندرسانه‌ای (۴ جلسه)
 - در برابر شبکه شده Standalone
 - در برابر زنده Orchestrated
 - بلوک‌های تشکیل دهنده سیستم چندرسانه‌ای
 - معماری سیستم چندرسانه‌ای بی‌درنگ
 - شبکه‌ی چندرسانه‌ای (۳ جلسه)
 - کیفیت انتقال داده چندرسانه‌ای
 - پروتکل‌های جریان‌سازی
 - پنهان‌سازی خطای
 - کدگذاری اولویت‌دار
 - شبکه‌های Overlay
 - تلفات بسته‌ی داده: برآکم و کیفیت خدمات Multicasting و Unicasting
 - چندرسانه‌ای بی‌سیم
 - کاربردهای چندرسانه‌ای (۳ جلسه)
 - تلفن اینترنتی
 - پخش ویدئو دیجیتال
 - تلویزیون اینترنتی؛ تلویزیون تعاملی و IPTV
 - آموزش الکترونیکی
 - رابط انسان و رایانه
 - پلتفرم خانه چندرسانه‌ای
 - سیستم بازیابی اطلاعات چندرسانه‌ای



۵ فناوری‌های سه‌بعدی

ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۲ نمره
- آزمونکنها: ۳ نمره

مراجع

- [1] R. Steinmetz and K. Nahrstedt. *Multimedia: Computing, Communications and Applications*. Prentice Hall, 1995.
- [2] R. Steinmetz and K. Nahrstedt. *Multimedia Fundamentals: Media Coding and Content Processing*. Prentice Hall, 2002.
- [3] K. R. Rao, Z. S. Bojkovic and D. A. Milanovic. *Multimedia Communication Systems: Techniques, Standards and Networks*. Prentice Hall, 2002

۴





دانشکده مهندسی کامپیوتر

مبانی بینایی سه بعدی کامپیوتری (۴۰۳۴۴)

Fundamentals of 3D Computer Vision

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: جبر خطی یا ریاضی مهندسی

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم و روش‌های تحلیل تصاویر به منظور درک سطح بالای محنت‌ای آن‌ها است. این مفاهیم شامل تشکیل تصویر و نمایش رنگ، مرور مختصر پردازش سیگنال و تصویر، هندسه‌ی سه‌بعدی، استخراج نقاط مورد نظر، برآورده مدل مقاوم، خوش‌بندی و پخش‌بندی، بازناسی شیء، نزدیک‌ترین همسایه‌ها، و یادگیری ژرف در بینایی کامپیوتری است.

ریز مواد

- * پردازش سیگنال و تصویر
 - برخی مفاهیم مقدماتی پردازش سیگنال
 - ضروری مختصر بر سیگنال‌ها و میکالمات
 - تابع پیچش
 - تبدیل فوریه
 - پالایش تصویر
- * مقدمات هندسه سه‌بعدی
 - برخی مفاهیم مقدماتی هندسه
 - ضروری مختصر بر جبر خطی
 - پارامتری کردن ماتریس جرخشن
 - مختصات مشابه
 - دوربین مدل سوراخ سوزنی
 - از متربه مختصات پیکل
- * دوربین‌ها و افکنش‌ها
 - افکنش موازی
 - افکنش دورنمای
 - جرخشن‌های دوربین نک محور
 - ساخت تصویر موژائیک ساده
 - پارامترهای داخلی و خارجی دوربین
 - حرکت کلی دوربین
 - تخمین نگاشت‌های خطی
 - انتقال کلی دوربین
- * بازسازی سه‌بعدی از دید دومنایی



- * بازسازی سطح و اجرا
 - ملٹیسازی مجموعه نقاط
 - نکاشت سطح، اجرای تصویرگرایی
 - سطوح سطح، نگاست خطی
- * چند دوربینی
 - دوربین‌های دورنمای تدبیل به
 - دوربین‌های افکنشی موازی
 - عامل بندی دوربین‌ها و مختصات سه‌بعدی
 - ساختار افاین
- * استخراج نقاط کلیدی
 - پرازنش مدل مقاوم
 - خوشبندی و بخش‌بندی
 - برش‌های گراف
 - بازشناسی شیء
- * دسته‌بندی قالب
 - نزدیک‌ترین همسایه‌ها، PCA، کاهش بعد
 - بیز غیریجذبه
 - ترکیب دسته‌بندی‌های ساده
 - شبکه‌های عصبی
- * نزدیک‌ترین همسایه‌ها
 - یادگیری ژرف در بیانی کامپیوتری
 - شبکه‌های عصبی و پس انتشار
 - معماری‌های CNN: لایه‌های جدید، مزایا، و معایب
 - شبکه‌های عصبی ژرف مکانی-زمانی
 - آموزش شبکه‌های عصبی ژرف با پایی‌بورج

ارزیابی

- * امتحان پایان‌ترم: ۷۴۰
- * امتحان میان‌ترم: ۱۵٪
- * آزمونک: ۱۰٪
- * تمرین‌ها: ۱۵٪
- * پروژه نهایی: ۲۰٪



مراجع

- [1] Stefan Carlsson. *Geometric Computing in Image Analysis and Visualization*. Lecture Notes, KTH University, 2007.
- [2] Richard Szeliski. *Computer Vision: Algorithms and Applications*. 1st edition, Springer, 2010.





دانشکده مهندسی کامپیوتر

مدارهای منطقی پیشرفته (۴۰۴۱۲)

Advanced Logic Design

نوع درس: نظری	تعداد واحد: ۳
هم‌باز: -	پیش‌نیاز: مدارهای منطقی

اهداف درس

آشنا کردن دانشجویان با مفاهیم طراحی مدارات هستگام (ستکرون) و غیرهستگام (آستکرون) و مخاطرات زمانی همراه با اشاره به ملاحظات طراحی مدارهای دیجیتال پیشرفته مثل آزمون پذیری و ترازن مصرفی از اهداف درس است.

ریز مواد

- مروز مدارهای ترتیبی
- طراحی مدارهای ترتیبی هستگام و ساده‌سازی آن‌ها
- مدارهای ترتیبی ناهم‌گام
- بررسی تاخیرهای زمانی و انواع مخاطره‌ها (Hazards)
- منطق چند حالت و مختلط
- ملاحظات طراحی آزمون پذیر و کم مصرف در طراحی‌های نوین



ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره
- آزمونکها: ۲ نمره

مراجع

- [1] B. J. LaMeres. *Introduction to logic circuits & logic design with VHDL*. 2nd edition, Springer, 2019.
- [2] T. Ndjountche. *Digital Electronics Vol. 2, Sequential and Arithmetic Logic Circuits*. Wiley, 2016.
- [3] Ch. H. Roth and L. L. Kimney. *Fundamentals of logic design*. 7th edition, Cengage Learning, 2013.
- [4] V. G. Oklobdzija, V. M. Stojanovic, D. M. Markovic, and N. M. Nedovic. *Digital System Clocking: High- Performance and Low-Power Aspects*. Wiley, 2003.
- [5] J. F. Wakerly. *Digital Design Principles & Practices*. Prentice Hall, 2001.
- [6] M. M. Mano, Ch. R. Kime, and T. Martin. *Logic & Computer Design Fundamentals*. 5th edition, Prentice Hall, 2006.
- [7] غیرقا اجلالی، "مدارهای منطقی"، جاپ اول، انتشارات نصیر، ۱۳۹۷.



دانشکده مهندسی کامپیوتر

برنامه‌سازی وب (۴۰۴۱۹)

Web Programming

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: برنامه‌سازی پیشرفته

اهداف درس

هدف از این درس، آشنایی دانشجویان با مفاهیم اولیه و اصول طراحی نرم‌افزارهای تحت وب است. در این درس، دانشجویان علاوه بر آشنایی اولیه با برنامه‌نویسی سمت کاربر و سمت کارگزار و نحوه تعامل این دو، با یکی از چارچوب‌های پرکاربرد برای پیاده‌سازی نرم‌افزارهای تحت وب آشنا می‌شوند.

ریز مواد

• مقدمه (۱ جلسه)

- کلیات درس، تاریخچه‌ی وب، پروتکل HTTP

• طراحی صفحات (۲ جلسه)

- ساختار HTML، عناصر و ویژگی‌ها، پاراگراف‌بندی، فرم‌بندی، لینک‌ها، لیست‌ها
- تصاویر، جداول، فرم‌ها، عناصر جدید در HTML5

• میکربندی (۲ جلسه)

- تعریف CSS، فرم‌بندی، انتخاب‌کننده‌ها، وراثت و آثار، اصول طراحی
- چیدمان صفحه، مدل جعبه‌ای، نمایش شناور، موقعیت‌ها، شبکه‌کلاس‌ها

• جاوا اسکریپت (۴ جلسه)

- ساختار کلی زبان، کاربردها، دستورات و توابع، متغیرها و انواع داده‌ای، ساختارهای کنترلی
- آرایه‌ها، اشیاء، تحویل تعریف اشیاء، سازنده‌ها، نهان‌سازی داده‌ها
- مدل DOM، ویرایش عناصر و میکرها، رسیدگی به رویدادها، استئانها
- کتابخانه‌ی Query، انتخاب‌کننده‌ها، رویدادها، جلوه‌ها و پویانمایی

• ذخیره‌ی داده‌ها (۲ جلسه)

- آشنایی با XML، کاربردها، DTD، تبدیل توسط XSLT، آشنایی با JSON
- پایگاه داده‌ای رابطه‌ای، ایجاد پایگاه داده، زبان پرس‌وحجی SQL

• تعامل با سرور (۲ جلسه)

- رابط CGI، ارسال توسط GET و POST، پردازش فرم‌ها، کوکی‌ها
- استفاده از AJAX، ارسال درخواست، دریافت و تجزیه‌ی پاسخ، کاربردها

• پایتون (۵ جلسه)

- ساختار زبان، عملگرها، انواع داده‌ای، لیست‌ها، رشته‌ها، جندلابی‌ها، فرهنگ‌های داده‌ای
- توابع، مازول‌ها، پکیج‌ها، توابع بنام، آرگومان‌های متغیر، دکوراتورها
- رددها و اشیاء، سازنده‌ها، وراثت، رسیدگی به استئانها



- پرونده‌ها، پردازش من، عبارات منظم، کاربردها
- خواندن صفحات وب، کارگزار وب پایتون، آشنایی با WSGI

• معماری وب (۲ جلد)

- لایبندی، معماری کاربر-کارگزار، معماری سه‌لاید، معماری MVC
- مدل‌های داده، انواع رابطه، تطبیق با پایگاه داده‌های رابطه‌ای

• چارچوب جنگو (۶ جلد)

- مفاهیم اولیه، نصب و راهاندازی، مؤلفه‌ها، معماری کلی
- ایجاد یک پروژه، تعریف پایگاه داده، راهاندازی مدیر، افزودن نما
- لایه‌ی مدل، نگاشت‌گر شی-رابطه، واثث، اجرای برس و جو
- لایه‌ی نما، نگاشت نشانی‌ها، اشیاء درخواست و پاسخ، نماهای عمومی
- لایه‌ی قالب، زبان تعریف قالب، نگها و فیلترهای آماده
- پردازش فرم‌ها، ابزارک‌های توکار، اعتبارسنجی

• مباحث پیشرفته (۴ جلد، در حد فرصت)

- میان‌افزارها، پهنه‌سازی، فشرده‌سازی، استفاده از کش
- احراز هویت، کنترل دسترسی‌ها، مدیریت کاربرها و گروه‌ها
- امنیت، محافظت در مقابل حملات امنیتی، رمزگاری
- جلسات، ذخیره‌ی حالت جلسه، روش‌های ترکیبی
- بین‌المللی‌سازی، محلی‌سازی، ابزارهای ترجمه

ارزیابی

- تمرین‌های عملی (۵ نمره)
- پیروزه (۵ نمره)
- آزمون میان‌ترم (۴ نمره)
- آزمون پایانی (۶ نمره)

مراجع

- [1] S. M. Schafer. *HTML, XHTML, and CSS Bible*. 5th edition, Wiley Publishing, 2010.
- [2] J. Forcier, P. Bissex, and W. Chun. *Python Web Development with Django*. Pearson Addison-Wesley, 2009.
- [3] W. J. Chun. *Core Python Applications Programming*. 3rd edition, Pearson Addison-Wesley, 2012.
- [4] M. Fowler, D. Rice, M. Foemmel, E. Hieatt, R. Mee, and R. Stafford. *Patterns of Enterprise Application Architecture*. Pearson Addison-Wesley, 2003.



دانشکده مهندسی کامپیوتر

برنامه‌سازی موبایل (۴۰۴۲۹)

Mobile Programming

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: برنامه‌سازی پیشرفته

اهداف درس

هدف از این درس آشنایی دانشجویان با مفاهیم و الگوهای برنامه‌سازی موبایل است. مطالب این درس در برگیرندهٔ برنامه‌سازی در سیستم‌های عامل اندروید و iOS خواهد بود. آشنایی قبلی با زبان برنامه‌سازی جاوا برای این درس لازم است، بنابراین گذراندن درس برنامه‌سازی پیشرفته به عنوان پیش‌نیاز ضروری است.

ریز مواد

- مقدمه و بریابی محیط توسعه اندروید (در جلسه)
- آشنایی با مفاهیم، ابزارها (Android Studio و Android SDK)، نحوه خطایابی و آزمون در توسعه‌ی برنامه‌های اندروید، فرآیند تولید یک برنامه اندروید
- واسط کاربری و الگوهای آن (سه جلسه)
 - آشنایی با الگوی MVP. معرفی مولفه‌های واسط کاربری، اصول طراحی و پیاده‌سازی یک واسط کاربری سفارشی (به کمک سیط view و GroupView)، مدیریت واسط کاربری به صورت پویا (dynamic layouts) و بهترین الگوهای management (best practices) طراحی واسط کاربری در اندروید
- مدیریت داده‌ها و بومی‌سازی (سه جلسه)
 - ذخیره و بازیابی اطلاعات یک برنامه کاربردی در Preference، اشتراکی و اختصاصی، ارتباط با پایگاه داده SQLite، مکانیزم‌های پشتیبانی از database (i18n)، (l10n)، (i18n)، (l10n)، (localization)
- حافظه و ریسمان‌ها (چهار جلسه)
 - چرخه حیات برنامه اندروید (application life cycle)، مدل حافظه و مدیریت ریسمان‌ها در اندروید، آشنایی با اصول پیاده‌سازی الگو AsyncTask
- مدیریت سرویس‌ها (چهار جلسه)
 - سرویس‌های مبتنی بر مکان (location-based services)، مدیریت سرویس‌ها و هشدارها (Broad-.Services)، مدیریت سرویس‌ها و هشدارها (location-based services)، مدیریت دوربین، مدیریت مسحیه‌ها (sensor manager)، آشنایی با پرداخت درون برنامه‌ای
- بریابی محیط توسعه iOS (یک جلسه)
 - آشنایی با مفاهیم و ابزارهای توسعه برنامه‌سازی (Xcode)، مروری بر مولفه‌های واسط کاربری و آشنایی با MVC، Storyboards
- برنامه‌سازی با Swift (سه جلسه)
 - آشنایی با ساختار زبان، انواع داده، کلاس‌ها و انتبا، قلمروها (Scopes)، اختیاری‌ها (Optionals)، داده‌ها و توابع عام (Generics)، آشنایی با بروتکل‌ها (Protocols)، مدیریت خطاهای، مروری بر مدیریت حافظه



- نکنولوژی‌های iOS (هشت جلسه)
 - تکنولوژی‌های واسط کاربری (Core Animation ،Core Graphics ،UIKit)، تکنولوژی‌های بازی‌سازی (Core Controller ،OpenGL ES.Sprte Kit ،Game Kit)
 - تکنولوژی‌های مدیریت داده‌ها (AV Foundation)، مدیریت صدا و تصویر (Foundation ،Data
- امنیت (سه جلسه)
 - آشنایی با مخاطرات امنیتی و استانداردهای تخمین آن (mobile security assessment)، آشنایی با ابزارهای static and Obfuscation
 - آشنایی با ابزارهای تحلیل مخاطرات امنیتی (روش‌های مبتنی بر تحلیل استاتیک و پروتکلی dynamic analysis tools، روش‌های مهندسی مجدد)

ارزیابی

- آزمون‌های میان‌ترم و پایان‌ترم (۱۲ نمره)
- چهار تمرین (۴ نمره)
- یک بروزه (۴ نمره)

مراجع

- [1] M. L. Murphy. *The busy coder's guide to Android development*. CommonsWare, 2011.
- [2] M. Nenburg. *iOS 12 Programming Fundamentals with Swift*. O'Reilly Media, 2018.





دانشکده‌ی مهندسی کامپیوتر

رایانش چند هسته‌ای (۴۰۴۳۲)

Multicore Computing

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: برنامه‌سازی پیشرفته، معماری کامپیوتر	هم‌نیاز: -

اهداف درس

هدف اصلی درس آشنایی با ساختار سیستمهای چند هسته‌ای و پر هسته‌ای و برنامه‌نویسی موازی برای این سیستم‌ها است. به این منظور، ابتدا معماری کلی، مفاهیم اولیه و جالش‌های موجود در سیستم‌های چند هسته‌ای و پر هسته‌ای ارائه می‌گردد. در ادامه، ابزار و روش‌های برنامه‌نویسی موازی روی چند بستر چند هسته‌ای و پر هسته‌ای معرفی می‌شود.

ریز مواد

- معرفی معماری سیستم‌های چند هسته‌ای و مدل‌های برنامه‌نویسی موازی
 - تاریخچه ظهور سیستم‌های چند هسته‌ای
 - جالش‌های برنامه‌نویسی کارا روی سیستم‌های چند هسته‌ای
 - معرفی مسطوح موازات در برنامه‌ها
 - تحلیل تسریع در سیستم‌های چند هسته‌ای همگون و ناهمگون
 - ارائه چند نوعی واقعی از سیستم‌های چند هسته‌ای
 - چند پردازنده‌ها با حافظه مشترک
 - معرفی کلی معماری
 - ارائه مسئله Cache Coherence و راه حل‌ها
 - معرفی اجمالی مدل برنامه‌نویسی و نحوه همگام‌سازی تغیرات
 - نحوه پرسورد با توجه‌های بجزئی
 - ایده‌های کلی در پیوست پردازنده‌های موازی
- الگوهای رایج موازی محاسبات و مدیریت داده
 - الگوهای محاسباتی موازی: Fork-Join, Recurrence, Stencil, Scan, Reduction, Map
 - الگوهای موازی مدیریت داده: Partitions & Geometric Decomposition, Pack, Scatter, Gather
- برنامه‌نویسی موازی عمومی در سیستم‌های چند هسته‌ای
 - برنامه‌نویسی با Pthreads
 - برنامه‌نویسی با OpenMP
- برنامه‌نویسی موازی در سیستم‌های پردازی
 - معرفی کلی سیستم‌های پردازی و آرایه‌ای
 - معرفی ISA مخصوص پردازنده Intel برای محاسبات SIMD
 - معرفی معماری و نحوه برنامه‌نویسی پردازنده CELL BE
 - برنامه‌نویسی موازی در پردازنده‌های گرافیکی عالم نظرور



- معرفی جامع معماری پردازنده‌های گرافیکی
- معرفی معماری چند تموه واقعی از پردازنده‌های گرافیکی شرکت NVIDIA
- برنامه‌نویسی با زبان CUDA
- معرفی NVIDIA Profiler شرکت NVIDIA
- معرفی اجمالی برنامه‌نویسی موازی در سیستم‌های توزیع شده
- معرفی کتابخانه MPI (Message Passing Interface) و نحوه‌ی برنامه‌نویسی موازی براساس مدل تبادل پیام

ارزیابی

- شرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره
- آزمونک‌ها: ۲ نمره

مراجع

- [1] D. A. Patterson and J. L. Hennessy. *Computer Architecture: A quantitative approach*. Morgan Kaufmann, 2019.
- [2] J. Sanders and E. Kandrot. *CUDA by examples: An introduction to GPGPU programming*. Addison-Wesley, 2011.
- [3] D. B. Kirk and W. W. Hwu. *Programming massively parallel processors: A hands-on approach*. NVIDIA, 2010.
- [4] M. McCool, A.D. Robison, and J. Reinders. *Structured Parallel Programming*. Elsevier, 2012.





دانشکده مهندسی کامپیوتر

مدارهای واسط (۴۰۴۳۳)

Interface Circuits

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: معماری کامپیوتر

اهداف درس

در این درس دانشجویان با انواع رابطه‌های فیزیکی سامانه‌های کامپیوتری با دیگر سامانه‌ها یا محیط واقعی (آنالوگ یا پیرامونی) آشنا می‌شوند و پروتکل‌های حاکم بر ارتباط بین این واسطه‌ها، مزایا و معایب، کاربردها، و اصول طراحی آنها را فرا می‌گیرند تا بتوانند:

- (۱) با تسلط نسبی به اصول طراحی هریک از رابطه‌های مطرح شده، توان طراحی مداری یا درگ جامع عملکرد هریک از رابطه‌های معرفی شده را داشته باشند.
- (۲) با انتخاب درست نحوه اتصال بین دو یا چند سامانه کامپیوتری و یا سیستم کامپیوتری و محیط آنالوگ پیرامونی و بسته به نوع و محیط کاربرد، تسبیت به طرح زیزی برای انتقال اطلاعات درون یک سامانه یا بین سامانه‌ها اقدام کنند.
- (۳) با تسلط نسبی به طیف وسیعی از رابطه‌های کامپیوتری (در کنار تسلط به بخش‌های پردازشی و ذخیره‌سازی اطلاعات)، شناخت کامل‌تری نسبت به معماری یک سامانه، اجزا و نحوه هم بندی آن حاصل نمایند (یه عنوان مثال، در مطالعه و بررسی یک سامانه‌ی کنترل صنعتی برای شناخت آن به منظور یا ز طراحی سامانه)

ریز مواد

- مفاهیم اصلی تبادل اطلاعات

- مفهوم و ویژگی‌های میگانل در خطوط انتقال در سامانه‌های کامپیوتری
- مفهوم پهنای باند، تردد انتقال، فشرده‌سازی اطلاعات، کدگذاری و محدودیت‌های فناوری
- اصول ارتباط واسطه‌های سریال و موازی
- مدارهای واسط سنکرون و آسنکرون
- شیوه‌های سرویس دهن و آدرس دهن در مدارهای واسط

- گذرگاههای انتقال درون سامانه‌ای

- گذرگاههای پردازنده و ادوات ذخیره‌سازی Hard و On-board Memory

- گذرگاههای ادوات جانبی

- مدارهای واسط در سامانه‌های نففته و صمعتی

- گذرگاههای انتقال بین سامانه‌های کامپیوتری

- رابط USB (انتقال اطلاعات)

- رابط HDMI (رابط کاربری)

- مروری بر واسطه‌های بی‌سیم

- Bluetooth

- Wireless USB

- Zigbee

- بررسی واسطه‌های نرم‌افزاری با سخت‌افزار (Device driver) و شیوه‌ی به کارگیری سیستم‌های عامل نففته و بی‌درنگ



- بررسی اجمالی شیوه ارتباط با دنیای آنالوگ و مبدل های آنالوگ به دیجیتال و دیجیتال به آنالوگ و حسگرها (Sensors) و محرک ها (Actuators) و مشکلات الکترومغناطیسی و هسته ای و تداخل، ارتباط زمین و ملاحظات طراحی واسطه های آنالوگ- دیجیتال
- بررسی نمونه کاربردی مدارهای واسطه بر مبنای برد میکروکنترلر Raspberry Pi با مشابه

ارزیابی

- تمرین های نظری: ۳ نمره
- آزمون های میان ترم و پایانی: ۱۵ نمره
- آزمونک ها: ۲ نمره

مراجع

- [1] Jonathan W. Valvano. *Embedded Microcomputer Systems: Real Time Interfacing*. 3rd edition, Cengage Learning, 2011.
- [2] Gourab Sen Gupta and Subhas Chandra Mukhopadhyay. *Embedded Microcontroller Interfacing, Designing Integrated Projects*. Springer 2010.
- [3] Stuart R. Ball. *Analog Interfacing to Embedded Microprocessor Systems*. Elsevier, 2004.





دانشکده مهندسی کامپیوتر

تجارت الکترونیکی (۴۰۴۳۸)

Electronic Commerce

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: مهندسی کاربرد	هم‌نیاز: -

اهداف درس

تجارت الکترونیکی به عنوان فناوری پایه در راه حل‌های الکترونیکی از آتجهان اهمیتی برخوردار است که در تحلیلی بینشیدگرا، گروهی از نوع راه حل‌های الکترونیکی را با فرض تغیر کالای مورد مبادله گوئدهای از تجارت الکترونیکی می‌دانند. ضرورت درس تجارت الکترونیکی به عنوان درسی جامع در حوزه‌های بین رشته‌ای فناوری اطلاعات به علت نیاز به فناوری‌های متعدد در طراحی و پیاده‌سازی در جنبه‌های اطلاعاتی و پیکره‌های دانشی و مهارتی گستردگی آن می‌توان جست.

ویژه مواد

- مقدمات (۲ جلسه)
- شالوده، ایزار و ساز و کارهای تجارت الکترونیکی (۱ جلسه)
- خرده فروشی (۲ جلسه)
- خدمات الکترونیکی (۲ جلسه)
- کسب و کار متحرک (۲ جلسه)
- کسب و کار هوشمند (۲ جلسه)
- کسب و کار اجتماعی (۲ جلسه)
- بنگاههای اجتماعی (۲ جلسه)
- بازاریابی الکترونیکی (۱ جلسه)
- تبلیغات و ترویج الکترونیکی (۱ جلسه)
- امنیت تجارت الکترونیکی (۲ جلسه)
- سامانه‌های پرداخت الکترونیکی (۱ جلسه)
- تحقق سفارش الکترونیکی (۱ جلسه)
- راهبردهای تجارت الکترونیکی (۲ جلسه)
- حقوق کسب و کار الکترونیکی (۱ جلسه)
- اسناد تجارت الکترونیکی (۲ جلسه)
- تجارت الکترونیکی در جهان (۱ جلسه)
- تجارت الکترونیکی در ایران (۱ جلسه)



ارزیابی

- تمرین‌های نظری و عملی: ۶ نمره
- آزمون‌های میان‌ترم و پایان‌ترم: ۱۲ نمره

• آزمونک‌ها: ۲ نمره

مراجع

- [1] E. Turban, D. King, J. K. Lee, T.-P. Liang, and D. C. Turban. *Electronic Commerce: A Managerial and Social Networks Perspective*. 8th edition, Springer, 2018.





دانشکده مهندسی کامپیوتر

گرافیک کامپیوترا (۴۰۴۴۷)

Computer Graphics

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: طراحی الگوریتمها	پیش‌نیاز: -

اهداف درس

هدف این درس آشنایی دانشجویان با مفاهیم پایه‌ای گرافیک کامپیوترا است. تکیه‌ی اصلی درس بر روی گرافیک کامپیوترا سه بعدی، مفاهیم افکنش‌ها و تبدیل‌های سه بعدی، توربردازی، رنگ‌آمیزی صفحه‌های گرافیکی و بازی‌های کامپیوترا با استفاده از نرم‌افزار OpenGL است. این نرم‌افزار در محیط زبان‌های برنامه نویس سطح بالا مانند C, C++, Java, قابل استفاده است. انتظار می‌رود که دانشجویان با یکی از این زبان‌ها آشنائی کامل داشته باشند و در طول نرم استفاده از OpenGL را نزدیک‌تر بگیرند.

ریز مواد

- آشنایی با مفاهیم کلی و ساخت‌افزارهای گرافیکی
 - تبدیل‌های هندسی سه بعدی
 - تبدیل affine سه بعدی
 - تمایش سه بعدی اشبا
 - مفاهیم دید
 - مراحل تولید یک صحنه
 - سیستم مختصات
 - تبدیل‌های افکنش (Projection) پرسپکتیو، موازی و مابل
 - نمایش سه بعدی سطوح انحصاری و سطوح مثلث بندی شده
- معرفی توایع و سطوح اسلالی و کاربرده آنها
 - توایع درجه ۳ و ۴ اسلالی از جمله توایع بزرگ، بی، بنا، نسی
 - تمایش یک اسلالی با استفاده از توایع اسلالی دیگر
- اثبات‌های جایی شکل، نمایش محوری، روشهای مبتنی بر اشکال خوش تعریف هندسی
 - درخت‌های هشت ثابی
 - درخت‌های بازیزی تقسیم کننده فضای سه بعدی
- روش‌های تشخیص سطوح قابل رویت
 - دسته‌بندی و معرفی الگوریتم‌ها و مقایسه آنها
- مدل محاسبه‌ی روشنایی فونگ، روش‌های نوربردازی و رنگ آمیزی (Rendering) سطوح
 - الگوریتم‌های سریع زلدرینگ
 - اعمال بافت و جزئیات بر سطوح
 - مدل هار رنگ و کاربرد آنها
 - نوربردازی کلی (Global illumination). سایه زن‌ها (Shaders)



- معرفی هندسه فرآکتالی برای ساخت اشبا و صحنه‌هایی که با هندسه اقلیدسی قابل توصیف نیستند
- مصورسازی مجموعه‌ی داده‌ها
- پویانمایی کامپیوتری
 - روش‌های سنتی ساخت پویانمایی
 - طراحی دنیاله‌ی پویانمایی
 - توابع عمرمند پویانمایی
 - سیستم قاب(frame)‌های کلیدی
 - تعیین جایگاهی و حرکت در سرعت‌های مختلف
 - محاسبه‌ی مسیر حرکت دوربین
- روش‌های ضبط حرکت کل بدن و چهره (Motion Capture) و کاربرد آن‌ها در ساخت پویانمایی، فیلم و بازی
- آشنایی با ساخت یک بازی کامپیوتری
 - معرفی عناصر اصلی شامل طراحی اشبا ثابت (پس زمینه) و اشبا متحرک، قیزیک
 - اعمال بافت بر روی اشبا
 - هوش مصنوعی، ستاریو، نوع بازی و موزیک
 - معرفی موتورهای بازی و امکانات آن‌ها
 - مدیریت ساخت بازی
 - تست مراحل مختلف توسعه بازی و بازار فروش

ارزیابی



- آزمون میان ترم اول: ۲/۵ نمره
- آزمون میان ترم دوم: ۲/۵ نمره
- آزمون پایان ترم: ۵ نمره
- تمرین‌های برنامه نویسی: ۱۰ نمره

مراجع

- [1] Hearn and Baker. *Computer Graphics with OpenGL*. 4th edition, Prentice-Hall, 2011.
- [2] Steve Marschner and Peter Shirley. *Fundamental of Computer Graphics*. 4th edition, CRC Press, 2016.
- [3] Edward Angel. *OpenGL, A primer*. Addison Wesley, 2002.



دانشکده مهندسی کامپیوتر

مدیریت و برنامه‌ریزی راهبردی فا (۴۰۴۴۸)

IT Strategic Planning and Management

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: مدیریت پژوهش‌های فناوری اطلاعات	هم‌نیاز: -

اهداف درس

آشنایی اطلاعاتی-مهارتی با مباحث نظری و کاربردی مطالعات راهبردی فا در حوزه‌های مدیریت و برنامه‌ریزی فناوری اطلاعات در سازمان و کسب شناخت انتخاب گونه مناسب مطالعه‌ی راهبردی فای برای هر سازمان با توجه به توان جذب آن، استفاده از روش‌گانهای مناسب و تولید راه حل‌های گذار با روش‌های سازمانی بهره‌گیرنده از الگوهای مهندسی اصلاح‌بنیان از اهداف اصلی این درس است. در اهداف ثانویه درس به درگ خضورت ترسیم نقشه‌های معماری و به روز رسانی آن برای گذر از وضعیت موجود به شرایط مطلوب و فراهم سازی امکان یکپارچه‌سازی سامانه‌های راه حل که پیش‌نیاز پژوهش‌های ملی نظری دولت الکترونیکی است می‌توان اشاره کرد. ارتقاء سطح تکریش دانشجویان و کسب توان استخراج راه حل‌های سامانه‌ای برای تحقق راه حل‌های سازمانی نیز در این میان با تمریقات عملی به مهارت لازم تبدیل خواهد شد.

ریز مواد

- مقدمات (۲ جلسه)

- اهداف، برنامه‌درسي و توافق بر الگوري تعليم و چارچوب درس.
- واژه‌شناسی مدیریت و برنامه‌ریزی راهبردی.

- تمامی ۳۶۰ درجه‌ی برنامه‌ریزی راهبردی سنتی (۴ جلسه)

- تدوین IFE + EFE + SPACE + QSPM (۲ جلسه)

- تدوین مدل-سیاست بر نامه‌ی راهبردی سازمان (۲ جلسه)

- انواع مطالعات راهبردی سازمان از کسب و کار تا فناوری (۲ جلسه)

- معماری اطلاعات سازمان برای مدیران (۳ جلسه)

- برنامه‌ریزی راهبردی فناوری اطلاعات (۲ جلسه)

- معماری سازمان هاشنکه (۲ جلسه)

- مدیریت منظره‌ی فای هاشنکه (۲ جلسه)

- استانداردهای فنی معماری سازمان هاشنکه (۲ جلسه)

- مدل‌های مرجع، سیاست‌نامه، پیانه‌ی تغییر (۱ جلسه)

- مروری بر روش‌گانهای معماری سازمان (۱ جلسه)

- برنامه‌ریزی راهبردی فناوری اطلاعات کوئیگزبرگ (۱ جلسه)

- معماری سازمانی در ایران-پیشنهاد مدل مل (۱ جلسه)

- مدل‌های بلوغ معماری سازمانی (۱ جلسه)



ارزیابی

- آزمون‌های مبانی ترم و پایانی: ۱۲ نمره
- آزمون‌گاه‌ها: ۶ نمره
- مطالعه‌ی انفرادی آخرين فناوری‌ها: ۲ نمره

مراجع

- [1] Inge Hanschke. *Strategic IT Management*. Springer, 2010.
- [2] Damy Greefhorst and Erik Proper. *Architecture Principles*. Springer, 2011.
- [3] Martin Op't Land. *Enterprise Architecture Creating Value by Informed Governance*. Springer, 2009.
- [4] Mario Godinez. *The Art of Enterprise Information Architecture*. IBM Press, 2010.





دانشکده مهندسی کامپیوتر

نظریه محاسبات (۴۰۴۵۵)

Theory of Computation

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: ساختمان داده‌ها و الگوریتم‌ها

اهداف درس

هدف از ارائه این درس آشنایی دانشجویان با مبانی نظریه‌ی محاسبات و مقاهم اصلی مدل‌های محاسبه‌پذیری، مسائل حل شدنی، منطق ریاضی و مقدمه‌ای بر نظریه آtomاتا بر ورودی‌های نامتناهی رشتۀ‌ای یا درختی است. این درس در واقع تأمین‌کننده پایه‌ی نظری لازم برای دانشجویانی است که در دوره‌های تحصیلات تکمیلی در گرایش‌های نظریه‌ی محاسبات و الگوریتم یا روش‌های صوری در مهندسی نرم‌افزار و درستی‌یابی سیستم‌ها تحصیل می‌کنند، و همچنین منطق ریاضی لازم برای هوش مصنوعی را بنا می‌نمایند.

ریز مواد

درس شامل سه بخش اصلی است:

- نظریه‌ی محاسبه‌پذیری و مقدمه‌ای بر پیچیدگی محاسبات

- مدل تورینگ محاسبه، تز تورینگ-چرج، توابع و زبان‌های تصمیم‌پذیر (بازگشتن)، توابع و زبان‌های تشخیص پذیر (بازگشتنیه شمارش پذیر)، توابع محاسبه ناپذیر، مقاله‌ی توقف، ماشین تورینگ جهانی، ماشین تورینگ چند نواری و ماشین تورینگ غیرقطعی و قضایای معادل بودن آنها (۳ جلسه)
- روش‌های اثبات تصمیم‌پذیری و تشخیص ناپذیری زبان‌ها شامل روش کاهش به مقاله توقف و روش کاهش تابعی (۲ جلسه)

- مقدمه‌ای بر سایر مدل‌های محاسبه (۲ جلسه)

- مدل ماشین دسترسی تصادفی (RAM) قوانین بیوان

- نظریه‌ی توابع بازگشتنی کلینی

- حساب لامیدا چرج

- سیستم‌های پست

- قضیه بازگشتنی و خود-ارجاعی (۱ جلسه)

- تعریف محاسباتی اطلاعات و پیچیدگی رشتۀ‌ای (۲ جلسه)

- مقدمه‌ای بر نظریه‌ی پیچیدگی و مروری بر کلام‌های پیچیدگی زمان و حافظه و مسائل دشوار (۳ جلسه)

- منطق ریاضی از منظر نظریه‌ی محاسبات

- منطق گزاره‌ها، نحو و معناشناسی آن، سیستم استنتاجی اصل موضوعی و قضایای محت و تمامیت آن، قضایای تصمیم‌پذیری منطق گزاره‌ها (۲ جلسه)

- منطق مرتبه اول، نحو و معناشناسی آن، قضایای فشردگی و لووون‌هايم-اسکونم (۲ جلسه)

- سیستم استنتاجی اصل موضوعی منطق مرتبه‌ی اول و قضیه‌ی صحیت آن (۱ جلسه)

- قضیه‌ی گدل در تمامیت سیستم استنتاجی منطق مرتبه‌ی اول (۱ جلسه)

- قضیه چرج در تصمیم‌پذیری منطق مرتبه‌ی اول (۲ جلسه)

- سیستم‌های اصل موضوعی نظریه‌ی اعداد و قضیه‌ی ناتمامیت گدل (شکل اول و دوم) (۲ جلسه)



- مقدمه‌ای بر نظریه آtomاتا بر ورودی‌های نامتناهی
- آtomاتای بوجنی و راین بر رشته‌های نامتناهی (۲ جلسه)
- قضایای مربوط به مکمل کردن و آزمون نهی بودن زبان آtomاتای بوجنی، آtomاتای بوجنی غیرقطعی، قضیه سفرا (۳ جلسه)
- مقدمه‌ای بر رابطه مسائل تصمیم‌پذیری منطق با نظریه آtomاتا (۲ جلسه)
- مقدمه‌ای بر آtomاتای بر ورودی درختی (۲ جلسه)

ارزیابی

- آزمون میان ترم (۲۵٪ کل نمره)
- آزمون پایان ترم (۴۰٪ کل نمره)
- حداقل شش سری نمرین (۲۵٪ کل نمره)
- ارزش‌بایی مستمر در کلام‌شامل جند امتحانک از پیش اعلام شده (۱۰٪ از نمره اصلی و با امکان حداکثر معادل ۵٪ نمره کمکی)
- گزارش و ارائه پژوهش (اختیاری حداکثر ۱۵٪ نمره اضافی)

مراجع

- [1] G. Boolos, J. Burgess, and R. Jeffrey. *Computability and Logic*. 5th edition, Cambridge University Press, 2007.
- [2] D. Kozen. *Theory of Computation*. Springer, 2006.
- [3] S. Hedman. *A First Course in Logic: An introduction to model theory, proof theory, computability, and complexity*. Oxford University Press, 2004.
- [4] M. Sipser. *Introduction to the Theory of Computation*. 2nd edition, Thompson Co., 2006.





دانشکده‌ی مهندسی کامپیوتر

نظريه بازي ها (۴۰۴۵۶)

Game Theory

نوع درس: نظری	تعداد واحد: ۳
پيش‌نماي: ساختمان داده‌ها و الگوريتم‌ها، آمار و احتمال منهندسي	هم‌نماي:

اهداف درس

نظريه بازي ها کاربردهای وسیعی در بسیاری از حوزه‌ها دارد که مهم‌ترین آن‌ها حوزه‌های اقتصادی، کسب‌وکار، علوم اجتماعی است. به طور کلی در نظریه بازي ها با سیستم‌های شامل عامل‌های هوشمند و خودخواه سروکار داریم که هر کدام از آن‌ها بنا به مصالح خویش وضعیت سیستم را تغییر می‌دهند. نظریه بازي ها ابزار تحلیل این گونه از سیستم‌ها را در اختیار ما قرار می‌دهد و گمک می‌کند که بتوانیم آن‌ها را به شیوه‌ای درست و منطقی کنترل کنیم. هدف از این درس آشنایی مقدماتی با مفاهیم این نظریه و چند نمونه از کاربردهای آن در مدل‌سازی، تحلیل ریاضی و شیمایی است.

ریز مواد

• بازي های فرم نرمال (Normal Form Games) (۴ جلسه)

- رفتار منطقی (Rational Behavior) و تابع سودمندی (Utility Function)
- تعریف بازي های فرم نرمال
- نقطه تعادل نش (Nash Equilibrium) ساده و ترکیبی
- مثال‌های متعدد از بازي های فرم نرمال کلامیک
- روش‌های محاسبه نقاط تعادل در بازي های فرم نرمال ساده

• بازي های فرم گسترده (Extensive Form Game) (۲ جلسه)

- تعریف بازي های فرم گسترده
- تعادل زیربازي کامل (Subgame Perfect Equilibrium)
- مثال‌های متعدد از بازي های فرم گسترده کلامیک
- روش‌های محاسبه نقاط تعادل در بازي های فرم گسترده ساده

• نظریه بازي های نکاملی (Evolutionary Game Theory) (۲ جلسه)

- استراتژی های نکاملی پایدار
- ارتباط با تعادل های نش
- استراتژی های نکاملی پایدار ترکیبی

• پارادوکس برائنس (Braess Paradox) مدل‌سازی ترافیک شبکه‌ها با استفاده از نظریه بازي ها (۱ جلسه)

- مدل‌سازی نظریه بازي های ترافیک
- ترافیک نقطه تعادل
- پارادوکس برائنس

• بازارهای تطابق (Matching Markets) (2 جلسه)



- گراف‌های دویخته
- تعابیر کامل
- قیمت‌های پاک‌کننده بازار
- ارتباط با مزایده‌ها
- * مدل‌سازی قدرت و چانه‌زنی (Bargaining) (۲ جلسه)
 - مدل‌سازی ارتباط دو انسان (رامکار چانه‌زنی نش، بازی نهایی)
 - مدل‌سازی تبادل بین دو انسان (خروجی‌های پایدار، خروجی‌های متوازن)
- * طراحی مکاتیزم مزایده‌های ساده (۵ جلسه)
 - تعریف مزایده و مدل‌سازی مبتنی بر نظریه بازی‌ها
 - اقسام مزایده‌ها و ارتباط آن‌ها با یکدیگر حداقل شامل مزایده آسانی، زبانی، انگلیسی، اولین قیمت (First Price Auction) و دومین قیمت (Second Price Auction)
 - تحلیل مزایده دوین قیمت
 - مقدمه‌ای بر VCG و مزایده‌های جست‌وجوی حسابت‌شده (Sponsored Search Auctions)
- * مدل‌های تجارت شبکه‌ای ساده همراه با واسط (۲ جلسه)
 - قیمت‌گذاری در بازار
 - مدل‌سازی تجارت بر روی شبکه‌های واسطه‌دار با استفاده از نظریه بازی‌ها
 - تقاضا تعادل و ارتباط با مزایده‌ها
- * مدل‌سازی سیگنال‌های ارتباطی و آیشاره‌های اطلاع‌انی (۳ جلسه)
 - بازی‌های سیگنال‌الی (Signaling Game)
 - تئوری سخن-عمل (speech-act)
 - قانون بیز و تصمیم‌گیری در شرایط عدم اطمینان
 - اعمال گله‌ای (Herding)
 - آیشاره‌های اطلاع‌انی
- * تحلیل بازار، تاثیرات شبکه‌ای (Network Effects) و بیگانگی‌ها (Externalities) (۲ جلسه)
 - تحلیل بازار بدون در نظر گرفتن تاثیرات شبکه‌ای
 - تحلیل بازار یا در نظر گرفتن تاثیرات شبکه‌ای
 - دید پویا به بازارها و تقاضا پایدار و ناپایدار
 - بیگانگی‌های مثبت و منفی
- * انتخاب جمیعی (Social Choice) و مکانیزم‌های رای‌گیری (۲ جلسه)
 - تعریف انتخاب جمیعی و مکانیزم‌های رای‌گیری
 - آشنایی با مکانیزم‌های رای‌گیری معروف
 - قضیه عدم امکان ازو (Arrow's Impossibility Theorem)
- * ارزش دارایی‌ها و دارایی‌های معنوی (۲ جلسه)
 - بیگانگی‌ها و قضیه کوز (Coase Theorem)
 - تراژدی اشتراکات
 - دارایی معنوی
- * مقدمه‌ای بر بازی‌های ائتلافی (Coalitional Game Theory) (۱ جلسه)



- تعریف بازی‌های ائتلافی
- مفهوم هسته
- حل چند نمونه بازی‌های ائتلافی کلاسیک
- مقدار شپلی (Shapely-Value)

ارزیابی

- تمرین نظری: ۲۰٪ نمره
- آزمون‌ها (میان‌ترم، پایان‌ترم و آزمون‌کنکا): ۸۰٪ نمره

مراجع

- [1] Yoav Shoham and Kevin Leyton-Brown. *Multiagent systems: Algorithmic, game-theoretic, and logical foundations*. Cambridge University Press, 2008.
- [2] David Easley and Jon Kleinberg. *Networks, crowds, and markets: Reasoning about a highly connected world*. Cambridge University Press, 2010.
- [3] Martin J. Osborne and Ariel Rubinstein. *A course in game theory*. MIT press, 1994.





دانشکده مهندسی کامپیوتر

اندازه‌گیری و کنترل کامپیوترا (۴۰۴۶۳)

Computer Measurement and Control

تعداد واحد: ۳	نوع درس: نظری
پیش‌نیاز: مبانی مدارهای الکتریکی و الکترونیکی	هم‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با انواع حسگرها و عملکردها، مدارهای رابط، تقویت‌کننده و مبدل سطح ولتاژ خروجی حسگرها و فرمان‌های اعمالی به عملکردها، مدارهای مبدل آنالوگ به دیجیتال و دیجیتال به آنالوگ، بخش پردازنده و دیگر اجزای پک سامانه کنترل کامپیوترا (دیجیتال) است.

ریز مواد

- آشنایی با مفاهیم کنترل روند (۳ جلسه)

- مبتنی‌های کنترل

- بلوک دیاگرام کنترل روند

- ارزیابی سیستم کنترل

- پردازش‌های آنالوگ و دیجیتال

- واحدها، استانداردها و تعاریف

- پاسخ‌زمانی حاسه

- دقت محاسبات و کمیت‌های آماری

- شکل‌دهی آنالوگ سیگنال (۴ جلسه)

- اصول اولیه شکل‌دهی آنالوگ سیگنال‌ها

- مدارهای غیرفعال

- مدارهای با تقویت‌کننده‌ی عملیاتی

- شکل‌دهی دیجیتال سیگنال‌ها (۴ جلسه)

- اصول اولیه شکل‌دهی آنالوگ سیگنال‌ها

- مبدل‌ها

- سیستم‌های جمع‌آوری اطلاعات

- حاسه‌های دما (۴ جلسه)

- مقاومت‌های فلزی

- گرمیستور

- نرم‌گردیل

- دیگر حاسه‌های دما

- حاسه‌های مکانیکی (۴ جلسه)

- حاسه‌های جابه‌جاکی، موقعیت و وضعیت



- حسسه‌های نیرو
- حسسه‌های حرکت
- حسسه‌های فشار
- حسسه‌های جریان میلات
- حسسه‌های نوری (۲ جلسه)
- آشکارسازهای شدت نور
- دماسنجی از راه دور
- منابع نور
- کنترل نهایی (۳ جلسه)
- عملیات کنترل نهایی
- تبدیل سیگنال
- الکترونیک صنعتی
- فعال‌کننده‌ها
- اجزای کنترل کننده
- کنترل روند حالت گسته (۲ جلسه)
- تعریف
- مشخصات سیستم
- کنترل کننده‌های رله‌ای و دیاگرام‌های نزدیانی
- کنترل کننده‌های منطقی قابل برنامه‌ریزی
- اصول اولیه کنترل کننده‌ها (۱ جلسه)
- مشخصات روند
- پارامترهای سیستم کنترل
- حالات کنترل کننده‌ی نایپوسته
- حالات کنترل کننده‌ی پیوسته
- حالات کنترل ترکیبی
- کنترل کننده‌های آنالوگ (۱ جلسه)
- قابلیت‌های عمومی
- کنترل کننده‌های الکترونیکی
- کنترل کننده‌های پیوسته
- کنترل کننده‌های دیجیتال (۲ جلسه)
- روش‌های کنترل دیجیتال
- بعکارگیری کامپیوتر در کنترل روند
- مشخصات اطلاعات دیجیتال
- نرم‌افزار کنترل کننده
- مثال‌هایی از کنترل کامپیوترا



ارزیابی

- تمرین‌های نظری: ۴ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۶ نمره

مراجع

- [1] Curtis D. Johnson. *Process Control Instrumentation Technology*. 7th edition, Prentice-Hall International, Inc., 2006.
- [2] Alan J. Crispin. *Programmable Logic Controllers and Their Engineering Applications*. McGraw-Hill, 1990.





دانشکده مهندسی کامپیوتر

فناوری اطلاعات (۴۰۴۶۷)

Information Technology

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: -

اهداف درس

حوزه‌ی گستردگی به کارگیری رایانه چهارچوب مباحث فناوری اطلاعات را تشکیل می‌دهد و پیش فهم‌های این فناوری، گسترهای اثرات اجتماعی، اقتصادی و فرهنگی را تاثیر گذار تلقی می‌کنند. دانشجویان در این درس اول با اصول، تعاریف، مفاهیم، کاربردها، اثرات سازمانی و اجتماعی، مفاهیم مدیریتی این فناوری، شالوده‌ها و معماری آن آشنا می‌شوند. به دلیل اینکه مهندسان رایانه و فناوری اطلاعات ابداع گردن و ترویج کنندگان راه حل‌های نو در این حوزه هستند باید از آخرین مفاهیم، دستاوردها و حوزه‌های به کارگیری این فناوری در جهان و ایران آگاه باشند. گستردگی مفاهیم این درس به علت عمق دهی به هر مبحث در دروس بعدی، شاکله‌ی ساختاری آن را تشکیل می‌دهد.

ریز مواد

* مقدمه (۱ جلسه)

- درس اول، ارزش‌ها و آسیب‌ها

◦ تفاوت‌ها و شباهت‌ها و اشتراکات رشته‌های علوم رایانه، مهندسی رایانه، مهندسی نرم‌افزار، فناوری اطلاعات

◦ اطلاعات (قا) و سامانه‌های اطلاعاتی در استانداردهای جهانی

* پیش‌بینی، تعاریف، اصول، چارچوب و پیش‌فهم‌ها (۲ جلسه)

- از ویتر تا دریقوس، تافلر، کامستلر تا انگاره فای فریمن

◦ از سایبرنتیک تا رایانه، انفورماتیک، فناوری اطلاعات

◦ دیدگاه قائل به تاثیر: فناوری نه خوب است نه بد اما قطعاً خوبی نیست (کرانبرگ)

* داده، اطلاع و دانش: تعاریف، تفاوت‌ها و شباهت‌ها و ارزش‌های فناوری اطلاعات (۳ جلسه)

- تعاریف داده، اطلاع و دانش و نسبت آن‌ها

◦ نظریه‌ی اطلاعات شانون، ارزش اطلاع لوسین ریاردن

◦ زیست‌چرخ‌های داده، اطلاع و دانش و نسبت آن‌ها

◦ انواع ارزش‌های یک اطلاع

◦ سازمان‌های مبتنی بر قاوا در اقتصاد رقمنی و مدیریت فناوری اطلاعات

* رایانش شبکه‌ای و مدیریت فا در سازمان‌های مبتنی بر فا در اقتصاد رقمنی (۲ جلسه)

- شبکه، ایزو و قراردادهای شبکه‌سازی و انواع شبکه‌ها و ارتباطات بین شبکه‌ای و اینترنت

◦ سیبر تکنولوژی خودکاری سازی در سازمان‌ها

◦ دورکاری و سازمان‌های مجازی

* توان جذب فا، آمادگی الکترونیکی، رتبه‌بندی‌های رقمنی و ضوابط و معابرها و شکاف رقمنی (۲ جلسه)

- توان جذب فناوری، نحوه‌ی محاسبه و ارتقای آن



- آمادگی رفعی و شکاف رفعی و کاربردهای این سنجش‌ها
- مدل‌های رتبه بندی، پارامترها و نحوه محاسبه و ارزش‌های آن‌ها
- آمادگی الکترونیکی و مدل محاسباتی آن
- تجارت و کسب و کار الکترونیکی، هوش نجاری و مخازن داده‌ای (۳ جلسه)
- تعاریف، تفاوت‌ها و شایعه‌های تجارت و کسب و کار الکترونیکی
- انواع پیوندهای متعامل در تجارت الکترونیکی
- انواع مدل‌های کسب و کاری در اقتصاد رفعی
- هوش نجاری، تعاریف، کاربردها و نحوه‌ی به کارگیری آن
- مخازن داده‌ای، تعاریف، معماری و استفاده از آن در تحقق هوش نجاری
- انواع کاوش‌های داده‌ای، متغیر و ویس و کاربردهای داده‌کاوی در هوش نجاری
- ریاضیات بی‌سیم و متحركة، فرآگیری، حی و حاضر و ارزش افزای (۲ جلسه)
- ارتباطات متحرک و بی‌سیم؛ شالوده‌ها و کاربردها
- فناوری‌های ارتباطی و اطلاعاتی و تحقق ریاضیات فرآگیری
- ریاضیات حی و حاضر و الزامات آن
- ریاضیات ارزش افزای و راه‌های تحقیق و الزامات بیاده‌سازی آن
- سامانه‌های کاری، بنگاهی، محلی و بین‌المللی، ویژگی‌ها و پکارچه‌سازی آنها (۲ جلسه)
- سامانه‌های کاری و اولویت‌های تبیه آنها
- سامانه‌های جهانی و بین‌المللی، الزامات طراحی و ویژگی‌های بیاده‌سازی
- سامانه‌های عتیقه یا موروئی، نیازها و راه حل‌های تجمعی
- فناوری‌ها و ابزارهای پکارچه‌سازی
- سامانه‌های حامی مدیریت، زنجیره‌های تأمین، برنامه‌ریزی منابع سازمان و پیوند با مشتریان (۲ جلسه)
- انواع سامانه‌های اطلاعات مدیریت، اطلاعات راهبردی، اطلاعات اجرا و تصمیم‌پاری
- معماری و ویژگی‌ها
- کاربردها و تنگنها
- انواع ساختارهای اینترنتی، شالوده و معماری فا (۳ جلسه)
- اینترنت‌ها و اکسترانتها
- سایت‌ها، وب‌نوشت‌ها، شبکه‌های اجتماعی تا درگاه‌های بنگاهی و انواع آن‌ها
- چارچوب یک ساختار تجارت الکترونیکی
- تسبیت معماری و شالوده فا در بنگاهها
- کاربردهای ترکیبی ارزش افزای امروزین فا (۲ جلسه)
- سامانه‌های اطلاعات جغرافیائی، معماری و کاربرد
- سامانه‌جهانی مکان یابی
- سامانه‌های مدیریت گردش کار
- کاربردها و نحوه‌ی به کارگیری فناوری تسبیت از راه دور
- دورگاری، امکانات و تبعات آن
- اثرات، آداب و امنیت فا (۲ جلسه)
- تبعات حضور گسترده‌ی فا در جهان



- ضرورت آداب و اخلاق فا و نحوه تحقیق و پیاده‌سازی آن
- جهان مجازی، زندگی دوم و تبعات اجتماعی و فرهنگی آن
- امنیت در جهان فا و راههای تحقیق آن
- جامعه‌ی اطلاعاتی و دولت الکترونیکی، خدمات الکترونیکی و شالوده‌ها (۲ جلد)
- تعریف دولت الکترونیکی؛ نیازها و الزامات و پیش‌بازارهای تحقیق آن
- جامعه‌ی اطلاعاتی، ویژگی‌ها و الزامات جهانی تحقیق آن
- آموزش و یادگیری الکترونیکی، انواع و نیازها و اثرات اجتماعی آن
- انواع خدمات الکترونیکی و کاربردهای آنها
- سیاست ملی و بین‌المللی فناوری اطلاعات (۲ جلد)
- پیشیه قنوات فناوری اطلاعات در ایران
- متولیان، قوانین، استاد بالادستی فا در ایران
- صنعت و بازار فا در ایران
- بانکداری الکترونیکی در ایران
- آموزش رایانه و فا در ایران
- نقش پارک‌های فناوری اطلاعات در انتقال فناوری
- سیماهی کنونی فناوری اطلاعات در جهان



ارزیابی

- تمرین‌های نظری: ۷ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۱ نمره
- آزمونک‌ها: ۲ نمره

مراجع

- [1] Linda Volonino and Efraim Turban. *Information Technology for Management Improving Performance in The digital Economy*. 8th edition, WILEY, 2011.
- [2] Efraim Turban, Dorothy Leidner, Ephraim Mclean and James Wetherbe. *Information Technology for Management, Transforming Organizations in the Digital Economy*. 5th edition, John Wiley & Sons Inc, 2006.
- [3] E.Turban, R.K.Rainer, and R.E.Potter. *Introduction to Information Technology*. 3rd edition, WILEY, 2005.
- [4] Urs Birchler and Monika Butler. *Information Economics*. Routledge, 2007.
- [5] E. W. Martin and C. V. Brown. *Managing Information Technology*. 5th Edition, Prentice Hall, 2004.
- [6] K. D. Willett. *Information Assurance Architecture*. CRC, 2008.
- [7] Thomas. H. Davenport and Laurence Prusak. *Information Ecology : Mastering the Information and Knowledge Environment*. OXFORD University Press, 1997.



دانشکده مهندسی کامپیوتر

ایجاد چاپک نرم افزار (۴۰۴۷۵)

Agile Software Development

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: –	پیش‌نیاز: تحلیل و طراحی سیستم‌ها

اهداف درس

هدف این درس، آشنا کردن دانشجویان کارشناسی مهندسی کامپیوتر با مفاهیم، اصول و روش‌های پیشرفته‌ی ایجاد چاپک سیستم‌های نرم افزاری است. دانشجویان پس از مروزی بر اصول چاپکی و متدولوژی XP، با متدولوژی‌های DSDM و DAD آشنا خواهند شد، و از آن‌ها در کنار الگوهای رویه‌های کاربردی چاپک برای ایجاد یک سیستم نرم افزاری استفاده خواهند نمود.

ریز مواد

- مقدمه: مروزی بر مفاهیم اولیه و تاریخچه ایجاد چاپک، منشور چاپک و اصول چاپکی (۱ جلسه)
- آشنایی با متدولوژی XP (Extreme Programming) (۲ جلسه)
- متدولوژی DSDM (Dynamic Systems Development Method) (۲ جلسه)
 - چارچوب کلی و اصول و قواعد (۲ جلسه)
 - فاز امکان‌پذیری (Feasibility) (۱ جلسه)
 - فاز مبانی (Foundations) (۲ جلسه)
 - فاز ایجاد تکاملی (Evolutionary Development) (۲ جلسه)
 - فاز مستقرسازی (Deployment) (۲ جلسه)
 - نقشه‌ها، محصولات و رویه‌های کاربردی (۳ جلسه)
- متدولوژی DAD (Disciplined Agile Delivery) (۲ جلسه)
 - چارچوب کلی (۱ جلسه)
 - فاز آغاز (Inception) (۱ جلسه)
 - فاز تفصیل (Elaboration) (۲ جلسه)
 - فاز ساخت (Construction) (۲ جلسه)
 - فاز انتقال (Transition) (۱ جلسه)
 - تعالیت‌های تکراری و رویه‌های کاربردی (۲ جلسه)
- رویه‌های کاربردی چاپک (Agile Practices): مدیریت تیم، طراحی و Kanban (۳ جلسه)
- الگوها (۳ جلسه)



ارزیابی

- آزمون: آزمون‌های مبانی ترم و پایان‌ترم (۶۰ درصد نمره)
- تمرین و پروژه: تمرینات در قالب یک پروژه‌ی DAD با DSDM تعریف شده و بهتدربیج در طول نیمسال انجام شده و تحويل داده می‌شوند (۴۰ درصد نمره).

مراجع

- [1] D. Wells. *Extreme Programming: A Gentle Introduction*. Published online at: <http://www.extremeprogramming.org>, 2013 (visited: 20 September 2019).
- [2] DSDM Consortium. *The DSDM Project Framework Handbook*. Agile Business Consortium, Published online at: <https://www.agilebusiness.org/page/TheDSDMAgileProjectFramework>, 2014 (visited: 20 September 2019).
- [3] S. W. Ambler and M. Lines. *Disciplined Agile Delivery: A Practitioner's Guide to Agile Software Delivery in the Enterprise*. IBM Press, 2012.
- [4] Agile Alliance. *Agile 101: Subway Map to Agile Practices*. Published online at: <https://www.agilealliance.org/agile101/subway-map-to-agile-practices/>, 2015 (visited: 20 September 2019).
- [5] E. Gamma, R. Helm, R. Johnson, and J. Vlissides. *Design Patterns: Elements of Reusable Object-Oriented Software*. Addison-Wesley, 1995.





دانشکده مهندسی کامپیوتر

مهندسی کاربرد (۴۰۴۷۸)

Application Engineering

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: تحلیل و طراحی سیستم‌ها	پیش‌نیاز: -

اهداف درس

هدف اصلی از این درس، ایجاد ارتباط بین آموخته‌های دانشجویان در دروس انتزاعی فناوری اطلاعات نظری مدیریت استراتژیک، تجارت الکترونیک و دروس عملیاتی نظری پایگاه‌داده، شبکه و برنامه‌نویسی است. در این راستا اهداف فرعی شامل آشنایی با اجزای سازنده راه حل‌های فناوری اطلاعات و مندولوژی‌های ایجاد یک سیستم از طریق ترکیب این اجزا؛ شناخت سامانه‌های رایج و حوزه‌ی کاربرد هر یک از آنها نظری CRM و پریتال؛ آشنایی با سیستم‌های مدرن و فناوری‌های روز؛ آشنایی با روش‌های مواجهه با سیستم‌های قدیمی در سازمان‌ها نیز دنبال می‌شوند. سازمان‌هایی که در این درس به عنوان هدف در نظر گرفته می‌شوند، سازمان‌های بزرگ و توزیع شده هستند که نیاز به راهکارهای توزیع شده و پیچیده‌تر فناوری اطلاعات دارند.

ریز مواد

• مقدمه (۲ جلسه)

- آشنایی با استراتژی‌های سازمانی
- آشنایی با سیستم‌های رایج در حوزه کسب و کار
- آشنایی با سازمان‌ها و سیستم‌های توزیع شده

• آشنایی با سیستم‌های کاربردی (۷ جلسه)

- تعریف سیستم‌های کاربردی
- آشنایی با سیستم‌های کاربردی رایج نظری Portal، CRM، ERP
- نحوه ارتباط سیستم‌های کاربردی با استراتژی‌های سازمانی
- مدلسازی فوابندهای سازمانی
- نحوه شناسایی سیستم‌های کاربردی بر اساس فوابندهای سازمانی
- مندولوژی شناسایی سیستم‌های کاربردی

• معناری (۷ جلسه)

- معناری نرم‌افزار
- معناری داده‌ها
- معناری راه حل

• پکارچه‌سازی سیستم‌ها (۸ جلسه)

- نحوه مواجهه با سیستم‌های قدیمی موجود در سازمان
- نحوه پکارچه‌سازی سیستم‌ها با هم (یا با سیستم‌های قدیمی)
- اثباته داده‌ها و استفاده از آن جهت پکارچه‌سازی
- استراتژی‌های تغییریض با بازسازی سیستم‌های قدیمی



◦ الگوهای مهندسی مجدد

- میان افزارها و نکنالوژی های نوبن جهت تعامل سیستم ها با هم (۵ جلد)

◦ معماری سرویس گرا

◦ وب سرویس، J2EE، CORBA، ...

◦ مدیریت تراکشن های توزیع شده

◦ تبادل پیام به صورت غیر همگام

ارزیابی

- تمرین های نظری و عملی: ۳ نمره

- آزمون های میان ترم و پایانی: ۱۵ نمره

- آزمون ها: ۲ نمره

مراجع

- [1] Amjad Umar. *Enterprise Architectures and Integration with SOA - Concepts, Methodology and a Toolset*. NGE Solutions, 2010.
- [2] Amjad Umar. *e-Business and Distributed Systems Handbook (from strategies to working solutions)*. NGE Solutions, 2003.
- [3] Hans-Erik Eriksson and Magnus Penker. *Business Modeling with UML*, 2000.





دانشگاهی مهندسی کامپیوتر

زبان‌های توصیف سخت‌افزار (۴۰۴۸۳)

Hardware Description Languages

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: طراحی سیستم‌های دیجیتال، معماری کامپیوتر	هم‌نیاز: -

اهداف درس

هدف از این درس آشنایی دانشجویان با ویژگی‌های موردنیاز در زبان‌های توصیف سخت‌افزار در مقایسه با زبان‌های قرم‌افزاری، مرور و معرفی سه زبان معروف طراحی سخت‌افزار شامل VHDL، وریلگ، و سیستم‌سی، کارکردن با زبان‌های فوق و شناخت تفاوت‌های مهم بین آن‌ها در مدل‌سازی سخت‌افزار و نیز درگ تفاوت‌های مدل‌سازی سخت‌افزار و مدل‌سازی سیستم با سیستم‌سی است.

ریز مواد

- زبان سیستم‌سی و نحوه مدل‌سازی سخت‌افزار با آن
- تاریخچه و روند رشد زبان سیستم‌سی
- ماژول و اجزای آن
- پورت و انواع آن، مفهوم سیگنال و کاربردهای آن
- انواع روال (process) در سیستم‌سی و کاربردهای آن‌ها
- داده‌گونه‌ها (Data Types) در سیستم‌سی، منطق دوچاله، منطق چهار حالت، داده‌گونه‌ها برای عملیات محاسباتی، داده‌گونه‌ها برای عملیات بیتی
- Complex data types، تعریف و استفاده از struct برای سیگنال‌ها و پورت‌ها
- روش‌های پیاده‌سازی مدارهای ترکیبی و ترتیبی با سیستم‌سی، استفاده از انواع مختلف پروسس برای این کار و تفاوت‌های آن‌ها
- ماشین‌حالت و انواع میلی و مور آن، روش‌های پیاده‌سازی ماشین‌حالت با سیستم‌سی، توصیف خمنی ماشین‌حالت، توصیف صریح ماشین‌حالت
- ستر مدارهای ترکیبی، ستر مدارهای ترکیبی، تکات مهم برای تولید مدار موردنظر، جلوگیری از تولید Latch.
- ستر مدارهای ترکیبی و سیک توصیه شده برای این کار
- مدل Path Finite State Machine with Datapath (FSMD) Finite State Machine with Datapath با اهمیت آن، نحوه پیاده‌سازی این مدل با سیستم‌سی

• زبان VHDL و نحوه مدل‌سازی سخت‌افزار با آن

- تاریخچه و روند رشد و نقاط قوت VHDL
- مرور ساختار کلی زبان
- انواع تاخیر در VHDL
- توصیف ساختاری، روش‌های اتصال درگاه‌ها، مثال طراحی فلیپ فلامب، مثال طراحی ساختارهای تکراری
- نحوه پارامتری کردن طرح و تعریف پیکربندی (config)
- انواع داده‌ها، آرایه‌ها، داده‌های فیزیکی



- منطق چند مقداره و بسته‌های مربوطه IEEE
- دستورالعمل process، طراحی ماشین حالت
- زیرمجموعه‌ی قابل سنتز و سیک‌های طراحی
- مرور سریع زبان وریلگ و مقایسه‌ی کفی زبان‌های سیتم‌سی، VHDL و وریلگ

ارزیابی

- تمرین‌های نظری: ۳ نمره
- آزمون‌های میان‌ترم و پایانی: ۱۵ نمره
- آزمونک‌ها: ۲ نمره

مراجع

- [1] *SystemC User's Guide*. Ver. 2.0, SystemC Consortium, 2002.
- [2] J Bhaskar. *A SystemC Primer*, Star Galaxy Publishing, 2002.
- [3] Peter J. Ashenden. *The designer's guide to VHDL*. Elsevier (Morgan Kaufmann), 2008.
- [4] Z. Navabi. *VHDL: Analysis and Modeling of Digital Systems*. McGraw Hill, 1998.
- [5] D. L. Perry. *VHDL: Programming by examples*. McGraw Hill, 2002.





دانشکده مهندسی کامپیوتر

مقدمه‌ای بر بیوانفورماتیک (۴۰۴۹۴)

Introduction to Bioinformatics

تعداد واحد: ۳	نوع درس: نظری
پیش‌نیاز: ساختمند داده‌ها و الگوریتم‌ها، آمار و احتمال	هم‌نیاز: -

اهداف درس

هدف از این درس، آشنایی دانشجویان با ضروریات تحلیل داده‌های بیوانفورماتیک است. این ضروریات شامل مروزی از کلیدی‌ترین مباحث زیست‌شناسی سلولی و مولکولی، الگوریتم‌های پایه‌ای بیوانفورماتیک، روش‌های آماری و یادگیری ماشین مورود استفاده در تحلیل داده‌های زیست-پزشکی، داده‌پایگاه‌های بیوانفورماتیک، و تحلیل عملی داده‌ها بر روی سیستم عامل لینوکس و در محیط برنامه‌نویسی R است. انتظار می‌رود دانشجویان پس از گذراندن این درس، دانش پایه‌ای لازم را برای مطالعه‌ی پژوهش‌های جدید و گذراندن سایر درس‌های این حوزه کسب کنند.

ریز مواد

• مقدمه

- ضرورت یادگیری بیوانفورماتیک
- کاربردهای بیوانفورماتیک در پژوهش‌های زیست‌شناسی و پزشکی
- ضروریات زیست‌شناسی سلولی و مولکولی

◦ اجزای سلول

- ساختار DNA و تکثیر آن
- ساختار RNA و رونویسی
- ساختار پروتئین و ترجمه
- تنظیم بیان رُن‌ها
- شناسایی سلولی

• آشنایی با داده‌های بیوانفورماتیک

- فناوری‌های تولید داده‌های زیستی شامل Next Generation Sequencing و Microarray
- داده‌پایگاه‌های مهم داده‌های زیست‌پزشکی
- ادغام داده‌های داده‌پایگاه‌های مختلف

• مقدمه‌ای بر روش‌های آماری

- تحلیل تفاوت بیان رُن
- آزمون‌های آماری
- مقدار پیش
- روش‌های اصلاح مقدار پیش
- کاهش ابعاد داده‌های زیستی



- تحلیل عقدمانی داده‌های زیستی با استفاده از زبان برنامه‌نویسی R
 - مقدمه‌ای بر برنامه‌نویسی در R
 - نمایش داده‌ها در R
 - کتابخانه‌های R/Bioconductor
 - تحلیل داده‌های بیان زنی Microarray
 - تحلیل داده‌های RNASeq
 - تحلیل Pathway و GO
 - تحلیل GSEA
 - میانالیز داده‌ها
- آشنایی با تحلیل داده‌ها روی سرور Linux
 - ارتباط با سرور لینوکس از طریق SSH و انتقال امن فایل
 - برنامه‌نویسی Bash در محیط لینوکس
 - نصب و به کارگیری نرم‌افزارهای بیوانفورماتیک به صورت مستقیم
 - آشنایی با BioConda
 - اجرای هم‌روند نرم‌افزارها
- متددهای بر الگوریتم‌های بیوانفورماتیک
 - هم‌دیگری توالی‌های زیستی
 - درخت‌های تبار (Phylogenetic Trees)
 - اسلی زنوم
 - تطابق خوانده‌ها با زنوم (Alignment)
 - پیداکردن موئیفها (Motifs)
- تحلیل‌های زیست‌شناسی سبیتی
 - کاربرد معادلات دیفرانسیل
 - تحلیل تمایز
- تحلیل داده‌های ساختاری
 - آشنایی با مسئله‌های تاخودگی RNA و پروتئین
 - اتصال پروتئین‌ها



ارزیابی

- کارگاه (۲ نمره)
- تمرین (۵ نمره)
- بروزه (۳ نمره)
- آزمون میان‌ترم (۵ نمره)
- آزمون پایان‌ترم (۵ نمره)

مراجع

- [1] Bruce Alberts et al. *Essential Cell Biology*. Garland Science, 2013.
- [2] Neil C. Jones and Pavel A. Pevzner. *An Introduction to Bioinformatics Algorithms*. The MIT Press, 2004.

٢٩





دانشکده‌ی مهندسی کامپیوتر

یادگیری ماشین (۴۰۷۱۷)

Machine Learning

نوع درس: نظری	تعداد واحد: ۳
پیش‌نیاز: آمار و احتمال مهندسی، جبر خطی هم‌پیاز: -	

اهداف درس

در این درس مقایم یادگیری ماشین مطرح شده و آشنایی با شاخه‌های مختلف این زمینه صورت گرفته و جنبه‌های مهم عملی و نظری آن معرفی خواهد شد. در شاخه‌های مختلف تکنیک‌ها و الگوریتم‌های مهم بحث می‌شود. در حوزه‌ی یادگیری با ناظر، مسائل رگرسیون و دسته‌بندی مورد بررسی قرار خواهد گرفت و روش‌های حل این مسائل و ارزیابی مدل‌ها معرفی خواهد شد. برای مساله دسته‌بندی انواع دیدگاه‌ها و الگوریتم‌های مربوطه مطرح می‌شود. در بخش یادگیری بدون ناظر در مورد تخمین چگالی، کاهش ابعاد بدون ناظر و خوشبندی صحبت خواهد شد. در نهایت آشنایی مختصری با شاخه‌ی یادگیری تقویتی صورت خواهد گرفت.

ریز مواد

- مقدمه‌ای بر یادگیری ماشین و مرور مباحث احتمال و جبر خطی (۱ جلد)
- روش‌های تخمین ML و MAP (۱ جلد)
- رگرسیون (۲ جلد)
 - رگرسیون خطی و غیرخطی
 - بیش‌برازش (overfitting)
 - تجزیه‌ی خطأ به بایاس (bias)، واریانس (variance) و نویز (regularization)
 - مظنم‌سازی (regularization)
 - رگرسیون آماری (statistical): ارتباط توابع هدف مبتنی بر SSE با تخمین‌های احتمالی ML و MAP برای مساله رگرسیون
- ارزیابی (evaluation) و تنظیم کردن مدل‌ها (۱ تا ۲ جلد)
 - اعتبارسنجی (validation)
 - اعتبارسنجی متقابل (Cross-validation)
 - انتخاب مدل (model selection)
 - انتخاب ویژگی (feature selection)
 - دسته‌بندی (classification)
 - دسته‌بندی‌های احتمالی (probabilistic classifiers)
 - تئوری تصمیم (decision theory) و دسته‌بند پیهیه بیز (Bayes optimal classifier)
 - دسته‌بندی احتمالی جداساز (generative) و مولود (discriminative)
 - Logistic regression در دسته‌ای و چند دسته‌ای (multi-class) و بیز ساده (Naïve Bayes)
 - دسته‌بندی با استفاده از توابع جداسازی (discriminant functions) (Perceptron) (شش جلد)



- جداساز خطی فیشر (Fisher)
- ماشین بردار پشتیان (SVM) و هسته (kernel)
- شبکه‌های عصبی (neural networks)
- درخت تصمیم (Decision Tree) (یک جلسه)
 - آنتروپی و بهره اطلاعاتی (Information Gain)
 - الگوریتم ID3
 - نووقت رشد و هرس درخت تصمیم
- روش‌های یادگیری مبتنی بر نمونه (instance-based) (دو جلسه)
 - تخمین چگالی غیر پارامتری (Non-parametric density estimation)
 - دسته‌بند k-نزدیک‌ترین همسایه (k-Nearest Neighbors)
 - رگرسیون خطی وزن‌دار محلی (Locally Weighted Linear Regression)
 - شوری یادگیری محاسباتی (2 جلسه)
 - PAC-learning
 - VC dimension
 - کمیمه‌سازی رسک ساختاری (structural risk minimization)
 - یادگیری جمیعی (ensemble learning) (دو جلسه)
 - Bagging و Boosting
 - AdaBoost
- کاهش ابعاد (dimensionality reduction) بدون ناظر (2 جلسه)
 - تحلیل مولفه اصلی (PCA)
 - تحلیل مولفه مستقل (ICA)
- خوشه‌بندی (clustering) (سه جلسه)
 - روش‌های افزایی (partitional) : k-means , EM+GMM
 - روش‌های سلسله مراتبی (hierarchical)
 - یادگیری تقویتی (reinforcement learning) (دو جلسه)
 - قرابند تصمیم مارکوف (MDP)
 - روش‌های یادگیری مبتنی بر مدل (model-based)
 - روش تکرار مقدار (value iteration) و تکرار سیاست (policy iteration)
 - روش‌های یادگیری بی مدل (model-free)
 - SARSA, Q-learning, Temporal Difference
 - مباحث پیشرفته در یادگیری ماشین



ارزیابی

- تمرین: %۲۰
- میان‌ترم: %۲۵
- پایان‌ترم: %۲۵

- امتحان‌های گروهی ۷۱۰
- پژوهش ۷۱۰

مراجع

- [1] C. Bishop. *Pattern Recognition and Machine Learning*. Springer, 2006.
- [2] T. Mitchell. *Machine Learning*. MIT Press, 1998.
- [3] K. Murphy. *Machine Learning: A Probabilistic Perspective*. MIT Press, 2012.
- [4] T. Hastie, R. Tibshirani, and J. Friedman. *The elements of statistical learning*. 2nd edition, 2008.





دانشکده مهندسی کامپیوتر

آزمون نرم افزار (۴۰۸۲۸)

Software Testing

نوع درس: نظری	تعداد واحد: ۳
هم‌نیاز: -	پیش‌نیاز: تحلیل و طراحی سیستم‌ها

اهداف درس

هدف از این درس پرداختن به روش‌های مدل‌رانی تولید داده‌ی آزمون از روی ساختارهای متعدد شده از مدل‌های مختلف نرم‌افزار از جمله کد و ورودی به‌طور سبتمانیک است. همچنین در طی این درس در حد امکان ابزارهای لازم برای خودکارسازی مراحل آزمون نرم‌افزار معرفی می‌گردد.

ریز مواد

- مقدمه (۲ جلسه)
- آزمون مدل‌رانی (۲ جلسه)
- آزمون خودکار (۲ جلسه)
- آزمون چاپک (۲ جلسه)
- معیارهای پوشش (۲ جلسه)
- افزای فضای ورودی (۴ جلسه)
- پوشش گراف (۴ جلسه)
- پوشش منطق (۴ جلسه)
- آزمون مبتنی بر نحو (۴ جلسه)
- ملاحظات عملی (۲ جلسه)
- ساخت ابزار آزمون (۲ جلسه)



ارزیابی

- تمرین (۱۵ درصد نمره) و پروژه (۱۵ درصد نمره):
 - دانشجویان به گروه‌های ۲ یا ۳ تقسیم می‌شوند و هر گروه سه صورت برنامه در اندازه‌های کوچک، متوسط و بزرگ را پیشنهاد می‌نماید. پس از تصویب برنامه‌ها، هر گروه تمرینات (حداقل ۳ تمرین) را در طول نرم براساس مسائل پیشنهادی خود پاسخ خواهد داد.
 - برنامه‌ی بزرگ صورت پروژه هر گروه را مشخص می‌کند که یک ماه پس از پایان امتحانات فرست دارند تا پروژه خود را تحویل نمایند.
 - دانشجویان باید حتی الامکان با استفاده از نرم‌افزارهای موجود در این زمینه کار کنند.
- سمعیتار: دانشجویان به طور اختباری سمعیتاری و در ارتباط با مطالب درس پس از گرفتن تأیید از ایه می‌نمایند (۱۰ درصد نمره اضافه).
- آزمون: حدود ۷ آزمون کوچک به عنوان امتحان میان‌ترم (۱۵ درصد نمره)، و آزمون نهایی (۵۵ درصد نمره)

مراجع

- [1] P. Ammann and J. Offutt. *Introduction to Software Testing*. Cambridge University Press, 2017.





دانشکده مهندسی کامپیوتر

آزمودن افزار (۴۰۱۰۲)

Hardware Lab

نوع درس: عملی	تعداد واحد: ۱
هم نیاز: -	پیش نیاز: آزمودن افزار کامپیوتر

اهداف درس

هدف این آزمایشگاه تقویت و ارتقاء مهارت دانشجویان در طراحی و پیاده‌سازی سامانه‌های سخت‌افزاری برای مسائل پرکاربرد در کشور یا جهان است. از جمله‌ی این کاربردها می‌توان به سیستم‌های نهفته، سامانه‌های داده‌داری و نظارت، اینترنت اشیا و سیستم‌های دیجیتال در حوزه‌های مختلف صنعتی و پژوهشگر اشاره کرد. بنابراین دانشجویان باید معلومات کسب شده در طول دوران تحصیل خود را در زمینه‌های سخت‌افزار و معناری کامپیوتر و سیستم عامل و برنامه‌نویسی در سطح مبتدی تا پیشرفته کارآمد برای حل یک مسئله‌ی واقعی را بازند. موضوعات این آزمایشگاه ثابت نیست و پروژه‌محور می‌باشد که در طول نیمسال‌های مختلف ممکن است تغییر کند.



ریز مواد

- پیاده‌سازی یک سیستم نمونه‌برداری علامت حیاتی و نظارت بیمار با گوشی تلفن همراه
- طراحی و شبیه‌سازی یک سامانه‌ی کنترل ترافیک
- پیاده‌سازی یک سامانه‌ی کنترل ورود و خروج بر اساس اثر انگشت/کارت RFID
- طراحی سامانه‌ی جایابی خودروها و اعلام وضعیت محل‌های پارک در پارکینگ به کمک دوربین/حسگرهای مجاورت/حسگرهای نوری ...
- تشخیص مطابقت ظاهری بدنه‌ی خودروهای وارد شده به پارکینگ با هنگام خروج آنها از جهت عدم آسیب‌بدگی در طول مدت توقف با استفاده از چهار دوربین
- پیاده‌سازی دست‌کم یک کاربرد مبتنی بر اینترنت اشیا و یا سامانه‌های سایبر-قیزیکی (Cyber Physical Systems) به کمک حرکت‌ها/محرك‌ها/بوردهای در دسترس امروزی
- پیاده‌سازی عملی دست‌کم یک آزمایش «سخت‌افزار در حلقه» (Hardware in the loop) برای یک کاربرد پردازش سیگнал یا مشابه و ترجیحاً به کمک نرم‌افزار (Simulink/Matlab)

مراجع

- [1] M. A. Mazidi, Sh. Chen, and E. Ghaemi. *Atmel ARM programming for embedded systems*. MicroDigitalEd, Vol 5, 2017.
- [2] M. A. Mazidi, Se. Naimi, and Sa. Naimi. *AVR Microcontroller and Embedded Systems: Using Assembly and C*. MicroDigitalEd, 2017.
- [3] R. H. Chu and D. D. Lu. Project-based lab learning teaching for power electronics and drives. *IEEE Transactions on Education*, Vol. 51, No.1, pp. 108-113, 2008.
- [4] J. Ma and J.V. Nickerson. Hands-on, simulated, and remote laboratories: A comparative literature review. *ACM Computing Surveys*, Vol. 38, No. 3, 2006.



دانشکده مهندسی کامپیوتر

آزمایشگاه آنلاین صنعتی (۴۰۴۱)

Industrial Automation Lab

تعداد واحد: ۱	نوع درس: عملی
پیش‌نیاز: اندازه‌گیری و کنترل کامپیوتری	هم‌نیاز: -

اهداف درس

هدف این آزمایشگاه آشنا کردن عملی دانشجویان با ابزار، تجهیزات و نرم‌افزارهای مورد استفاده در اتوماسیون صنعتی است به گونه‌ای که دانشجویان بتوانند در چنین محیط‌هایی نمونه‌های خود کارسازی فرایندهای تولید، مونتاز، بسته‌بندی، نظارت و کنترل کیفیت را در گ و در صورت لزوم طراحی و پیاده‌سازی کنند و یا ارتقا دهند.

ریز مواد

- محرک‌ها (Actuators) مثل انواع موتور، سروموتور و درایورها، شیر و دریچه‌های لوله (Valve)، و انواع رله و کلیدهای قطع و وصل
- آموزش چگونگی نصب و راه‌اندازی نرم‌افزار LabView و آشنایی با محیط کار آن
- ساخت و آزمایش یک TCP Connection در محیط LabView
- طراحی و پیاده‌سازی یک آسانسور سه طبقه در محیط LabView
- آشنایی با نرم‌افزار LogoSoft
- آشنایی با یک یا چند دستگاه کنترل صنعتی برنامه‌پذیر (Programmable Logic Controller: PLC) پر استفاده در صنعت و زبان نردیانی (Ladder) و همین‌طور بوردهای واسطه ورودی/خروجی آنالوگ، دیجیتال مبتنی بر کامپیوترهای PC صنعتی
- پیاده‌سازی چراغ راهنمایی چهار زمانه به کمک تابلوی آموزشی چراغ راهنمایی و پیاده‌سازی آن بر روی تابلوی PLC
- طراحی سیستم همزن مخازن به کمک تابلوی آموزشی و پیاده‌سازی آن بر روی تابلوی PLC
- طراحی و پیاده‌سازی سیستم آسانسور در محیط نرم‌افزار LogoSoft
- آشنایی با برنامه‌نویسی سطح بالاتر اتوماسیون به زبان با با الگوی 7 یا Grafcet Step 7



مراجع

- [1] G. Dunning. *Introduction to Programmable Logic Controller*. 3rd edition, Thompson, 2017.
- [2] F. D. Petruzzella. *Programmable Logic controllers*. McGraw-Hill Education, 5th edition, 2016.
- [3] C. T. Jones. *STEP 7 programming made easy in LAD, FBD, and STL: A practical guide to programming S7-300/S7-400 Programmable logic Controllers*. Patrick-Turner Publishing, 2013.
- [4] R. D. Rosandich. *Fundamentals of Ladder diagram programming*. EC & M Books, 1999.
- [5] J. Ravis and J. Kring. *LabVIEW for Everyone: Graphical Programming Made Easy and Fun*. 3rd edition, Prentice Hall, 2006.



دانشکده‌ی مهندسی کامپیوتر

آرای VLSI (۴۰۴۰۲)

VLSI Lab

نوع درس: عملی	تعداد واحد: ۱
هم‌نیاز: طراحی VLSI	پیش‌نیاز: -

اهداف درس

هدف این آزمایشگاه، آشنایی کردن دانشجویان با ابزارهای خودکار طراحی و تحلیل تراشه‌های دیجیتال می‌باشد. دانشجویان با استفاده از این ابزار، مطالبی را که در درس طراحی VLSI آموخته‌اند مورد آزمایش قرار می‌دهند.

ریز مواد

- بیاده‌سازی وارونگر و تحلیل خصوصیات مداری آن
- طراحی و شبیه‌سازی یک شمارنده‌ی ۴ بیتی با استفاده از HSpice
- بیاده‌سازی گیت NOR3 در سه منطق Pseudo-NMOS, Static CMOS و Domino Logic
- تعیین اندازه‌ی گیت‌ها برای بهینه کردن سرعت یک میر
- طراحی یک گیت با استفاده از ابزار رسم جانمایی و درستی یابی آن
- آشنایی با ابزار سنتر Design Compiler و سنتر یک ضرب‌کننده‌ی ۱۶ بیتی برای بهینه کردن سرعت و مساحت
- محاسبه‌ی توان مصرفی مدار با استفاده از ابزار Power Compiler و اعمال روش Clock Gating و مقایسه‌ی توان مصرفی با توان مصرفی پیشین
- آشنایی با ابزار طراحی جانمایی (layout) خودکار SOC Encounter و طراحی جانمایی یک مدار تریسی ساده
- طراحی جانمایی مدار
- طراحی خودکار جانمایی مدار ضرب‌کننده‌ی ۱۶ بیتی و درستی یابی عملکرد آن توسط Modelsim و Hsim

مراجع

[1] Wayne Wolf, *Modern VLSI Design: IP-Based Design*, 4th edition, Prentice-Hall, 2009.





دانشکده‌ی مهندسی کامپیوتر

آز مهندسی نرم افزار (۴۰۴۰۴)

Software Engineering Lab

نوع درس: عملی	تعداد واحد: ۱
هم‌نیاز: مهندسی نرم افزار	پیش‌نیاز: -

اهداف درس

این درس برای دانشجویان کارشناسی ارشد می‌شود و هدف از آن پرداختن به مباحث کاربردی مهندسی نرم افزار است. در این درس روش‌های مهندسی در قالب پروژه‌های عملی تجربه می‌شوند. کارآزمایشگاه در پنج حوزه اصلی مهندسی نرم افزار شامل مهندسی نیازمندی‌ها، تحلیل، طراحی، پیاده‌سازی و آزمون انجام می‌پذیرد. آزمایشگاه از ۱۰ جلسه سه ساعته تشکیل می‌شود. به هر گروه یک پروژه تخصیص داده می‌شود که کار خود را تا پایان سه‌ماهه پیوسته انجام خواهد داد.

ریز مواد

- معرفی درس، گروه‌بندی، تعیین پروژه و سایر مباحث اولیه‌ی درس

- مهندسی نیازمندی‌ها

- تحلیل (قسمت ۱)

- معرفی کلی بحث تحلیل و جایگاه آن نسبت به دو فعالیت مهندسی نیازمندی‌ها و طراحی

- پرداختن به چیزی به جای چگونگی

- تمودار فعالیت مسطح بالا مریوط واقعیت بحثی به موارد کاربرد

- نحوه‌ی شناسایی کلاس‌های تحلیل و تمودار کلاس‌ها

- الگوهای تحلیل (در صورت امکان، فعالیت اضافه)

- تحلیل (قسمت ۲)

- تمودار ترتیب و استفاده از آن در تحلیل

- Package Diagram

- الگوهای تحلیل (در صورت امکان، فعالیت اضافه)

- طراحی (قسمت ۱)

- معرفی کلی بحث طراحی

- الگوها و معیارهای GRASP: کتاب Larman فصل ۱۷ و ۲۵ بعلاوه ارائه کامل مثال ارشد شده در فصل ۱۷,۸

- این کتاب با جزئیات آن

- طراحی (قسمت ۲)

- انواع Cohesion و Coupling با ذکر مثال

- تمودار کلاس‌ها با همه جزئیات آن

- منبع: پژوهش کامل از مطالب قصه‌های ۳ و ۵ از کتاب UML Distilled ویرایش سوم

- پیاده‌سازی: Refactoring

- معرفی بحث Refactoring



- منبع: کتاب Refactoring نوشته‌ی Martin Fowler
 - ارائه‌ی یک مثال از کد پیاده‌سازی شده و Refactoring در آن
- منبع: پوشنش کامل فصل ۱ کتاب Refactoring نوشته‌ی Martin Fowler
 - معرفی بروهای بد در کد (Bad Smells)
- منبع: فصل ۳ کتاب Refactoring نوشته‌ی Martin Fowler
 - آزمون (قسمت ۱) : Unit Testing
 - مفاهیم
 - معرفی کلی چارچوب‌های موجود در این زمینه برای زبان‌ها و محیط‌های برنامه‌سازی مختلف
 - معرفی کامل JUnit و ابزار جانبه مرتبط با آن و پشتیبانی‌های IDE‌ها از آن
 - ارائه‌ی یک مثال از نحوه‌ی استفاده از JUnit و اجرای آن
 - آزمون (قسمت ۲) : ISP and PPC Testing Techniques
 - Input Space Partitioning
 - (Based on Source Code) Graph Based Prime Path Coverage
 - جلسه‌ی پایانی و جمع‌بندی
 - ارائه‌های اختیاری
- ابزارهای مدیریت پیکربندی نرم‌افزار (Software Configuration Management Tools)
- ابزارهای ارزیابی پوشنش آزمون به همراه ارائه‌ی یک مثال عملی (Test Coverage Tools)

مراجع

- [1] M. Fowler. *Analysis Patterns: Reusable Object Models*. Addison-Wesley, 1996.
- [2] M. Fowler. *Refactoring: Improving the Design of Existing Code*. Addison-Wesley, 1999.
- [3] M. Fowler. *UML Distilled*. 3rd edition, Addison-Wesley, 2004.
- [4] E. Gamma, R. Helm, R. Johnson, J. Vlissides. *Design Patterns. Elements of Reusable Object-Oriented Software*. Addison-Wesley, 1995.
- [5] C. Larman. *Applying UML and Patterns: An Introduction to Object-Oriented Analysis and Design and Iterative Development*. 3rd edition, Prentice-Hall, 2004.



پیوست‌ها



پیوست الف

فرم تطبیق دروس
کارشناسی مهندسی کامپیوتر

شماره دانشجویی

--	--	--	--	--	--

نام خانوادگی

--	--

استاد راهنما:

این قسمت توسط استاد راهنما پر نمی شود.

ردیف	دستهی دروس	واحدهای مورد نیاز	واحدهای گذرانده شده
۱	دروس عمومی	۲۲	
۲	دروس پایه	۲۵	
۳	دروس اصلی	۶۱	
۴	دروس تخصصی	۲۱	
۵	دروس اختیاری	۱۱	
۶	دروس زائد	۰	
۷	کل دروس برای فراغت از تحصیل	۱۴۰	

معدل دانشجو

سال تحصیلی	نیمسال	معدل نیمسال	معدل کل

نام رئیس دانشکده:

امضا و تاریخ:

نام مستول تطبیق:

امضا و تاریخ:

نام استاد راهنما:

امضا و تاریخ:



دروس عمومی دوره‌ی کارشناسی مهندسی کامپیوتر

ردیف	نام دسته	مورد نیاز	واحد	عنوان درس	واحد	شماره درس	نمره	واحد
۱	بانی نظری اسلام	۲	۳۷۴۴۵	اندیشه اسلامی ۱				
			۳۷۴۴۶	اندیشه اسلامی ۲				
		۲	۳۷۴۴۷	انسان در اسلام				
			۳۷۴۴۸	حقوق اجتماعی و سیاسی در اسلام				
۲	اخلاق اسلامی	۲	۳۷۱۲۳	اخلاق اسلامی ۱				
			۳۷۱۲۶	فلسفه الخلائق				
		۲	۳۷۱۲۷	آیین زندگی				
			۳۷۱۲۸	عرفان عملی در اسلام				
۳	انقلاب اسلامی	۲	۳۷۶۲۶	انقلاب اسلامی ایران				
			۳۷۶۲۷	آشنای با قانون اساسی				
		۲	۳۷۶۲۸	اندیشه سیاسی امام				
			۳۷۶۲۹	آشنای با ارزش‌های دفاع مقدس				
۴	تاریخ و شدن اسلامی	۲	۳۷۶۱۸	تاریخ فرهنگ و شدن اسلام و ایران				
			۳۷۶۲۰	تاریخ تحلیلی حضور اسلام				
		۲	۳۷۶۱۲	تاریخ اسلام				
			۳۷۶۲۲	تاریخ امامت				
۵	متابع اسلامی	۲	۳۷۴۸۹	تفسیر موضوعی قرآن				
			۳۷۴۹۰	تفسیر موضوعی نهج البلاغه				
		۲	۳۷۵۱۰	تنظيم خانواده و جمعیت				
			۳۷۵۱۲	دانش خانواده و جمعیت				
۶	ادیات فارسی	۲	۳۷۹۴۱	ادیات فارسی				
			۴۱۱۱۹	آشنای با ادبیات فارسی				
		۲	۴۱۱۲۲	زبان خارجی				
			۴۱۱۰۱	انگلیسی هنگانی				
۷	تریت بدنس	۲	۳۰۰۰۳ (یا ۳۰۰۰۱)	تریت بدنس (یا تریت بدنس ۱)				
			۳۰۰۰۴ (یا ۳۰۰۰۲)	ورزش ۱ (یا تریت بدنس ۲)				
		۲						
			۲۲	جمع واحدهای دروس عمومی (از لیست فوق)				
جمع واحدهای دروس عمومی گذرانده شده								



دروس پایه دوره‌ی کارشناسی مهندسی کامپیوتر

ردیف	نام درس	شماره درس	نمره	واحد	نام درس معادل	شماره درس	واحد	واحد
۱	ریاضی عمومی ۱	۲۲۰۱۵	۴					
۲	ریاضی عمومی ۲	۲۲۰۱۶	۴					
۳	معادلات دیفرانسیل	۲۲۰۳۴	۳					
۴	آمار و احتمال مهندسی	۴۰۱۸۱	۳					
۵	مسانی برنامه‌سازی	۴۰۱۵۳	۳					
۶	آن فیزیک ۲	۲۴۰۰۲	۱					
۷	فیزیک ۱	۲۴۰۱۱	۲					
۸	فیزیک ۲	۲۴۰۱۲	۳					
۹	کارگاه عمومی	۳۳۰۱۸	۱					
جمع واحدهای دروس پایه								
جمع واحدهای دروس پایه گذرانده شده								
۲۵								



دروس اصلی دوره‌ی کارشناسی مهندسی کامپیوتر

ردیف	نام درس	شماره درس	نمره	نام درس معادل	شماره درس معادل	شماره درس	نمره	واحد	شماره درس معادل	واحد	واحد
۱	کارگاه کامپیوتر	۴۰۱۰۸									
۲	ساختن‌های گسته	۴۰۱۱۵	۳								
۳	منارهای منطقی	۴۰۲۱۲	۲								
۴	آر.منارهای منطقی	۴۰۲۰۶	۱								
۵	ساختار و زبان کامپیوتر	۴۰۱۲۶	۳								
۶	زبان تخصصی کامپیوتر	۴۰۲۱۱	۲								
۷	ارائه مطالب علمی و فنی	۴۰۲۲۱	۲								
۸	مبانی مدارهای الکتریکی و الکترونیکی	۴۰۱۲۲	۳								
۹	طراحی سیستم‌های دیجیتال	۴۰۲۲۳	۳								
۱۰	آر.طراحی سیستم‌های دیجیتال	۴۰۲۰۳	۱								
۱۱	برنامه‌سازی پیشرفته	۴۰۲۲۴	۳								
۱۲	ساختن داده‌ها و الگوریتم‌ها	۴۰۲۵۴	۳								
۱۳	جزیر خطل	۴۰۲۸۲	۳								
۱۴	معماری کامپیوتر	۴۰۳۲۳	۳								
۱۵	آر.معماری کامپیوتر	۴۰۱۰۳	۱								
۱۶	طراحی پایگاه داده‌ها	۴۰۲۸۴	۳								
۱۷	طراحی کامپیوچرها	۴۰۴۱۴	۳								
۱۸	هوش مصنوعی	۴۰۴۱۷	۳								
۱۹	تحلیل و طراحی سیستم‌ها	۴۰۴۱۸	۳								
۲۰	سیستم‌های عامل	۴۰۴۲۴	۳								
۲۱	آر.سیستم‌های عامل	۴۰۴۰۸	۱								
۲۲	شبکه‌های کامپیوتری	۴۰۴۴۳	۳								
۲۳	آر.شبکه‌های کامپیوتری	۴۰۴۱۶	۱								
۲۴	امنتیت داده و شبکه	۴۰۴۴۱	۳								
۲۵	کارآموزی مهندسی کامپیوتر	۴۰۴۵۰	۰								
۲۶	پروژه مهندسی کامپیوتر	۴۰۷۶۰	۳								
۶۱	جمع واحد‌های دروس اصلی										
	جمع واحد‌های دروس اصلی گذرانده شده										

درس جزیر خطل (۴۰۲۸۲) با درس ریاضی مهندسی (۴۰۰۳۵) قابل تطبیق است.



دروس تخصصی دوره‌ی کارشناسی مهندسی کامپیوتر*

ردیف	نام درس	شماره درس	واحد	نام درس معادل	نمره	شماره درس معادل	واحد	شماره درس	نام درس	واحد	شماره درس معادل
۱	سینکال‌ها و سیستم‌ها	۴۰۲۴۲	۳								
۲	بازاریابی پیشرفته اطلاعات	۴۰۳۲۶	۳								
۳	انتقال و ادله‌ها	۴۰۳۴۳	۳								
۴	آداب فناوری اطلاعات	۴۰۳۴۷	۳								
۵	طرایحی مدارهای مجتمع بسیار فشرده	۴۰۳۵۳	۳								
۶	طرایحی الگوریتم‌ها	۴۰۳۵۶	۳								
۷	طرایحی زیان‌های برناهمسازی	۴۰۳۶۴	۳								
۸	نظریه زبان‌ها و ماشین‌ها	۴۰۴۱۵	۳								
۹	مدیریت پروژه‌های فناوری اطلاعات	۴۰۴۲۸	۳								
۱۰	سیستم‌های بین‌برنگ	۴۰۴۵۳	۳								
۱۱	سیستم‌های نهفته	۴۰۴۶۲	۳								
۱۲	مهندسمی نرم‌افزار	۴۰۴۷۴	۳								
۱۳	طرایحی شبکه‌گرایی سیستم‌ها	۴۰۴۸۴	۳								
۱۴	شبیه‌سازی کامپیوتری	۴۰۶۳۴	۳								
۲۱	جمع واحدهای دروس تخصصی										
	جمع واحدهای دروس تخصصی گذرانده شده										

*که را ندن ۷ درس از جدول اولی است.



دروس اختیاری دوره‌ی کارشناسی مهندسی کامپیوتر

ردیف	نام درس	شماره درس	وقت	نام درس معادل	شماره درس معادل	واحد	شماره درس معادل
۱	محاسبات عددی	۴۰۲۱۵	۳				
۲	مبیت‌های چندزمانه‌ای	۴۰۳۴۲	۳				
۳	مبانی بینایی سه بعدی کامپیوتری	۴۰۳۴۴	۳				
۴	مدارهای منطقی پیشرفته	۴۰۴۱۲	۳				
۵	برنامه‌سازی وب	۴۰۴۱۹	۳				
۶	برنامه‌سازی موبایل	۴۰۴۲۹	۳				
۷	رایانش چندزمانه‌ای	۴۰۴۲۲	۳				
۸	مدارهای واسط	۴۰۴۳۳	۳				
۹	تجارت الکترونیکی	۴۰۴۳۸	۳				
۱۰	گرافیک کامپیوتری	۴۰۴۴۷	۳				
۱۱	مدیریت و برنامه‌ریزی راهبردی فنا	۴۰۴۴۸	۳				
۱۲	نظریه محاسبات	۴۰۴۵۰	۳				
۱۳	نظریه بازی‌ها	۴۰۴۵۶	۳				
۱۴	اندازه‌گیری و کنترل کامپیوتری	۴۰۴۶۳	۳				
۱۵	قناوری اطلاعات	۴۰۴۶۷	۳				
۱۶	ابجاد چاک نرم‌افزار	۴۰۴۷۵	۳				
۱۷	مهندسی کاربرد	۴۰۴۷۸	۳				
۱۸	زبان‌های توصیف ساخت‌افزار	۴۰۴۸۳	۳				
۱۹	مقدمه‌ای بر بیوانفورماتیک	۴۰۴۹۴	۳				
۲۰	پادگیری ماشین	۴۰۷۱۷	۳				
۲۱	آزمون نرم‌افزار	۴۰۸۲۸	۳				
۲۲	آر ساخت‌افزار	۴۰۹۰۴	۱				
۲۳	آر اتوماسیون صنعتی	۴۰۴۰۱	۱				
۲۴	آر مدارهای مجتمع سیارکشده	۴۰۴۰۲	۱				
۲۵	آر مهندسی نرم‌افزار	۴۰۴۰۴	۱				
۲۶	مفاهیم پیشرفته کامپیوتر	۴۰۲۲۲	۳				
۲۷	مفاهیم پیشرفته کامپیوتر	۴۰۳۲۷	۳				
۲۸	یک درس از داشکده‌های دیگر						
۲۹	یک درس از دروس گارشنس ارشد داشکده مهندسی کامپیوتر						
۳۰	هر یک از دروس جدول تخصصی						
۱۱	جمع واحدهای دروس اختیاری						
۱۰	جمع واحدهای دروس اختیاری گذرالله‌شده						

فقط گذشته ۱۱ واحد از این جدول الزامی است و بین ازان مازاد حساب می‌شود.



دروس اضافی گذرانده شده (زاند)

